

Technisches Handbuch: ULTRA/8 für GENIE IIIs

PRE

Vorwort:
=====

Die Zusatzkarte ULTRA/8 zum GENIE IIIs ist eine in 1/60" Feinleitertechnik gefertigte Platine im Format 325x110 mm. Sie kann in SLOT 5 des GENIE III s eingesteckt werden (von vorn gesehen der erste Slot von RECHTS). Auf der Karte befinden sich neben einem Z-80-H Prozessor mit 64 kByte RAM-Speicher 9 programmierbare Timer (NEC 8253) wovon 8 über Open-Collector Treiber auf einen 20-pol. Pfostenstecker gelegt sind. Der neunte Timer kann als Interruptgeber für die ULTRA/8 CPU verwendet werden. 8 Eingangskanäle mit TTL-Pegel können über den Stecker mit der Karte verbunden werden, wobei eine HIGH -> LOW Flanke je einen 16-Bit LAP-Counter triggert, den Kanal bis zum Service sperrt und ein Service-Bit setzt. Die Kommunikation der beiden Prozessoren auf der ULTRA/8 und dem GENIE IIIs wird über zwei 8 Bit Kanäle mit je 4 Hand-Shake Leitungen abgewickelt (2xNEC 8255). Darüberhinaus werden über einen weiteren 8255 die Timer freigegeben, die Service-Bits gelesen und eine Taktauswahl für die Timer und den LAP-Counter ermöglicht.

Der Einsatzbereich der Karte reicht von einfachen Steuerungen bis zu komplexen Messaufgaben mit echtem 2 Prozessorbetrieb.

Die technischen Daten und eine genaue Beschreibung der Hardware entnehmen Sie bitte den folgenden Seiten.

Lageplan: ULTRA/8
=====