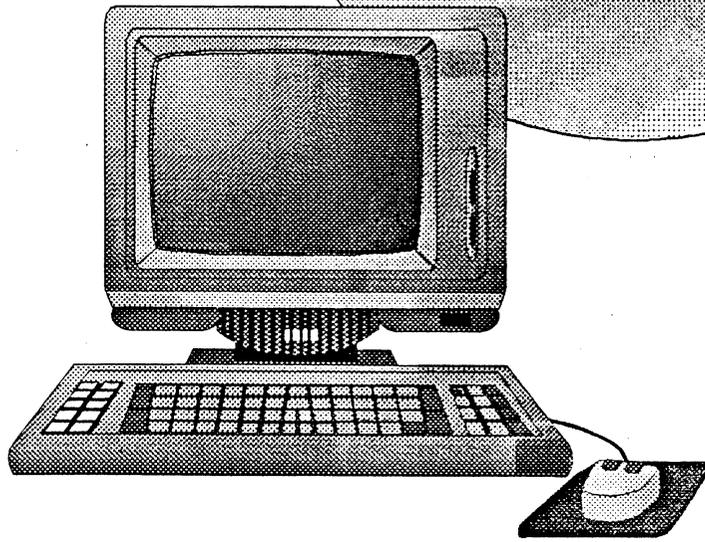
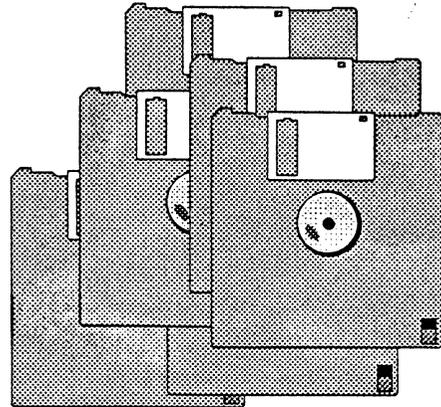
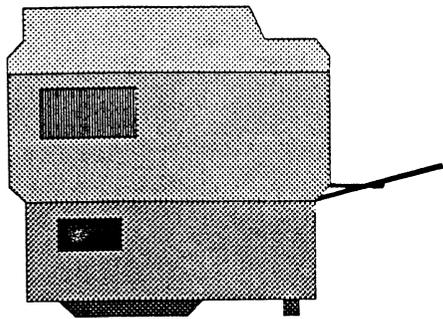


nicht vergessen !!!
Hobbytronik Stuttgart
Sonntagstreff
27.11.1994
9.00Uhr oder 12.00Uhr
nach der Kartenkontrolle
beim unteren Eingang.



CLUBINFO

45. Ausgabe

Kontaktadresse:
Club 80
Hartmut Obermann
Wilhelm-Baur-Straße 8
Postfach _____
76135 Karlsruhe
Tel.: 0721/85 40 6
BTX: 0721/_____
Anrufbeantworter
FAX: 0721/85 40

Inhaltsverzeichnis

Hardware

	<u>Autor & Seite</u>	
Centronics-Schnittstellen autom. ...	1 -	2
Druckeranschluß für Z80-Systeme	3 -	4
Serielle Schnittstelle für 8085-System	5 -	6

Hardware-Oldies

... aus INFO's 1-10

Der TRS-80 und die Außenwelt	7 -	8
Interface mit 8251 und 8255 für Z80-Rechner	9 -	12
Syncronisierte Taktumschaltung für VideoGenie	13 -	17
Billiger NF-Verstärker für den TRS-80		18
Umbau eines TRS-80 Modell1 16 auf 48k (64)	19 -	21
Ein sicheres Plätzchen	23 -	28
Ein sicheres Plätzchen (für TRS80)!		36
Supertape für TRS-80	29 -	36
BASICODE-2	37 -	39
BASICODE-Interface	40 -	41
Allerlei Nützliches für den TRS-80	42 -	43
Billiges CP/M von Bill Brewer	44 -	53

Die letzten Seiten

Impressum		55
Schluß		56
Mitgliederadressenliste	Redaktion am INFO-Ende	

Termine:

Multimedia World '94	Frankfurt	29.09.- 01.10.1994
IVD Kongress '94	Kassel	01.10.- 03.10.1994
Frankfurter Buchmesse	Frankfurt	05.10.- 10.10.1994
Document Imaging '94	Berlin	10.10.- 13.10.1994
NETWORLD+ INTEROP '94	Paris	24.10.- 28.10.1994
5. Elmshorner Computertage	Elmshorn	29.10.- 30.10.1994
Computer '94	Köln	04.11.- 06.11.1994
LERNTEC	Karlsruhe	08.11.- 10.11.1994
TELMA	Magdeburg	10.11.- 13.11.1994
SIMO TCI	Madrid	08.11.- 13.11.1994
Networks Expo '94	Frankfurt	22.11.- 24.11.1994
ComCoBit	Fulda	26.11.- 27.11.1994
Windows Solutions	Frankfurt	29.11.- 02.12.1994
5th CD-I World Conference	Düsseldorf	04.12.- 07.12.1994

Bitte nicht vergessen:

Der obligatorische Hobbytronk-Sonntags-Treff am 27.11.1994 in Stuttgart um 9.00Uhr und/oder 12.00Uhr am unteren Eingang (bisher war dort immer der Conradstand gegenüber)

Redaktionsschluß für das nächste INFO ist der:
01. Dezember 1994

Centronics-Schnittstellen automatisch umgeschaltet

Oft ergeben sich praktische Probleme, wenn zwei Mikroprozessorsysteme einen gemeinsamen Drucker nutzen sollen. Im folgenden Beitrag wird eine Schaltung beschrieben, die das automatische und vollelektronische Umschalten zwischen zwei Centronics-Schnittstellen ermöglicht. Die Centronics-Schnittstelle ist durch acht parallele Datensignale sowie einige Steuer- bzw. Handshake-Signale definiert. Die wichtigsten davon sind STROBE, BUSY, ACKNOWLEDGE und INPUT PRIME. Diese Steuerleitungen werden in der nachfolgenden Schaltung berücksichtigt.

Übertragungsprotokoll

Das Protokoll der Schnittstellen läßt sich anhand des Signal-Zeit-Diagramms in Bild 1 erklären.

Die Bereitschaft, Daten aufzunehmen, zeigt der Drucker durch LOW-Signal auf der Steuerleitung BUSY an. Durch das kurze LOW-Setzen des STROBE-Eingangs des Druckers werden die anstehenden Daten übernommen. Der Drucker quittiert die Übernahme über den ACKNOWLEDGE-Ausgang. Ein LOW-Impuls am Eingang INPUT PRIME setzt den Drucker zurück.

Schaltung

Derjenige Rechner, welcher zuerst den Drucker belegen möchte, soll automatisch den Drucker zugeteilt bekommen. Jeder Rechner gibt seine Druckeranforderung durch ein logisches LOW auf der STROBE-Leitung bekannt.

Hat der akzeptierte Rechner seine Übertragung beendet, was durch das Fehlen von Datenzeichen während einer bestimmten Beobachtungszeit erkannt wird, so steht der Drucker wieder zur freien Verfügung. LEDs zeigen den jeweiligen Betriebszustand an.

Die Schaltung (Bild 2) zeigt den Fall, daß zwei Rechnersysteme mit einem gemeinsamen Drucker arbeiten. Den Kern des Umschalters bilden die drei Multiplexer IC1 bis IC3; diese schalten jeweils die acht Datenleitungen Data1 bis Data8 sowie die drei Steuerleitungen STROBE, INPUT PRIME und ACKNOWLEDGE. Die

Auswahl der durchzuschaltenden Leitungen übernimmt das Flipflop IC4, das von den STROBE-Signalen der beiden Rechner gesteuert wird.

Für das Status-Signal BUSY ist die etwas aufwendigere Logik um IC5 zuständig. Wird der Drucker von keinem Rechner belegt, dann erhalten beide Rechner das Freigabesignal des Druckers (BUSY = LOW). Ist der Drucker bereit, dann wird das retriggerbare Monoflop IC7 freigegeben (Eingang B1 auf HIGH). Belegt nun einer der beiden Rechner den Drucker, indem dieser Daten und den STROBE-Impuls aussendet, geschieht folgendes:

Über das Flipflop IC4 wird der angeforderte Rechner zum Drucker durchgeschaltet und das Monoflop IC7 getriggert. Es bleibt bei der angegebenen Dimensionierung für rund 12 s aktiv.

Über die Logik IC5 erhält der jeweils andere Rechner ein aktives BUSY-Signal, was seine Datenübertragung suspendiert.

Solange der ausgewählte Rechner Daten aussendet, erhält IC7 ständig Triggerimpulse, und die Zuteilung bleibt erhalten. Erst wenn die Übertragung der Daten für

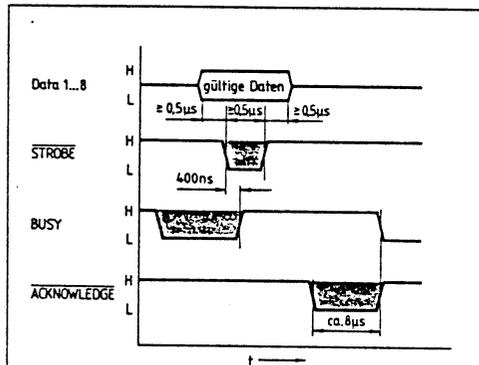


Bild 1. Zeitliche Zusammenhänge zwischen den Daten und den Steuersignalen bei der Centronics-Schnittstelle

länger als etwa 12 s aussetzt, kann der andere Rechner die Zuteilung seinerseits anfordern.

Die LEDs 2 und 3 zeigen an, welcher Rechner gerade zugeteilt ist. Ist die Belegung offen, leuchten beide LEDs. Die LED1 leuchtet, wenn der Drucker nicht frei verfügbar, also BUSY ist.

Die Versorgungsspannung von 5 V für die Schaltung

läßt sich dem Drucker über den Anschluß 18 der Centronics-Schnittstelle entnehmen.

Dipl.-Ing. K. Baderschneider

Cand. el. T. Lindner

Literatur

- [1] Hartmann, I.: Die Centronics-Druckerschnittstelle. Micro Extra (1982), H. 2, S. 13 bis 16.
- [2] Siemens AG: Drucker PT 88/PT 89. Anwendungsbeschreibung. Firmenschrift (1983).

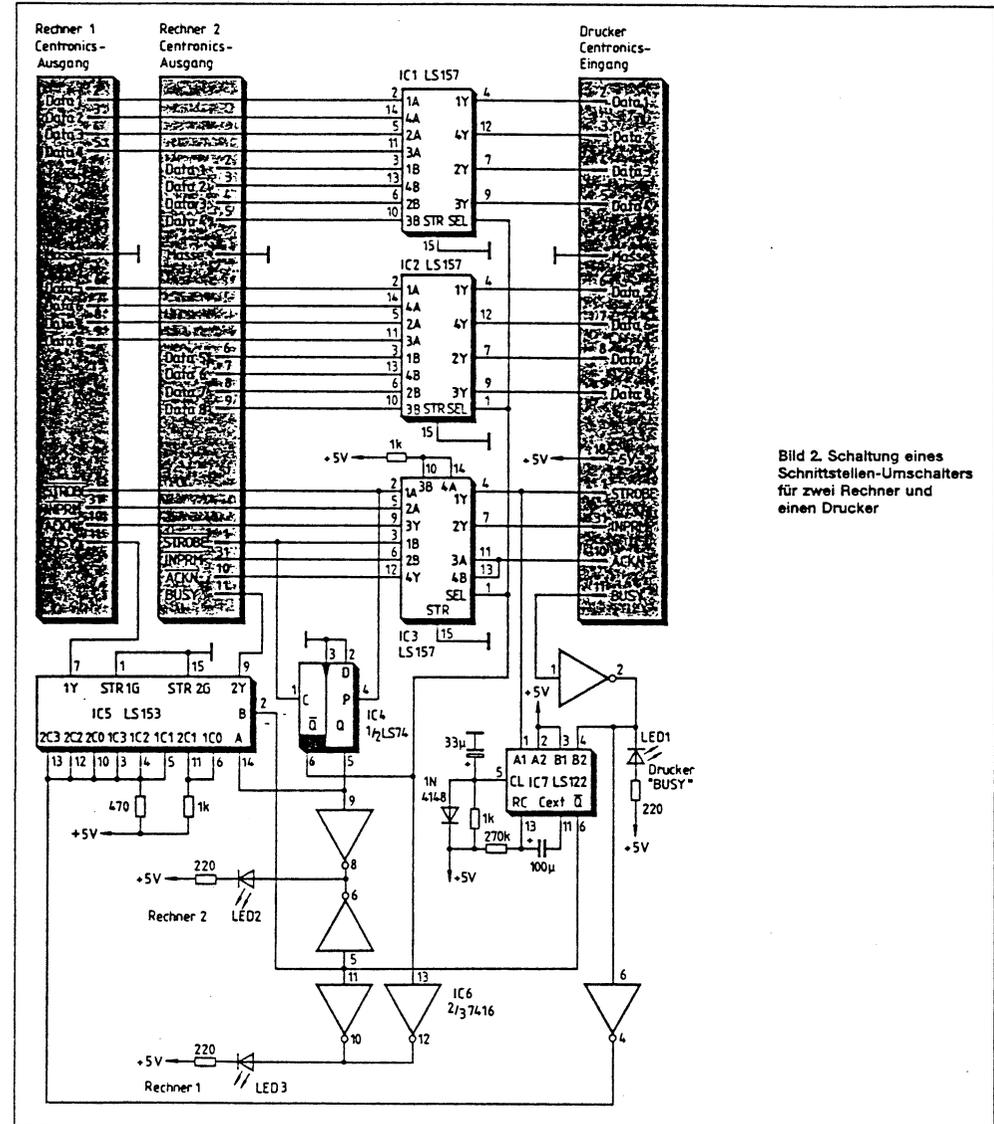


Bild 2. Schaltung eines Schnittstellen-Umschalters für zwei Rechner und einen Drucker

Druckeranschluß für Z80-Systeme

Der Beitrag beschreibt die Realisierung einer Centronics-Schnittstelle mit dem PIO-Baustein der Z80-Familie. An Zusatzhardware sind nur noch wenige Bauteile erforderlich. Die Treiberrountinen sind ausgelegt für die Ausgabe einzelner ASCII-Zeichen bzw. von Zeichenketten, die mit ETX (03H) abgeschlossen sind.

Die Centronics-Schnittstelle ist eine parallele Schnittstelle zum Ansteuern von Druckern. Die Daten werden mit 8 Bit parallel als ASCII-Zeichen übertragen. Die Schnittstelle arbeitet mit TTL-Pegeln. Bild 1 zeigt, wie die Übertragung eines Zeichens mit Quittungssignalen gesteuert wird. Wenn die Daten auf den Datenleitungen gültig, d. h. eingeschungen sind, wird durch ein DATA STROBE = Low dem Drucker angezeigt, daß ein Zeichen zur Übertragung bereitsteht. Das BUSY-Signal geht auf High und zeigt dem Rechner damit, daß das Zeichen gelesen wird. Ist das Zeichen übernommen, geht das BUSY-Signal wieder auf Low, und gleichzeitig wird durch ein ACKNOWLEDGE = Low dem Rechner angezeigt, daß das Zeichen übernommen wurde. Jetzt kann das nächste Zeichen übertragen werden.

Von den vier Betriebsarten, die der Z80-PIO-Baustein bietet, ist die Betriebsart 0, Byteausgabe mit Quittungsinterrupt, für die Centronics-Schnittstelle am besten geeignet, da in diesem Fall der zweite PIO-Kanal anderweitig verwendet werden kann. Das Einstellen der Betriebsart 0 zeigt Bild 2. Die zwei Quittungsleitungen des einen Kanals reichen aus, um mit den acht Datenleitungen zusammen die Schnittstelle zu realisieren. Das Zeitdiagramm für die Betriebsart 0 zeigt Bild 3.

Vergleicht man die Bilder 3 und 1, so sieht man, daß aus dem READY-Signal des PIO-Bausteins das DATA-STROBE-Signal der Centronics-Schnittstelle werden muß. Das DATA-STROBE-Signal muß allerdings zurückgehalten werden, solange das BUSY-Signal des Druckers auf High liegt. Das STROBE-Signal für den PIO-Baustein stellt die Quittierung des Zeichens durch den Drucker dar und ist identisch mit dem ACKNOWLEDGE der Centronics-Schnittstelle. Bleibt nur noch eine Pufferung der Datenleitungen mit einem Treiberbaustein. Zur Erzeugung des DATA-STROBE-Signals kann man die Schaltung nach Bild 4 verwenden.

Der Baustein 74LS123 enthält zwei nachtrigbare monostabile Kippstufen; davon wird in der Interface-

schaltung aber nur eine gebraucht, um einen DATA-STROBE-Impuls von bestimmter Dauer zu erzeugen. Da für die Schaltung aber noch ein D-Flipflop erforderlich ist, wird die zweite monostabile Kippstufe als D-Flipflop eingesetzt. Dies ist möglich, wenn man eine Zeitkonstante $T \rightarrow \infty$ realisiert. Dann läßt sich das umfunktionierte Flipflop mit einer positiven Flanke am Triggereingang setzen (Q geht von 0 auf 1). Das Flipflop bleibt gesetzt, bis es über seinen \bar{R} -Eingang (\bar{R} von 1 auf 0) wieder zurückgesetzt wird.

Die Zeitkonstante $T \rightarrow \infty$ läßt sich sehr einfach realisieren, indem man den Widerstand R_{ext} und den Kondensator C_{ext} wegläßt. Wird statt des 74LS123 der 74123 verwendet, ist ein Widerstand von etwa 10 kΩ zwischen den Anschlüssen J (7) und Q (12) erforderlich.

Damit das auf den \bar{R} -Eingang rückgeführte DATA-STROBE-Signal keine Nachtriggerung über die interne

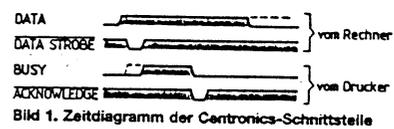


Bild 1. Zeitdiagramm der Centronics-Schnittstelle

PRGPI0 LD A,0FH ; Steuervort für Betriebsart 0
OUT (PIOCHA+2),A
LD A,INTVEK ; Interruptvektor
OUT (PIOCHA+2),A
LD A,87H ; Interrupt freigeben
OUT (PIOCHA+2),A

Bild 2. So wird die Betriebsart 0 des PIO-Bausteins eingestellt. PIOCHA ist die Adresse des Kanals A

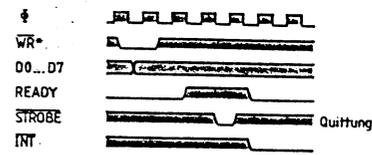


Bild 3. Dieser Zeitablauf ergibt sich in der PIO-Betriebsart 0

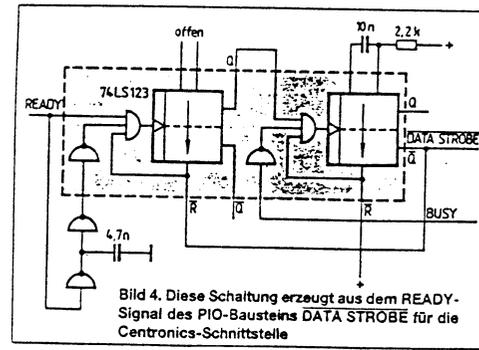


Bild 4. Diese Schaltung erzeugt aus dem READY-Signal des PIO-Bausteins DATA STROBE für die Centronics-Schnittstelle

Verbindung von \bar{R} zu dem UND-Glied bewirken kann, wird das READY-Signal über eine Differenzierschaltung, auf den Eingang des Flipflops geführt. Dadurch ist der Triggereingang bereits gesperrt, wenn etwas später das DATA-STROBE-Signal mit der positiven Flanke ansteht. Bild 5 zeigt die Gesamtschaltung der Zusatzhardware.

Bevor ein ASCII-Zeichen an den Drucker ausgegeben wird, muß sichergestellt sein, daß der Drucker das vorhergehende ASCII-Zeichen angenommen, d. h. quittiert hat. Zu diesem Zweck wird ein Flag definiert, das sogenannte Druckerquittungsbit DQB. Das DQB ist einfach ein beliebiges Bit einer RAM-Adresse des zur Verfügung stehenden Speichers.

Ist das DQB nicht zurückgesetzt, wird es in einer Warteschleife so lange getestet, bis es durch einen Druck-

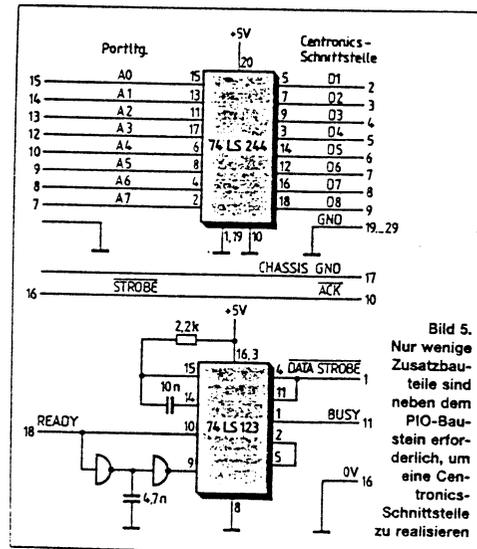


Bild 5. Nur wenige Zusatzbauteile sind neben dem PIO-Baustein erforderlich, um eine Centronics-Schnittstelle zu realisieren

kerinterrupt - der als Quittierung des empfangenen ASCII-Zeichens dient - zurückgesetzt wird. Beim Einschalten des Systems muß das DQB während der Initialisierung mit 0 vorbesetzt werden, damit das erste ASCII-Zeichen überhaupt ausgegeben werden kann.

Ist das DQB durch einen Druckerinterrupt bzw. durch die Initialisierung zurückgesetzt, wird es wieder gesetzt, und das Zeitglied zur Überwachung des Druckers wird angestoßen. Dann wird das ASCII-Zeichen an den Drucker ausgegeben.

Übernimmt der Drucker die zu druckenden ASCII-Zeichen in einen Puffer, so erfolgt der Druckvorgang erst mit Ausgabe des Zeichens CR (0DH) an den Drucker.

Die Routine zur Quittungsinterruptbehandlung wird aufgerufen, wenn der Drucker das empfangene ASCII-Zeichen quittiert. Hierbei werden das Zeitglied zur Druckerüberwachung und das DQB zurückgesetzt, danach wird der Interrupt wieder freigegeben.

Läuft das bei der Ausgabe eines ASCII-Zeichens an den Drucker angestoßene Zeitglied ab, so erzeugt es einen Interrupt, der zu einer Fehlermeldung und zu einem Ausstieg aus dem Druckerprogramm genutzt werden kann. Als Zeitglied kann z. B. ein Z80-CTC-Baustein (zwei Kanäle kaskadiert, der erste Kanal als Zeitgeber, der zweite Kanal als Zähler) benutzt werden. Die Laufzeit des Zeitglieds muß auf die Druckgeschwindigkeit des Druckers abgestimmt werden, d. h. sie sollte etwas größer sein, als für den Ausdruck einer Zeile benötigt wird.

Steht in dem vorhandenen Z80-System kein CTC-Baustein zur Verfügung, so kann für die Druckerüberwachung auch ein Schleifenzähler (Software) in die Warteschleife des DQB-Tests eingefügt werden. Wird ein bestimmter Zählerstand erreicht, verzweigt das Programm zu einer Fehlermeldung und steigt aus dem Druckerprogramm aus. Der Schleifenzähler muß vor jedem auszugebenden ASCII-Zeichen auf seinen Startwert gesetzt werden.

Die auszugebenden ASCII-Zeichen stehen in einem Speicherbereich (Puffer), der mit ETX (03H) abgeschlossen ist. Der Zeiger HL zeigt auf das erste zu druckende Zeichen im Puffer.

Die Pufferausgabe läuft nach folgendem Schema ab: Der Akku wird aus der Speicherstelle geladen, auf die HL zeigt. Ist das Zeichen ein ETX, so erfolgt ein Rücksprung ins Hauptprogramm, andernfalls wird die Routine zur Ausgabe eines ASCII-Zeichens an den Drucker aufgerufen und danach der Zeiger HL inkrementiert. Der Vorgang wiederholt sich so lange, bis ein ETX auftritt.

Manfred Scherer

Literatur

- [1] Digitale Schaltungen MOS. Datenbuch der Siemens AG, Bereich Bauelemente, 1974/75.
- [2] Z80-PIO Technical Manual. Zilog Incorporated, 1977.
- [3] Z80-CTC Counter/Timer Circuit Technical Manual. Zilog Incorporated, 1977.
- [4] Technical Manual Z80 Microprocessor Family. SGS-Ates, 1983.
- [5] RX-80-Bedienungshandbuch. EPSON Deutschland GmbH, Düsseldorf.

Serielle Schnittstelle für 8085-System

Mikrocomputer werden in vielen Fällen über Datensichtgeräte bedient. Dabei genügt als Verbindung eine einfache Schnittstelle nach der V.24-Norm. Der Beitrag zeigt, wie man ein 8085-System um ein solches Interface erweitert.

1 Hardware

Einfache Datensichtgeräte (DSG) sind meist mit einer V.24-Schnittstelle ausgerüstet, die im Start-Stop-Betrieb und mit acht Datenbits pro Zeichen betrieben wird. Die Darstellung der Zeichen erfolgt nach dem ISO-7-Bit-Code [4]. Das achte Datenbit dient dabei als Paritätsbit, wobei nach gerader und ungerader Parität unterschieden wird (gerade Parität bedeutet: Anzahl der 1-Bits in den acht Datenbits ist gerade, das Paritätsbit ist entsprechend zu setzen).

Sollen Zeichen zwischen Mikrocomputer und Sichtgerät übertragen werden, dann muß ein E/A-Baustein die parallel auf dem Datenbus anliegende Information in einen seriellen Bitstrom umsetzen und umgekehrt. Diese Aufgabe kann der Baustein 8251A übernehmen [5]. Bild 1 zeigt, wie der SIO-Chip (Serial Input/Output) an die CPU angeschlossen wird. Als Mikroprozessor dient der 8085. Für diesen Prozessor, wie auch für den 8080, umfaßt der E/A-Adreßraum die Adressen 0...255 (00H...FFH), die an den Adreßleitungen A0...A7 anliegen. Im folgenden wird angenommen, daß die E/A-Adressen 3EH und 3FH für die zu realisierende V.24-Schnittstelle verfügbar sind.

Die Bausteinauswahl (CS-Chip Select) erfolgt über die Adreßbits A1...A7 und das Steuersignal IO/M (IO/M = 1 bedeutet: E/A-Adresse auf Adreßbus) nach der Beziehung:

$$\overline{CS} = \overline{A_7} \overline{A_6} A_5 A_4 A_3 A_2 A_1 \overline{IO/M}$$

Diese Beziehung kann leicht durch ein NAND-Gatter mit acht Eingängen realisiert werden.

Der Baudratengenerator hat die Aufgabe, die Übertragungsgeschwindigkeit für den seriellen Bitstrom auf den Leitungen TxD und RxD festzulegen. Zur Schaltungsvereinfachung wird ihm der Systemtakt des Mikrocom-

puters zugeleitet und entsprechend heruntergeteilt. In diesem Beispiel beträgt der Systemtakt 3072 kHz, er wird auf die in Bild 2 angegebenen Frequenzen geteilt.

2 Software

Beim Baustein 8251A ist eine Reihe von Parametern programmierbar: z. B. die Betriebsart (asynchron oder synchron), die Anzahl der Bits pro Zeichen und die Paritätsprüfung (ja/nein oder gerade/ungerade).

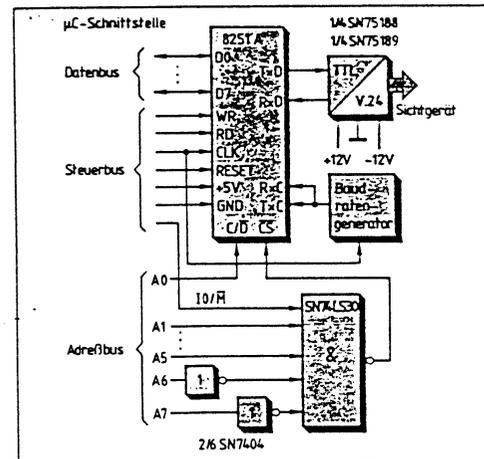


Bild 1. So wird der SIO-Baustein an den Mikrocomputer angeschlossen

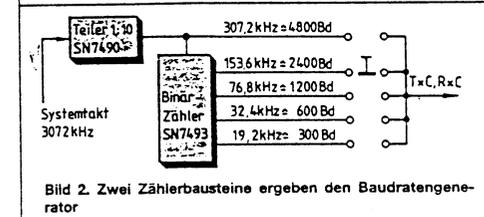


Bild 2. Zwei Zählerbausteine ergeben den Baudratengenerator

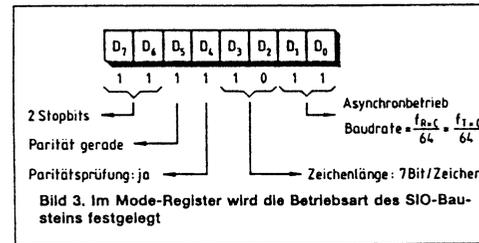


Bild 3. Im Mode-Register wird die Betriebsart des SIO-Bausteins festgelegt

Außerdem besteht jederzeit die Möglichkeit, seinen Zustand durch den Prozessor abzufragen, z. B. das Signal am Steueranschluß DSR (DSR = Data Set Ready, Betriebsbereitschaft).

Bevor man Zeichen empfangen oder senden kann, muß der 8251A zurückgesetzt und für ein bestimmtes Datenübertragungsverfahren programmiert werden. Das Zurücksetzen übernimmt das Resetsignal des Mikroprozessors. Da das verwendete Sichtgerät nur die Betriebsart „asynchron“ zuläßt, sind nach [5] zwei Steuerwörter (Steuerbytes) vom Prozessor an den Baustein zu übergeben. Anschließend können Zeichen gesendet und empfangen werden. Dazu übergibt der Prozessor dem SIO Zeichen in einem Byte über den Datenbus als Parallelinformation und holt Zeichen in Parallelendarstellung wieder ab.

Die Übergabe der beiden Steuerbytes muß in einer festen Reihenfolge geschehen. Zuerst ist das sogenannte Mode-Wort zu übertragen. Die Bedeutung der einzelnen Bits für den Asynchronbetrieb ist in Bild 3 erläutert.

Das zweite Steuerwort erlaubt unter anderem die Freigabe und das Sperren von Sender und Empfänger und wählt verschiedene Hilfsfunktionen an. Dieses Steuerwort wird als Kommandowort bezeichnet (Bild 4).

Der SIO muß Steuerwörter von den „wirklichen“ Bildschirmdaten unterscheiden. Diese Unterscheidung wird durch ein spezielles Eingangssignal (C/D) getroffen. Ist es log. 1, dann wird ein Steuerwort vom Datenbus an den SIO oder umgekehrt geschickt. C/D = 0 entspricht der Übergabe von Nutzdaten. Wie aus Bild 1 hervorgeht, ist dieser Eingang mit der Adreßleitung A0 verbunden, d. h. Daten und Steuerinformationen unterscheiden sich durch die Verwendung unterschiedlicher E/A-Adressen.

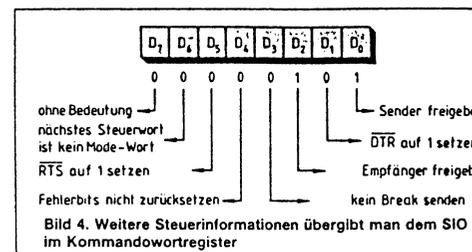


Bild 4. Weitere Steuerinformationen übergibt man dem SIO im Kommandowortregister

Aus der Beschriftung des CS-Eingangs für die E/A-Adresse ergibt sich der Wert 3EH für Daten und der Wert 3FH für Steuerinformationen.

Damit wird der Baustein mit folgenden Befehlen auf seine Aufgabe vorbereitet:

```
MVI A,0FBH ;Mode-Wort in
OUT 3FH ;8251A einschreiben
MVI A,05H ;Kommandowort
OUT 3FH ;in 8251A einschreiben
```

Empfangen eines Zeichens:

```
CIN: IN 3FH ;Statuswort in Akku
ANI 02H ;D1 im Statusw. gesetzt?
JZ CIN ;nein, nochmal erfragen
IN 3EH ;Empf. Zeichen in Akku
```

Anschließend ist die eigentliche Datenübertragung möglich. Hierbei muß allerdings beachtet werden, daß der 8251A nur dann ein neues Zeichen aufnehmen kann, wenn das Signal T×RDY (Transmitter Ready, Sender bereit) log. 1 führt. Dieses Signal läßt sich über das sogenannte Statuswort abfragen. Das gleiche gilt auch für das Empfangen von Zeichen. Hierbei ist das Signal R×RDY (Receiver Ready, Empfänger bereit) abzufragen. Es informiert den Prozessor, ob ein empfangenes Zeichen abgeholt werden kann.

Die möglichen Statusabfragen sind in Bild 5 näher erläutert. Für einfache Anwendungen genügt die Auswertung von D1 und D0, das verdeutlichen folgende Programmzeilen.

Ausgabe des Zeichens ‚A‘ mit vorheriger Statusabfrage:

```
COU: IN 3FH ;Statuswort in Akku
ANI 01H ;D0 im Statuswort gesetzt?
JZ COU ;nein, nochmal erfragen
MVI A,41H ;Zeichen ‚A‘ in Akku
OUT 3EH ;und zum 8251A übertragen
```

Ing. (grad.) Karl-Alfred Knapp

Literatur

- [1] DIN 66020, Datenübertragung – Anforderungen an die Schnittstelle bei Übergabe bipolarer Datensignale.
- [2] CCITT-Empfehlungen der V-Serie und der X-Serie, Band 2, Datenübertragung im Fernsprechnetz. R. v. Decker's Verlag, 4. Auflage, 1982.
- [3] ELEKTRONIK-Arbeitsblatt Nr. 124. Die V.- und X.-Empfehlungen des CCITT. ELEKTRONIK 1979, H. 21, S. 87...90.
- [4] DIN 66003, Informationsverarbeitung – 7-Bit-Code.
- [5] Mikrocomputer-Bauteile, Band 3: Peripherie. Fa. Siemens.
- [6] Experimentiercomputer ECB85, Bedienungsanleitung, Ausgabe 11.81. Fa. Siemens.

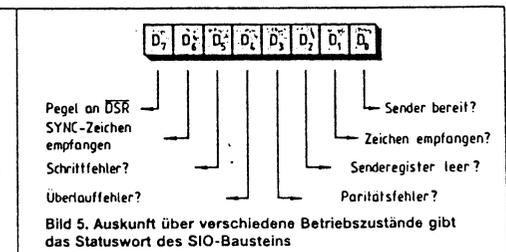


Bild 5. Auskunft über verschiedene Betriebszustände gibt das Statuswort des SIO-Bausteins

Wenn man einen Computer häufig benutzt, so wird man mehr und mehr Anwendungen für ihn sehen. Und es kommt die Zeit, daß Tastatur und Bildschirm als Ein- und Ausgabe nicht mehr ausreichen. Sicherlich sucht man dann nach einer Möglichkeit, den Computer mit der Außenwelt korrespondieren zu lassen. Und man weiß, daß ein Computer dazu befähigt ist – man muß nur wissen, wie man eine dafür geeignete Schaltung und die Software entwirft.

Der TRS-80 und die Außenwelt

Um eine Kommunikation mit der Außenwelt zu ermöglichen, muß man sich um 2 Dinge kümmern: Hardware und Software. Der erste Teil ist die Software. Es gibt nun 2 Möglichkeiten. Eingabe-Ausgabe-Programme zu schreiben:

- 1) als Maschinen- oder Assembler-Routine
- 2) mit Benutzung der Basic-Befehle IN, OUT, PEEK + POKE

Beim TRS-80-Level I und bei anderen Mikrocomputern ist eine Benutzung der entsprechenden BASIC-Befehle nicht möglich: hier muß man eine Maschinensprache-Routine schreiben, während man beim Level II die BASIC-Befehle benutzen kann.

Die zusätzliche Hardware ist beim TRS-80 eine Notwendigkeit, denn weder der TRS-80 noch das Expansion-Interface haben Relais. Schalltransistoren oder Optokoppler eingebaut, um externe Geräte zu steuern. Und wenn man z. B. ein Relais an den vorhandenen Port anschließen würde, würde das zu

steuernde Gerät jedesmal in Aktion treten, wenn man ein Programm von der Kassette in den Arbeitsspeicher laden würde.

Wichtig ist es, zunächst die Software zu definieren, die man für das jeweilige Projekt benötigt, und anschließend erfolgt die technische Realisierung. Es gibt 2 Möglichkeiten, eine Steuerung von externen Geräten vorzunehmen:

- 1) als „Memory-mapped“-System
- 2) als Port-System

Bei einem Memory-mapped-System hat die CPU die Möglichkeit, das zu steuernde Gerät wie einen Speicherplatz anzusprechen. Man sucht sich eine nicht benutzte Adresse und verwendet sie als Ansprechpartner für die CPU. Wenn man nun Daten an das externe Gerät senden will, muß man dieses Gerät über den 16-bit-Adressen-Bus adressieren. Um die Übertragung zu ermöglichen, ist es noch erforderlich, den Write-Eingang der CPU zu aktivie-

ren. Ist es notwendig, Daten in den Computer zu leiten, muß man den Read-Eingang aktivieren.

Nehmen wir einmal an, das externe Gerät soll mit der Adresse 36863 (dezi-mal) entsprechend 8FFF (hex) aktiviert werden und das binäre Datenwort zum Einschalten dieses Gerätes soll 02 sein. LD 8FFFH, 02H; schalte das Gerät ein. So sieht die Assembler-Routine aus. LD ist die Load-Instruktion (Laden). Mit anderen Worten:

Lade die Adresse 8FFF Hex mit der Binär-Information 02 Hex.

Durch die Assembler-Routine wird ein Objekt-Maschinen-Code erzeugt, der die CPU aktiviert. In Basic würde diese Routine so aussehen: POKE 36863,2. In einem Port-System hat man nun die Möglichkeit, 1 von 256 8-bit-Ports zu wählen, die die CPU adressieren kann. Dieses hat den Vorteil, nur 8 von 16 bit des Adressenbus benutzen zu müssen.

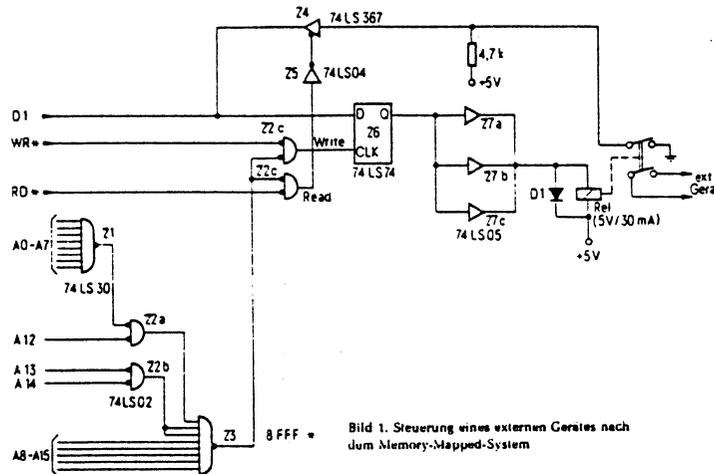


Bild 1. Steuerung eines externen Gerätes nach dem Memory-Mapped-System

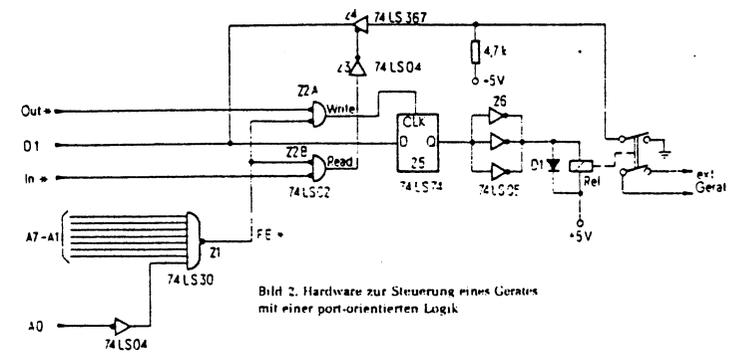


Bild 2. Hardware zur Steuerung eines Gerätes mit einer port-orientierten Logik

Wir wählen als Beispiel Port 255 (dezi-mal) entsprechend FF Hex. Die Assembler-Routine lautet:

OUT FF, 02 H; Einschalten des externen Gerätes

In Basic Level II würde es so aussehen: OUT 255,2

Bei einem Port-System verwenden wir also die Instruktionen IN und OUT und nur 8 Adreßleitungen für den Bereich 0000...00FF.

Soll man nun das Memory-Map- oder das Port-System verwenden? Das bleibt eigentlich jedem selbst überlassen. Entscheidet man sich für Memory-Map, dann sollten die I/O-Adressen so hoch wie möglich liegen, um Störungen mit dem Arbeitsspeicher zu umgehen. Wenn man das Portsystem benutzt, kann man 255 Adressenleitungen verwenden, weil der Kassettenspeicher den Port FF benutzt. Von der Hardware-Seite her bietet sich das Port-System eher an.

Warum? Es ist notwendig, extern eine Adressen-Decodierung vorzunehmen. Und während man beim Port-System nur 1 von 256 Möglichkeiten bei acht Adressenleitungen decodieren muß, fällt beim Memory-Map-System die Decodierung von 1 aus 65 536 Möglichkeiten bei 16 Adressenleitungen an.

Das Memory-Mapped-System

Bild 1 zeigt die notwendige Hardware für ein Memory-Mapped-I/O-System. Die sechzehn Adressenleitungen werden hier mit NAND-Gattern decodiert. Mit einem Reed-Relais läßt sich ein externes Gerät steuern. Ein zweiter Relaiskontakt dient als Rückmeldung, ob auch tatsächlich ein Schaltvorgang stattfand.

Zusätzlich benötigt man eine selbständige 5-V-Stromversorgung, weil diese Schaltung nicht aus dem TRS-80 gespeist werden kann.

Ein kleines Beispielprogramm:

```

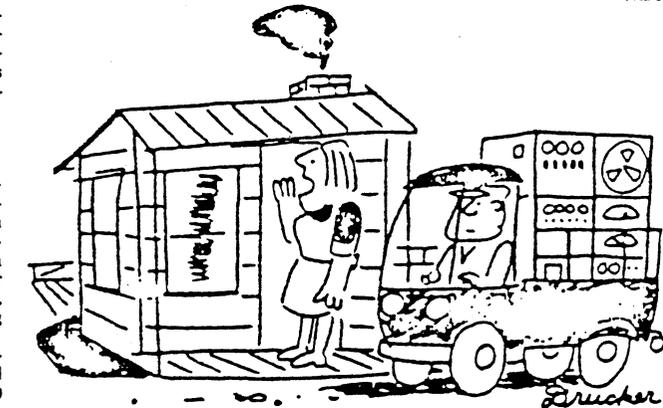
10 REM STEUERUNG VON EXTERNEN GERÄTEN
20 CLS: PRINT „SOLL DAS GERÄT EINGESCHALTET WERDEN?“;
30 INPUT AS: IF AS = „NEIN“ THEN GOTO 60
40 POKE 4092,2
50 B = 2 : A = PEEK (4092) : REM ANFORDERUNG NR. 3
60 END
    
```

In Zeile 40 schreibt die CPU das Binärwort 2 in den Speicher unter der Adresse 4092 (binär: 1000 1111 1111 1111). Die ICs Z1, Z2a und Z3 dekodieren die Adresse für dieses 16-bit-Wort, welches auch als Signal am Ausgang von Z3 anliegt. Dieses Signal gelangt an die Eingänge von Z2c und Z2d. Die POKE-Instruktion bedingt, daß der Write-Eingang der CPU zur gleichen Zeit „Low“ wird, wenn das 4092-Signal auf „Low“ geht. Dabei wird am Ausgang von Z2c ein „High“-Signal frei, welches als WRITE-Signal interpretiert wird und an den Takt-Eingang des Z6 eines Latches (Zwischenspeicher) gelangt. Das Datenwort „2“, binär 0000

0010, gelangt als „High“-Signal über die Datenleitung D1 des Datenbus an den D-Eingang des Flipflops. Das Datenwort wird in Z6 abgespeichert. Das daraus resultierende „High“-Signal gelangt über den Ausgang Q von Z6 zu einem Relaisstreiber Z7, dieser kann mit etwa 30 mA belastet werden. Während ein Kontakt das externe Gerät steuert, gibt der andere Kontakt ein Meldesignal über den Datenbus an den Computer zurück.

Das Port-System

Bild 2 zeigt das Schaltbild des Port-orientierten Systems. Wie man sieht, ändert sich hardwareseitig nicht viel. Im Basic-Betriebsprogramm ändern wir 2 Zeilen: 40 OUT 254,2 50 B = 2 : A = INP 254 Selbstverständlich ist es auf ähnliche Weise auch möglich, nicht ein externes Gerät zu steuern, sondern periphere Logikzustände abzufragen. Der Experimentierfreudigkeit sind also kaum Grenzen gesetzt.



„Charlie! Wo soll der neue Computer hin?“

INTERFACE MIT 8251 UND 8255 FÜR Z80-RECHNER

Das Interface wurde entwickelt, um beliebige Geräte mit dem Computer verbinden zu können.

Es gibt bereits folgende Anwendungen:

Eprom - Programmierer
Joystick Anschluß
Morsezeichen - Decoder
Morsetrainer
Funkfern schreiben

Steuerung von el. Verbrauchern über Relais
Bei der Entwicklung wurde darauf Bedacht genommen, daß es nicht nur in Maschinensprache, sondern auch in Basic leicht programmiert werden kann.

Bei Verbindung der ser. Schnittstelle mit RS-232 od. V-24 ist zu beachten, daß der 8251 TTL - Signale verarbeitet. Sollte die Schnittstelle mit EIA-Pegeln (+- 3.....15 Volt) arbeiten, sind noch entsprechende Line-Driver nachzuschalten. (z.B.: 75189)

Literatur zur Programmierung dieser Bausteine gibt es bei Siemens: Die Beschreibungen der SAB 8080-Serie

SCHALTUNGSBESCHREIBUNG

Der Adreß - und Datenbus wird aus dem Computer über ein Kabel entnommen. Die Steckerbezeichnungen gelten für den KOMTEK. Bei anderen Geräten bitte im User-Manual nachsehen. Direkt am Eingang ins Interface sind alle Bus-Leitungen mit je 3,9 k nach Masse terminiert. Diese Widerstände habe ich im Schaltbild nicht eingezeichnet.

Alle Signale sind mit 74245 voll gepuffert, sodaß Rückwirkungen auf den Computer ausgeschlossen sind.

Das Signal I/O request ist mit einem 74121 um ca. 0.4 usec verzögert. Das ist notwendig bei Floppy-Betrieb, um die Timer-Interrupts vom Interface fernzuhalten.

Das Signal 'OSZ 2 MHz' an Pin 45 ist in der Frequenz völlig unkritisch. Notfalls lässt sich auch die Leitung 'MI' verwenden. Diese Clock ist nur zur internen Steuerung des 8251 notwendig.

Die Adreß-Decodierung besorgt ein 74138. Die Ausgänge liegen an Lötstiften: sodaß eine leichte Änderung möglich ist. Originalbelegung:

PIO 8255:	7C = Port A
	7D = Port B
	7E = Port C
	7F = Control-Register (für Steuerung der Ports)
SIO 8251:	64 = Datenregister
	66 = Steuer- und Statusregister
	60 = Steuerwort für Baudrate (1,2,4,8)
Timer :	60 = Steuerwort für Baudrate (1,2,4,8)

AUFBAU UND ABGLEICH

Die Verdrahtung habe ich auf einer Veroboard-Platte in der Größe einer Europa-Karte (160 X 100 mm) vorgenommen.

Es wurde die sogenannte Fädeltechnik angewandt, die für ein Einzelstück die schnellste Aufbauart darstellt.

Bei einer größeren Stückzahl würde sich der Entwurf einer Platine durchaus lohnen. Es wurde allerdings noch kein Layout dafür erstellt.

Einstellung:

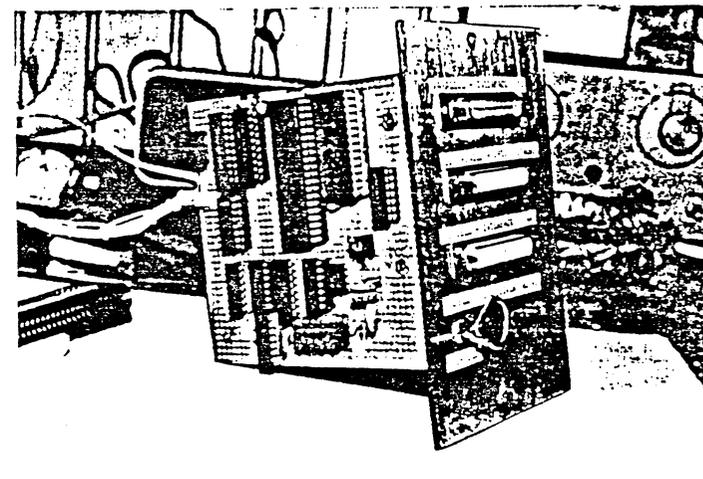
Der Timer kann mit einem OUT-Befehl auf 4 verschiedene Takt-Raten eingestellt werden. Diese ist am Punkt MP mit einem Frequenzzähler meßbar. Im Schaltbild sind die Werte für 45,110,300,1200 Baud angegeben. Durch Wahl der Potis und ggf der Vorwiderstände läßt sich jede beliebige Frequenz einstellen. Formel: Frequenz=Baudrate X 16 oder X64 oder X1 je nach Steuerwort im 8251.

Das Poti am NE555 bestimmt das Tastverhältnis. Es wird so eingestellt, daß bei der niedrigsten und auch bei der höchsten Taktrate ein sicheres Schalten erfolgt. (nicht sehr kritisch, aber etwas Einfluß auf die Frequenz)

Einstellung des Trimmers am 74121: Oszilloskop mit I/O req triggern. Signal am MP2 auf 0.4 usec Verzögerung mit dem Trimpoti einstellen. (Fallende Flanke)

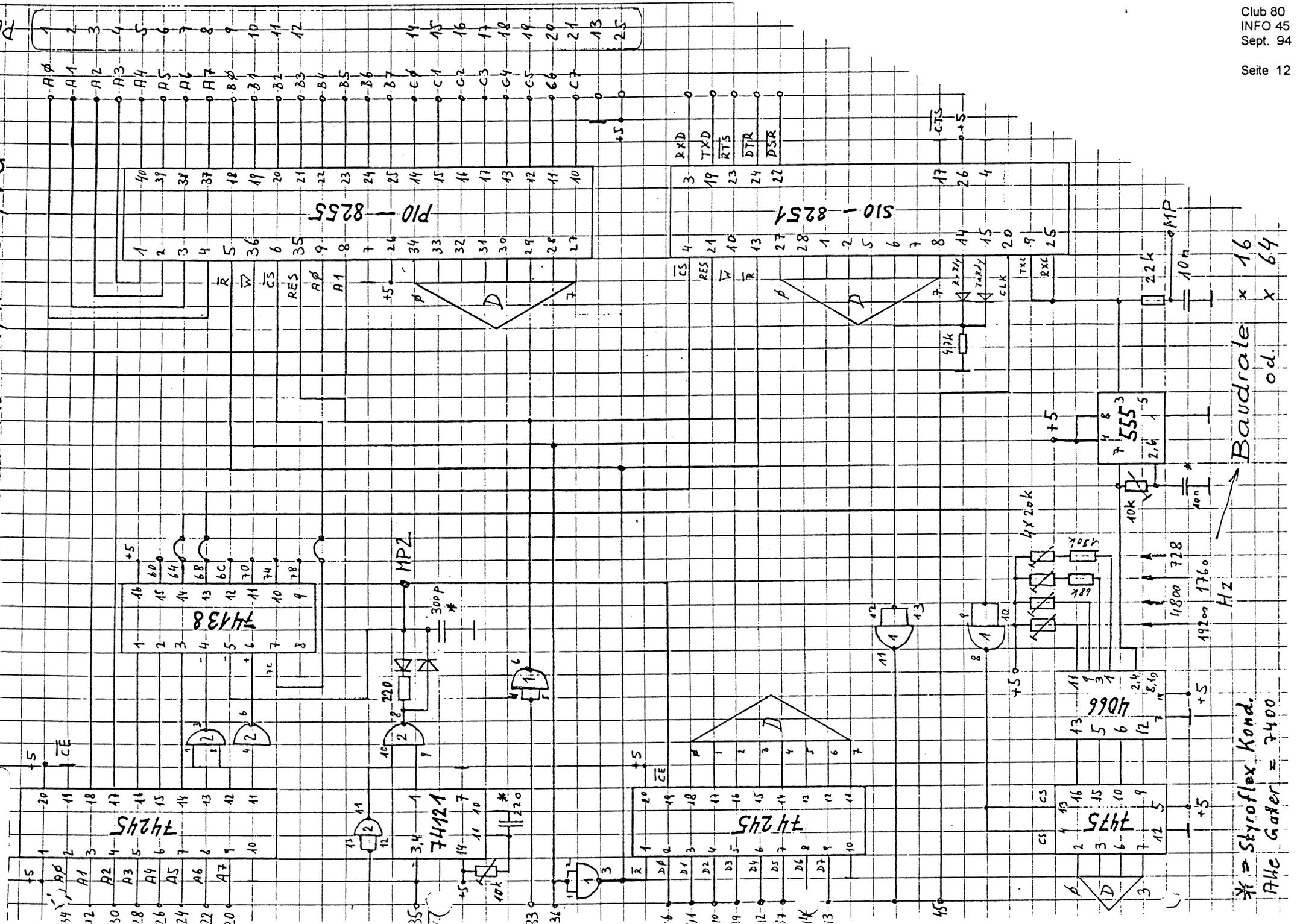
Ohne Oszi: Trimmer auf Mittelstellung

Walter Zwickel
Lengfelden 123
A5101-Bergheim



Parallel + Seriell Interface A. Komtek, TRS 80, VG

Plug



* = Styroflex Kond.
Alle Gater = 7400

Baudrate x 16
od. x 64

Synchronisierte Taktumschaltung für VideoGenie

Liebe Clubfreunde,

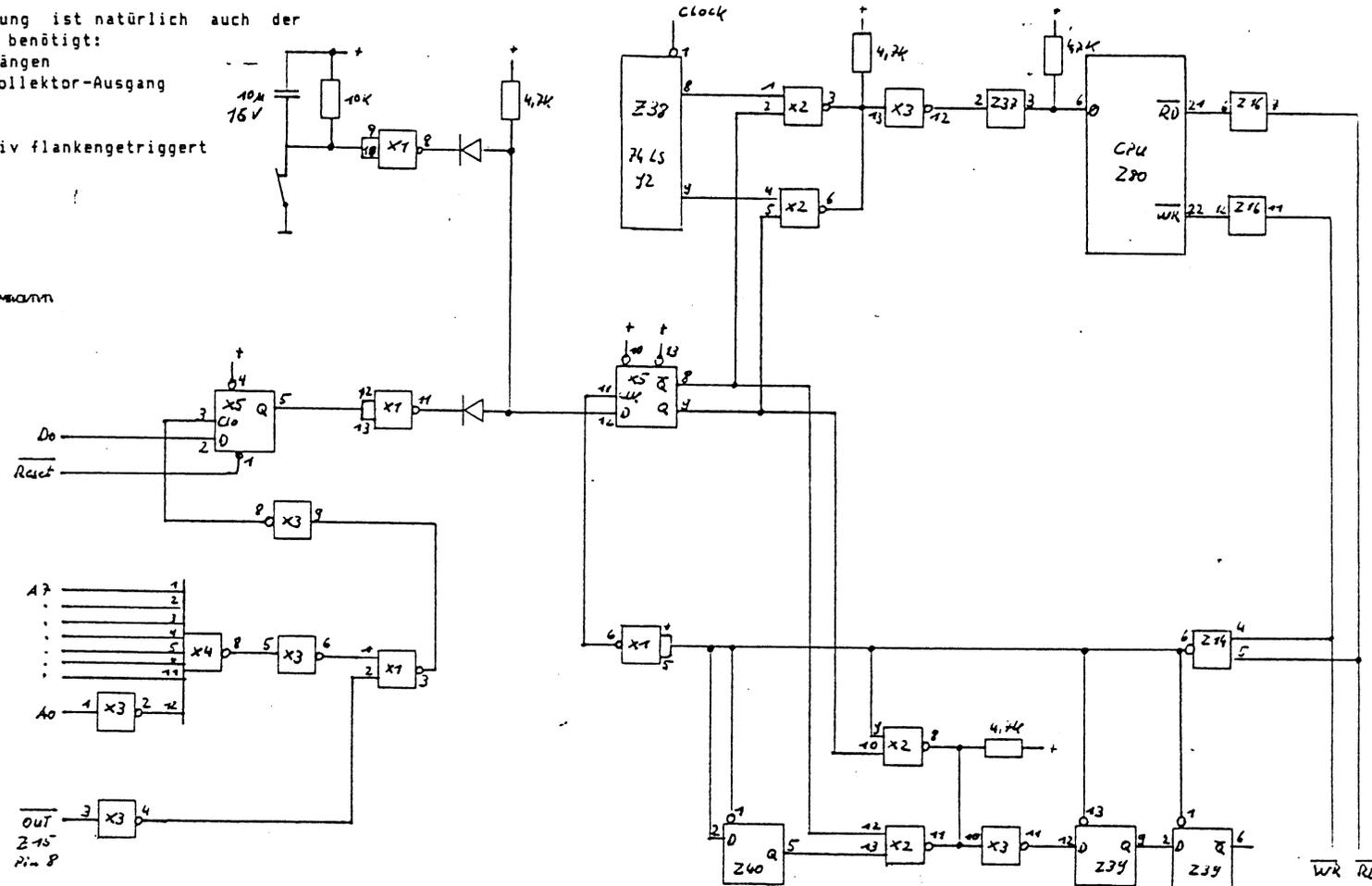
Im Clubinfo Nr. 5 hat Gerald Dreyer eine Schaltung veröffentlicht, mit der man die Taktfrequenz des VideoGenie verdoppeln kann. Nachteil dieser Schaltung ist die Tatsache, daß bei der Umschaltung zwischen einfacher und doppelter Taktfrequenz in den meisten Fällen der Rechner hängenbleibt. Außerdem kann man die Taktfrequenz nur mit einem Schalter, also hardwaremäßig, jedoch nicht softwaremäßig umschalten. Um diese Nachteile zu beseitigen, hat Manfred Held die unten abgebildete Schaltung entworfen.

Die eigentliche Umschaltung der Taktfrequenz bewerkstelligen zwei NAND-Gatter (x2, rechts neben Z38). Die Umschaltung kann durch einen Schalter (linke obere Ecke) oder über den Port FEh (254d) (Decodierlogik linke untere Ecke) erfolgen. Um einen Systemabsturz während der Umschaltung zu verhindern, wird durch Z14 sichergestellt, daß der Umschaltvorgang erst erfolgt, wenn die CPU weder Schreib- noch Leseoperationen durchführt.

Durch die erweiterten Möglichkeiten der Schaltung ist natürlich auch der Bauteileaufwand gestiegen. Es werden folgende Teile benötigt:

- IC x1 = 74LS00 = vierfach NAND-Gatter mit je 2 Eingängen
 - IC x2 = 74LS03 = vierfach NAND-Gatter mit offenem Kollektor-Ausgang
 - IC x3 = 74LS04 = sechsfach Inverter
 - IC x4 = 74LS30 = NAND-Gatter mit 8 Eingängen
 - IC x5 = 74LS74 = zweifach Speicher-Flip-Flop, positiv flankengetriggert
- Alle IC's je 1 mal. Weiterhin:
- 2* 1N4148 = Siliziumdiode
 - 3* 4700 Ω Widerstand
 - 1* 10 kΩ Widerstand
 - 1* 10 µF/16V Kondensator

Viel Spaß beim Basteln, wünscht euch Hartmut Obermann



Eine Operateuse aus Wien
dacht beim Arbeiten stets nur an „Ihn“:
Ihr Computer, voll Frust,
verlor deshalb die Lust –
er war auch nur ein Mensch, wie es schien.

* Ergaenzung und Aenderung *

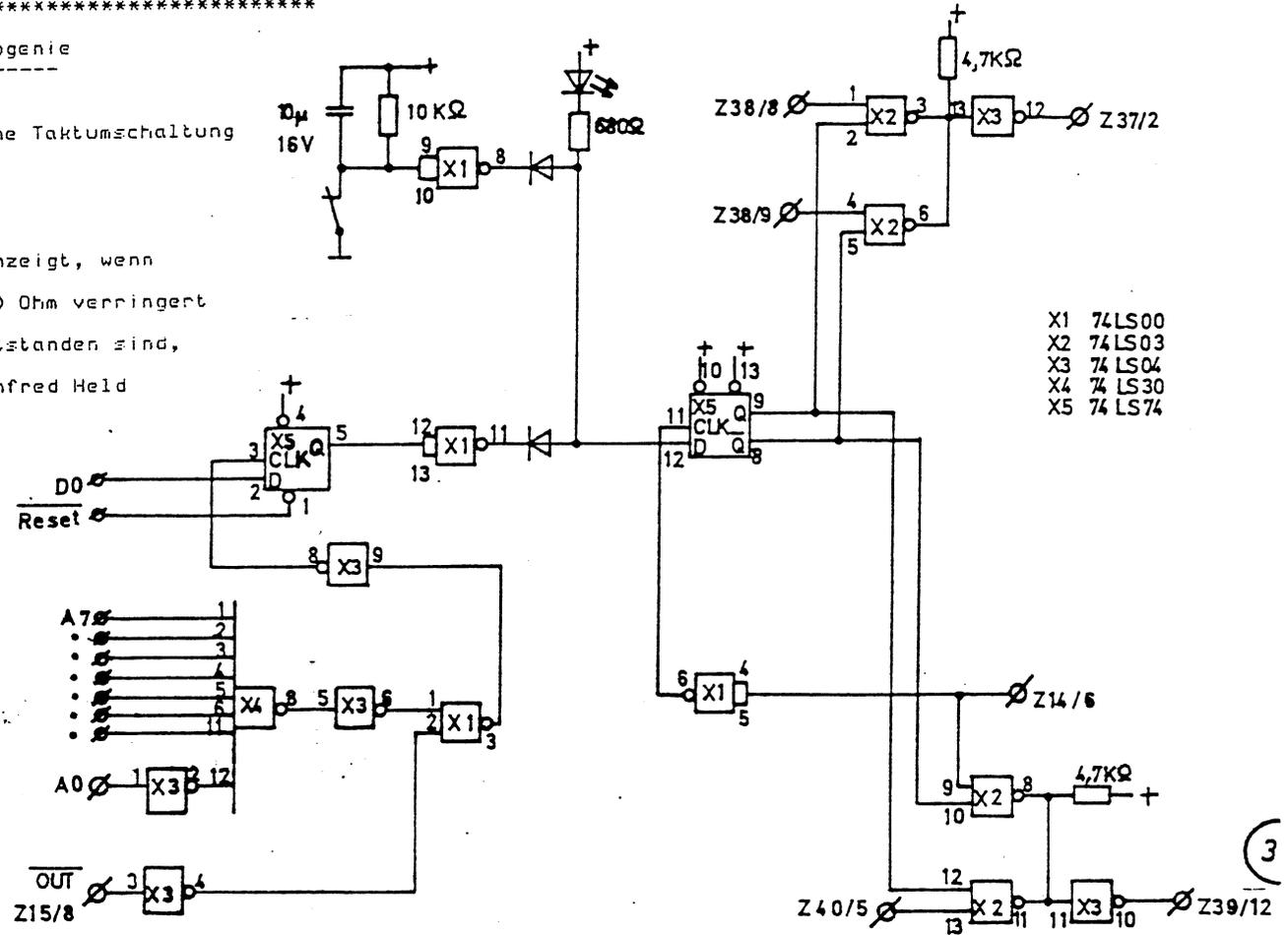
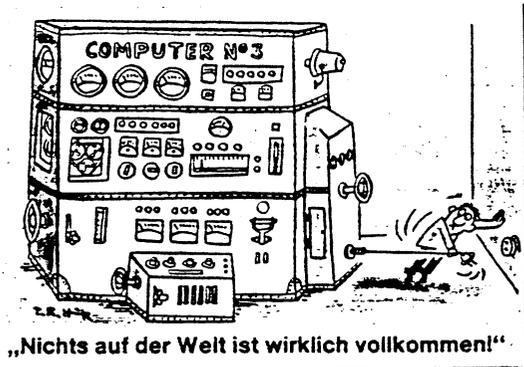
Synchronisierte Taktumschaltung fuer Videogenie

In der Clubinfo Nr. 8 ist der Schaltplan fuer eine Taktumschaltung fuer das Videogenie, der zwei Fehler enthaelt.

- Am Ic X3 ist Pin 10 und Pin 11 vertauscht.
- Am Ic X5 ist Pin 8 und Pin 9 vertauscht.

Als ergaenzung ist eine LED hinzugekommen, die anzeigt, wenn die CPU mit 3.55 MHz arbeitet.
Bedingt durch die LED muss der Widerstand auf 680 Ohm verringert werden.
Die Fehler, die beim Zeichnen des Schaltplans entstanden sind, bitte ich zu entschuldigen.

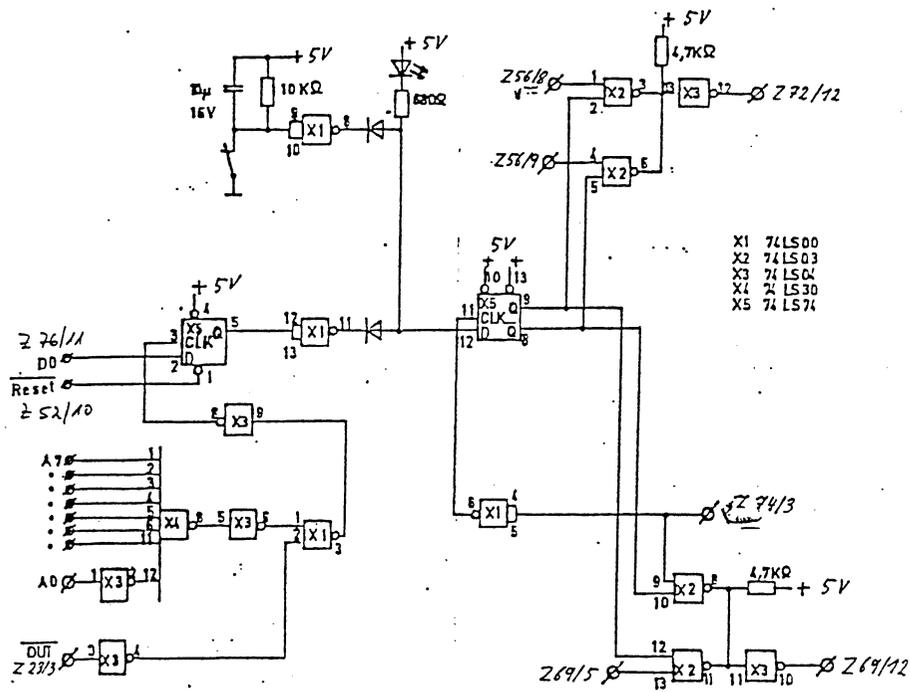
Manfred Held



 * Ergänzung zur synchronisierten Taktumschaltung *

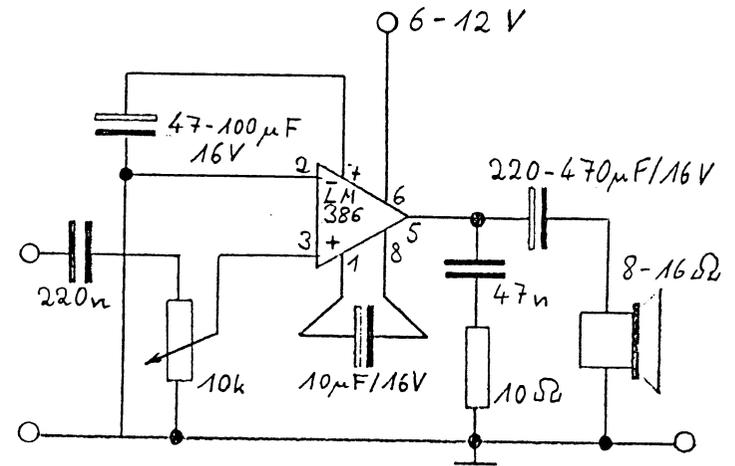
Ergänzend zu den Artikeln ueber die synchronisierte Taktumschaltung in den Clubinfo's 8 und 9 moechte ich hier eine Aenderung vorstellen in der die Anschlusspunkte fuer den TRS-80 Modell 1 angegeben sind. Weiterhin moechte ich noch hinzufuegen das die Leiterbahnen zwischen Z 56/8 und Z 72/12 und zwischen Z 69/5 und Z 69/12 zu trennen sind.

Bernd Retzlaff



Billiger NF-Verstaerker fuer den TRS 80

Die nachfolgend aufgefuehrte Schaltung mit dem LM 386, einem NF-Verstaerker-IC kleiner Leistung, kann direkt an den Tapeausgang des TRS 80 oder eines anderen Computers geschaltet werden. Sie macht den Anschluss eines grossen Verstaerkers zur Tonwiedergabe (z.B.: Musikprogr., Spiele) ueberfluessig. Der Ruhestromverbrauch liegt bei ca. 3 mA. Die Ausgangsleistung betraegt bei der angegebenen Beschaltung ca. 500 mW an einem 16 Ohm Lautsprecher. Es wird eine Versorgungsspannung von 6 - 12 Volt benoetigt. Ich habe diese der Stromversorgung des Monitors entnommen in dem die Schaltung auch untergebracht ist. Die Wiedergabequalitaet ist zwar nicht ueberragend aber ausreichend.



* Hartmut Obermann *

Nachdem ich im Sommer des letzten Jahres einen gebrauchten TRS-80 Modell 1 gekauft hatte, der mit 16 k RAM bestueckt war, stand ich vor dem Problem diesen Rechner auf 48 k RAM aufzuruesten.

Zu diesem Zeitpunkt hatte ich schon einen Genie-I mit 48-k (64-k) RAM, und ich dachte das es kein groesseres Problem sein sollte auch den Tandy auf die gewuenschte Speicherkapazitaet zu bringen. Aber erstens kommt es anders, und zweitens als man denkt.

Da ich die technischen Handbuecher fuer beide Geraete besitze verglich ich erst einmal die Schaltunterlagen von beiden Rechnern. Auf den ersten Blick sahen auch beide Schaltplaene sehr aehnlich aus, aber gerade beim interessanten Teil, naemlich dem Adressdekoder fuer die RAM's und ROM's unterschieden sich beide Geraete erhaeblich. So musste ich feststellen das der Genie-Computer von seiner Grundauslegung her schon fuer den Umbau von 16-k auf 48-k mit den neueren 64-k-RAM Speicherchips ausgelegt war, waehrend der TRS-80 einen voellig anderen Adressdekoder hatte, der sich auf den ersten und zweiten Blick ueberhaupt nicht fuer diesen Umbau eignete.

Es musste also ein mehr oder minder neuer Adressdekoder eingebaut werden. Ich hatte zuerst vor, den Dekoder des Genie-I in den TRS-80 einzubauen. Aber auch dies erwies sich als nicht so einfach machbar, da sich beide Rechner in der Ansteuerung der ROM's und des Bildspeichers stark unterschieden.

Also was tun ?

Ich entschied mich dazu die ROM und Bildspeicheradressierung so zu lassen wie sie war und nur die Ansteuerung der RAM's zu aendern.

Zuerst zum Adressdekoder Z21. Dieser Baustein zerlegt die unteren 32K, die die ROM's, Bildspeicher, Tastatur und die alten 16 K RAM enthalten in Bloecke zu je 4K. Die Ansteuerung der alten RAM's konnte ja nun wegfallen, also machte ich folgende Ueberlegung, die neue RAM's sollen nicht angesprochen werden, wenn auf die unteren 16K zugegriffen wird, bei einer Adresse oberhalb von 3FFFH muss der RAM Bereich angesprochen werden.

Dies wird nun so erreicht: Wenn einer der ersten 4 Ausgaenge von Z21 LOW wird, so bedeutet dies, das auf die unteren 16K zugegriffen wird, also darf in diesem Fall der RAM Bereich nicht angesprochen werden.

Ich nahm also ein 4-fach-NAND und legte die Eingaenge dieses Chips auf die 4 Ausgaenge des Z21 (Pin 9 - 12), den Ausgang des NAND legte ich auf X3 Pin 15 von wo aus die RAM-Select. Leitung abgeht (RAM *). Ist diese Leitung LOW, so werden die RAM-Bausteine selectiert, und zwar geht das Signal ueber X71 Pin 12 - Pin 5 auf Z67 Pin 15, den Select-Eingang eines Buffers ueber den MCAS geschaltet wird.

Somit war das Ziel der Adressierung schon erreicht. Wird eine Adresse der ROM's des Bildspeichers oder der Tastatur (0000H - 3FFFH) angesprochen, so wird der RAM-Bereich nicht selectiert, wird aber eine Adresse ueber 3FFFH (4000H - FFFFH) angesprochen so wird der RAM-Bereich selectiert.

Nun aber zum praktischen Teil des Umbau's. Als erstes mussten die alten RAM's (4116) gegen die neuen RAM's (4164) ausgetauscht werden.

Zuerst musste die Spannungsversorgung der RAM's geaendert werden.

Tabelle 1:

4116 -> :	Pin 1	—	-5 V
	Pin 8	—	+12 V
	Pin 9	—	+5 V
	Pin 16	—	GND

4164 -> :	Pin 1	—	N.C.
	Pin 8	—	+5 V
	Pin 9	—	A 7
	Pin 16	—	GND

Wie aus dieser Tabelle zu ersehen muss der Pin 1 freigemacht werden. Auf der Platine sind die einzelnen Pins der 8 Speicher IC's durch Leiterbahnen miteinander verbunden. Also wurde festgestellt von welchem IC aus die Leiterbahn als naechstes musste aus dem Stromversorgungsanschluss Pin 9 der Adresseingang A 7 gemacht werden. Dies geschah aehnlich dem Umbau von Pin 1. Zuerst stellte ich fest, von wo aus die Versorgungsspannung aus dem Netzteil kam, dann trennte ich diese Leiterbahn auf, entfernte noch die Siebkondensatoren (100nF) die auf dieser Leiterbahn gegen Masse lagen und dann wurde der Pin 9 der Speicher IC's mit dem Adressmultiplexer Z51 Pin 2 verbunden. Damit der Adressmultiplexer auch die Adresse A 7 erzeugen kann muss er auch etwas modifiziert werden. Es muessen die Adressleitungen A 14 und A 15 auf die Pins 14 und 15 gelegt werden. Diese drei Anschlusse sind normalerweise nicht belegt.

Als letztes musste noch der Pin 8 der Speicher-IC's von der +12 V Versorgung getrennt, und mit der +5 V Versorgung verbunden werden. Dies war fast der schlimmste Teil des ganzen Umbaus, da an jedem einzelnen der 8 Speicher-IC's der Pin 8 von den Leiterbahnen getrennt werden musste und die neuen Anschlusse mit Schaltlitze auf der Platine nachverdrahtet werden musste.

Als letztes wurden dann die neuen Speicher-Bausteine in die Fassungen eingesetzt. Allerdings ist zu empfehlen, vor dem Einbau der IC's den Rechner schon einmal einzuschalten und die Spannungen an den IC-Sockeln zu pruefen, ob auch alle Aenderungen korrekt sind.

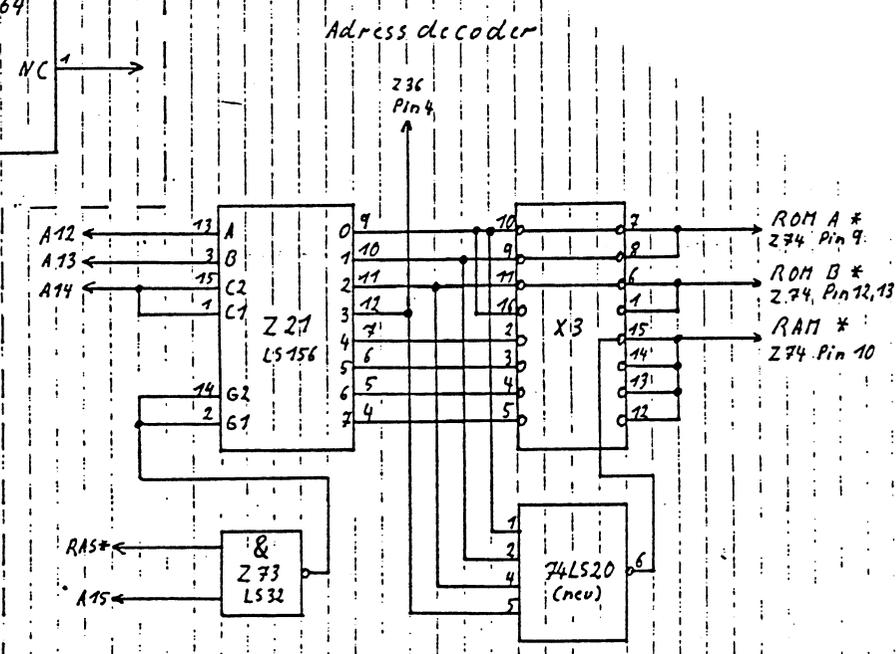
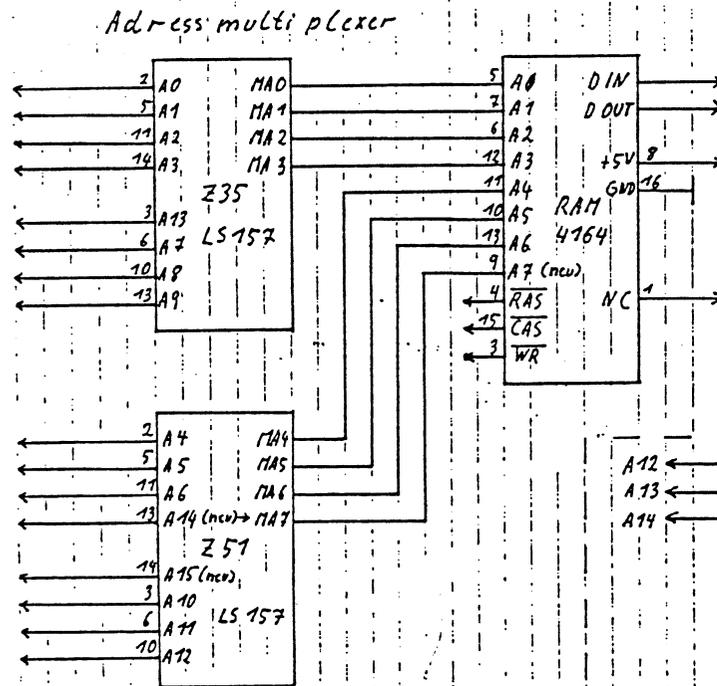
Dann koennen die neuen Speicherbausteine getestet werden. Also Rechner einschalten. Es sollte jetzt wie gewohnt 'MEM-SIZE' auf dem Bildschirm erscheinen. Nach dem Irwecken der 'ENTER'-Taste dauert der Speicherausbauteil jetzt etwa dreimal solange wie bisher. Also keine Panik wenn es jetzt etwas laenger dauert bis 'READY' erscheint. Nachdem der Rechner sich mit 'READY' gemeldet hat, sollte man 'FRINT MEM' eingeben und die 'ENTER'-Taste druecken. Wenn alles richtig geklappt hat, sollte jetzt die Zahl '48340' auf dem Bildschirm erscheinen.

Jetzt noch ein paar Tips zu den Speicher-Bausteinen selbst :

Bei meinem ersten Umbau klappte alles wunderbar, aber nach ein paar Tagen als ich ein ziemlich grosses Programm im Speicher hatte fing mein Rechner ploetzlich an zu Spinnen. Einer der auftretenden Effekte war ein sporadisch auftretender Kaltstart ab Adresse 0000H ('MEM-SIZE'), ein weiterer Fehler war, dass sich der Rechner irgendwo im Programm aufhaengte und nur durch ausschalten und wiedereinschalten erneut zum Arbeiten zu bewegen war. Diese und aehnliche Effekte traten aber nur auf, wenn die 'MEM-SIZE' Eingabe ueber 32767 lagen, also im neu dazugewonnenen Speicherbereich lag.

☹☹ Der Verstand ist unser größtes Vermögen, aber Armut schändet nicht. ☹☹

☹☹ Bildung ist die Fähigkeit, sich alles anzuhören und dabei weder die Selbstbeherrschung zu verlieren noch das Selbstvertrauen. ☹☹



Also fiel der Verdacht auf die neuen Speicher IC's. Da ich diese IC's mit einigen Arbeitskollegen in einer Sammelbestellung bezogen hatte, erkundigte ich mich beide diesen, ob auch sie Probleme mit den Speichern haetten. Und siehe da, einige hatten Probleme und andere nicht. Ein Vergleich der Hardware der einzelnen Rechner brachte uns dann auf den REFRESH. Und zwar wurden in einigen Rechnern die Speicher von der CPU aus REFRESH'd und in einigen anderen Rechner wurde dies von speziellen REFRESH-Controllern erledigt. Wir fanden also heraus, das alle Rechner, die den CPU-REFRESH benutzten Probleme mit den Speicher IC's hatten. Nach dem Durchsehen von diversen Datenblaettern fanden wir schliesslich heraus wo der Wurm zu suchen war. Die Z80-CPU erzeugt einen 7 Bit REFRESH. Nun gibt es allerdings einige Hersteller die einen 8 Bit REFRESH fuer ihre 64K dynamischen RAM's brauchen. Wenn man nun diese 8 Bit REFRESH IC's direkt an den Z80 anschliesst dann werden die Adressen 8000H -> FFFFH nicht refrescht, das bedeutet das die Informationen, die auf diese Speicherplaetze geschrieben werden nach einer gewissen Zeit verschwinden. Also Leute, aufpassen beim Kauf von 4164 IC's, fuer den TRS-80, und den Genie I muessen es IC's mit 7 Bit REFRESH sein.

Bernd Retzlaff

Computerurteil

Ein Mann besitzt zwei Uhren. die beide defekt sind. Die eine geht grundsätzlich 10 Minuten vor, das Laufwerk der anderen ist kaputt. Der Mann beschließt, das Elektrohengehirn zu befragen.

Frage an den Computer:

»Welche Uhr soll ich behalten?«

Antwort des Computers: »DIE KAPUTTE UHR!«

Rückfrage: »Weshalb?«

Antwort des Computers: »DIE ERSTE UHR GEHT STÄNDIG FALSCH. DIE KAPUTTE UHR ZEIGT ZWEIMAL TÄGLICH DIE RICHTIGE ZEIT AN.«

Ein sicheres Plätzchen

Maschinenroutinen geschützt im GENIE untergebracht

Helmut Bernhardt

Die Sicherung von Maschinenprogrammen im oberen Adreßbereich durch Befehle wie HIMEM oder MEMSIZE gewährt lediglich Schutz gegen Überschreiben durch BASIC-Programme. Der Computer legt Maschinenprogramme beim Laden immer in den Speicherbereich, für den sie vorgesehen sind. Die Pointer werden dabei nicht berücksichtigt, so daß es normalerweise keinen Speicherbereich gibt, der wirklich 'sicher' ist. Mit einer kleinen Zusatzschaltung kann man jedoch ein 'sicheres Plätzchen' schaffen.

Auf der Suche nach diesem Platz im Adreßraum des TRS-80 oder GENIE I, II findet man schnell einige 'Lücken'. So beginnt der Adreßbereich der Tastatur bei 3800h und endet bei 38FFh. Da aber die Dekodierung des Freigabesignals für die Tastatur-Lesetreiber unvollständig ausgeführt ist, wird auch der Bereich von 3900h bis 3BFFh blockiert.

Das muß man nicht so hinnehmen. Durch geringfügige Eingriffe in den Rechner läßt sich die Tastatur vollständig dekodieren und gleichzeitig ein Freigabesignal für einen zusätzlichen Speicher-Baustein im Bereich 3900h bis 3BFFh gewinnen. Die dazu notwendige Hilfsschaltung zeigt Bild 1. Der zusätzliche Speicher besteht aus zwei ICs 2114 (1 K x 4 Bit); die weitere Dekodierung geschieht mit zwei TTL-ICs.

In den so gewonnenen 768 Byte RAM sind eigene Routinen ziemlich sicher, da man normalerweise nicht auf diesen Speicherbereich zugreifen kann. Programme mit eigener Treibroutine könnten allerdings versuchen, die Tastatur im Bereich 3900h bis 3BFFh auszulesen. Solche Routinen würden laufend 'Eingaben' aus dem RAM erhalten, was zu Fehlfunktionen führt.

In solchen (seltenen) Fällen hilft dann nur noch der Einbau eines Zweifach-Umschalters, der entweder das unvollständig dekodierte oder das neu gewonnene Freigabesignal an die Tastatur-Lesetreiber legt und die

Freigabe der RAMs bei Benutzung des 'alten' Freigabesignals für die Tastatur abschaltet. Programme, die diesen Schalter benötigen, lassen sich dann nicht mit dem zusätzlichen RAM verwenden. Das Betriebssystem NEWDOS-80 gehört glücklicherweise nicht zu dieser Gruppe von Software.

Eingriffe

Die vier ICs der Hilfsschaltung kann man auf einem Streifen Lochraster-Platine unterbringen. Die Versorgungsspannung (+5V) ist jeweils an Pin 14 der TTL-ICs und an Pin 18 der RAM-Bausteine anzuschließen. Der Masseanschluß ist bei den

RAMs Pin 9, bei den TTL-Bausteinen Pin 7. Zwischen Versorgungsspannung und Masse sollte man einen Kondensator (100 nF) schalten.

Beim Einbau der Karte in GENIE-Rechner kann man folgendermaßen vorgehen:

Zuerst ist das Gehäuse des Computers zu öffnen. Nachdem man die acht tiefer versenkten Schrauben in der Bodenwanne des Gerätes herausgedreht hat, läßt sich die obere Gehäuseschale abheben. Schraubt man noch die Tastatur ab, liegt links das CPU-Board, in der Mitte das Interface-Board und rechts das Netzteil sowie der Kassettencorder.

Die durchzutrennende Leitung (siehe Bild 1) ist die Leiterbahn, die vom hintersten IC (Z35, 74LS32) auf dem CPU-Board in der rechten Spalte nach 'hinten' verläuft (neben der '5-V- und Masse-Leitung). An die beiden Seiten der Trennstelle kann man den Ein- und Ausgang des 'OR'-Gatters der

Hilfsschaltung anschließen. Das IC 'Z12' findet man an zweiter Stelle (von vorne) in der linken Spalte auf dem CPU-Board. Der Baustein 'Z15' (74LS32) liegt in der zweiten Spalte (von links gezählt) als zweites IC.

Die Numerierung der Verbindungsleitungen zum Interface-Board, an denen die meisten Signale für die Zusatzschaltung abzunehmen sind, erfolgt von vorne nach hinten (Nummern 1 bis 32).

Beim Anschließen der Erweiterung sollte man unbedingt darauf achten, daß die Datenleitungen nicht an den ROMs, sondern an den Lötstellen der Stecker für die Verbindungsleitung zum Interface-Board abgenommen werden. Die an den ROM-Chips anliegenden Datenleitungen sind wegen der Freigabeschaltung der Treiber nur in Leserichtung verwendbar. An der Steckverbindung lassen sich außer CS und MWR alle für die RAMs nötigen Signale abnehmen.

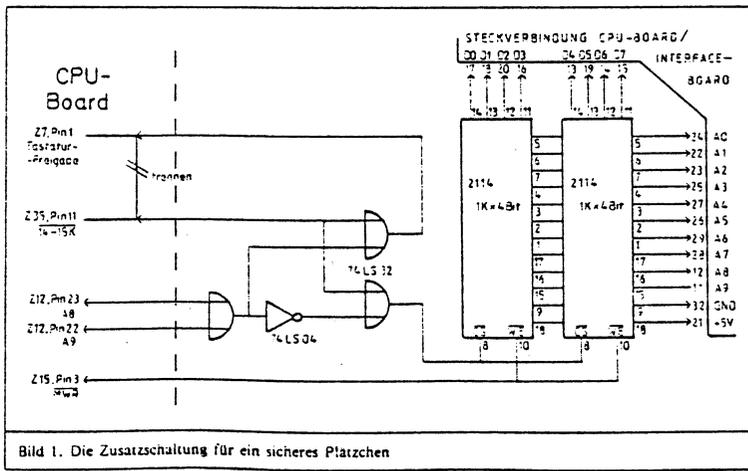


Bild 1. Die Zusatzschaltung für ein sicheres Plätzchen

Extra RAM oder Ein sicheres Plätzchen im TRS80 Modell

Artikel aus 80-U.S.Journal von Truman Krumholz
sehr frei übersetzt von Hartmut Obermann

In diesem Artikel möchte ich den Aufbau eines Memory-Boards beschreiben, das den Zwischenraum zwischen ROM und Tastatur ausfüllt. Dieses zusätzliche RAM ist besonders zur geschützten Unterbringung von Maschinenroutinen geeignet, da es nicht vom System bzw. DOS benutzt wird. Das Board benutzt die Adressen 3000H-377FH und stellt 1920 Bytes freien Speicherplatz zur Verfügung.

Das Board läßt sich schnell und problemlos auf einer Lochrasterplatine in Fädertechnik aufbauen. Der Anschluß an das System erfolgt über den meist unbenutzten Screenprinteranschluß des Expansionsboards¹. Dazu benötigt man entweder ein selbstgestricktes Kabel mit passendem Stecker oder man lötet die Leitungen direkt auf. Als Stromversorgung werden +5 Volt bei 0.5 Ampere benötigt². Als Speicherchips werden zwei 2114s (1024x4 Bit Static RAM) verwendet.

Die Adressdecodierung wurde mit gängigen TTL-Bausteinen (7400 und 7410) aufgebaut. Alle Leitungen zwischen dem Board und dem Computer sind gebuffert (74LS367 und 8216) um Überlastung und Beeinflussung des Systems zu vermeiden. Die 8 "Pullup"-Widerstände (je 1 kΩ) werden benötigt, da ansonsten die High-Signale auf dem Datenbus manchmal nicht die geforderten Werte erreichen.

Das externe Powersupply² besteht aus einem 6-8 Volt Transformator (0.5-1 Ampere belastbar), einem Brückengleichrichter und einem 4700 µF Siebkondensator. Als Spannungsstabilisator dient ein IC 7805 Spannungskonstanter. Die Versorgungsspannung sollte an jedem Chip mit einem Keramik Kondensator (0.1 µF) von Störungen frei gehalten werden.

Nach dem Zusammenbau von Powersupply und Memory Board sollte als erstes eine genaue Sichtkontrolle der Schaltung erfolgen. Auf der Speicherplatine kann man außerdem mit einem Ohmmeter feststellen, ob die 5 Volt-Leitungen einen Kurzschluß haben. Erst nach diesen Kontrollen sollte man die Stromversorgung anschließen. Als letzte Überprüfung schaltet man die Versorgungsspannung ein und überprüft alle Leitungen, die später zum Computer führen darauf, daß keine mehr als 5 Volt führt.

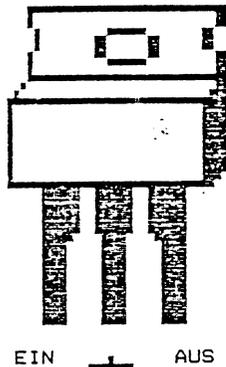
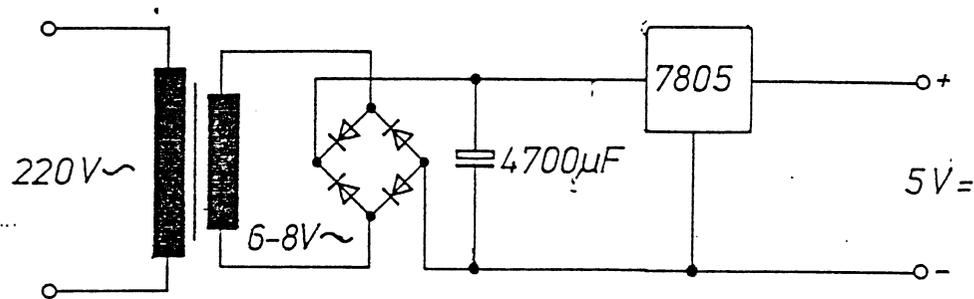
Nach dem endgültigen Anschluß der Erweiterung kann man das nun zusätzlich vorhandene RAM durch das unten stehende Programm auf seine Funktionsfähigkeit überprüfen.

¹ Natürlich ist auch der Anschluß über den geplanten ECB-Bus realisierbar

² Siehe Schaltbild Nr. 2

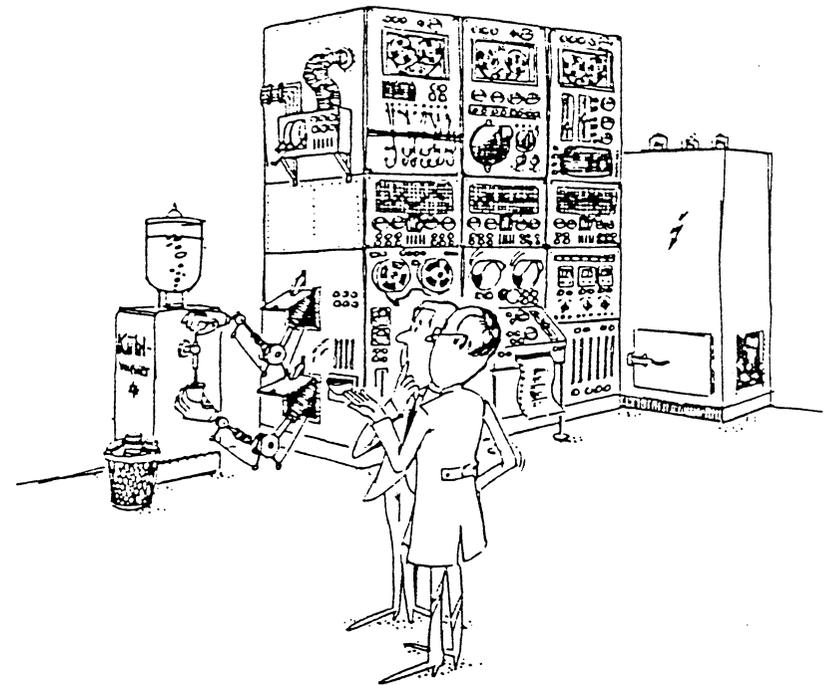
```

00 'MEMORY-TESTROUTINE FUER DAS ZUSATZ-RAM 3000H-377FH
   Langsam aber einfach! Am besten mit ZBASIC oder ACCEL
   Compilieren!!!
10 CLS
20 FOR X = 12288 TO 14207
30   FOR Y = 0 TO 255
40     POKE X,Y
50     IF PEEK (X) <> Y THEN GOSUB 100
60   NEXT Y
70 NEXT X
80 END
90 'FEHLERBEHANDLUNG
100 PRINT'SPEICHERFEHLER IN ZELLE "JX;" SOLLWERT "JY;" ISTWERT "J
110 PRINT PEEK (X)
120 PRINT, "WEITER MIT <ENTER> !"
130 IF INKEY<CHR13) THEN GOTO 130 ELSE RETURN
  
```



REGLER

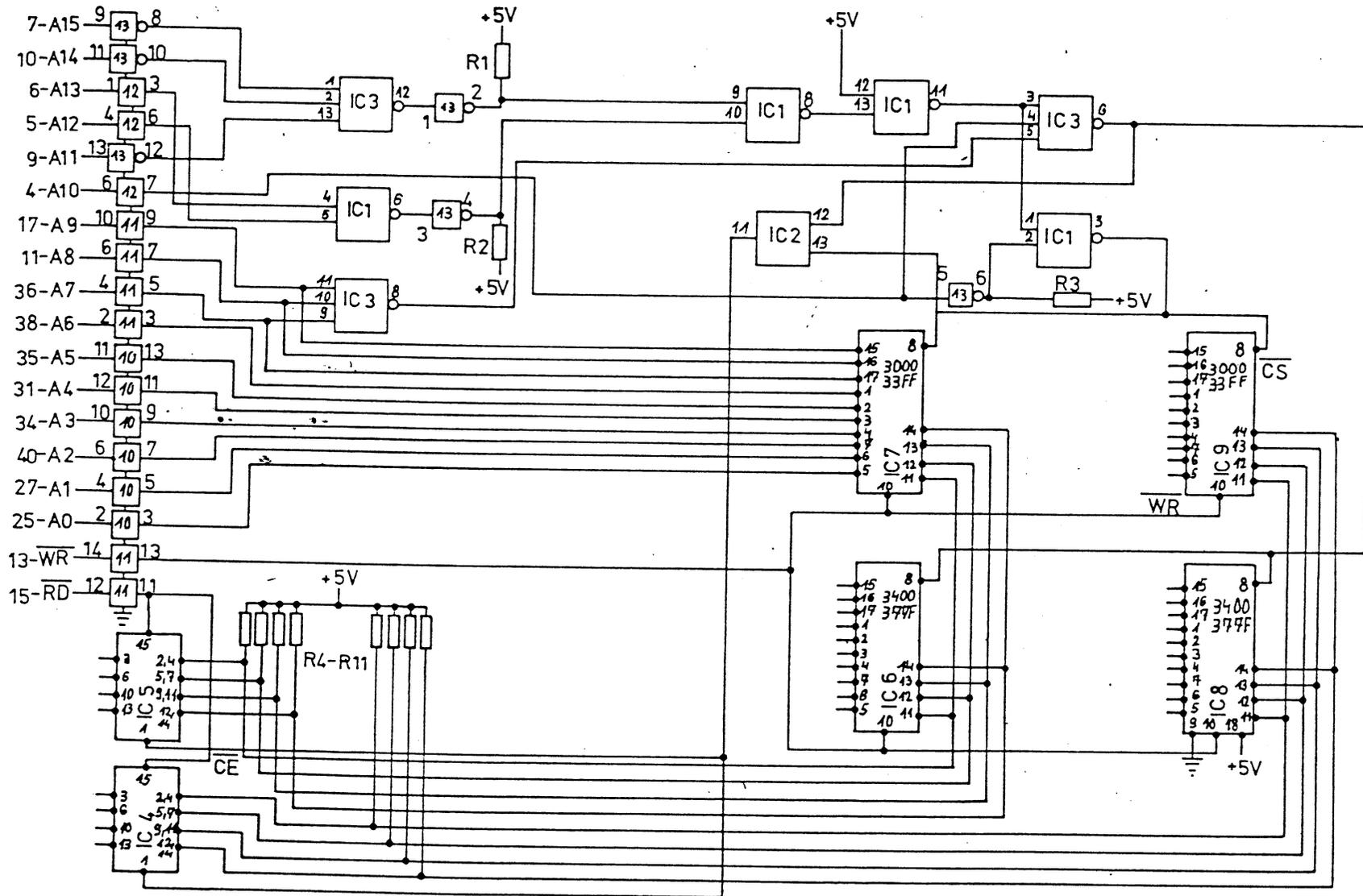
- UA 78 05
- UA 78 06
- UA 78 08
- UA 78 10
- UA 78 12
- UA 78 15
- UA 78 18
- UA 78 24



Die Originalzeichnung des Memory Board war wegen ihrer schlechten Qualität nicht zur Veröffentlichung geeignet. Ich bedanke mich vielaals bei Manfred Held, daß er eine reproduzierbare Zeichnung erstellte.
Die Zeichnung des Netzteils staaat von mir. Wie man feststellen kann, sind meine Fähigkeiten auf dem Gebiet des technischen Zeichnens nicht allzusehr ausgeprägt. Ich hoffe, man kann erkennen was gemeint ist.

Karimut Obermann

»Donnerwetter! Das ist ja beinahe menschlich, nicht?«



Bauteile:

- R1-R11 = 1KΩ
- IC1 = 74LS00
- IC2 = 74LS08
- IC3 = 74LS10
- IC4 = 8216
- IC5 = 8216
- IC6 = 2114
- IC7 = 2114
- IC8 = 2114
- IC9 = 2114
- IC10 = LS367
- IC11 = LS367
- IC12 = LS367
- IC13 = LS367

zu IC 8216:

		8216	
RD	CE		
0	0	Mem →	Buss
1	0	Mem ←	Buss
0	1	off	
1	1	off	

SuperTape für TRS-80

Andreas Burgwitz, Andreas Stiller

Endlich schließt sich auch der TRS-80 der Gemeinde der SuperTape-Rechner an. Zuvor galt es allerdings eine Hürde zu nehmen, die die Entwickler des mittlerweile recht betagten Rechner errichteten: Vom SuperTape-Eingangssignal läßt die Schaltung des Kassettenspeichers nichts über, was mittels Software ausgewertet werden könnte. Die Lösung dieses Problems besteht aus einer kleinen Zusatzplatine, die dem TRS-80 SuperTape-Betrieb mit 7200 Baud ermöglicht.

Gerade die Anwender des TRS-80 werden ein schnelles und vor allem störstärkeres Kassettenverfahren begrüßen; sind sie doch vom Standard-Verfahren des Rechners Schlimmes gewohnt. Und gerade dieses Verfahren bescherte die Probleme, die den Einsatz einer Zusatzschaltung nötig machen. Aber wie fast alles, hat auch dies seine guten Seiten: Mit dem so notwendig gewordenen zusätzlichen Interface kann der TRS-80 SuperTape-Kassetten mit

7200 Baud beschreiben und lesen. Zusätzlich bietet die Schaltung je ein frei verwendbares 'Ein-/Ausgabebit'.

Die SuperTape-Software entspricht im wesentlichen dem in Heft 1/85 vorgestellten Programm für das Colour Genie, und damit auch dem SuperTape für den ZX-Spectrum. Allerdings sind die SuperTape-Ein-/Ausgaberroutinen an den Tandy angepaßt. Da der TRS-80 auch mit 7200 Baud lesen und schreiben soll, mußte die Laderoutine völlig neu erstellt werden.

Die TRS-80 SuperTape-Lösung kann man auf Geräten mit und ohne Diskettenlaufwerk betreiben. Sinnvollerweise sollte der Tandy aber mit minimal 16 KByte RAM ausgebaut sein. Das abgedruckte Programm liegt im Speicher ab der Adresse B900h. Natürlich kann man das Programm auch an die obere Grenze des Speichers legen, wo es aber oftmals mit einem Monitor oder anderen Utilities kollidiert.

Vor dem Start von SuperTape sollte man diesen Speicherbereich gegen Überschreiben durch BASIC-Programme schützen. Dies geschieht durch die Beantwortung der Frage 'MEM SIZE ?' mit 47300. Allerdings sichert man SuperTape damit nicht gegen Maschinenprogramme, die im Speicher ab B900h liegen.

Input

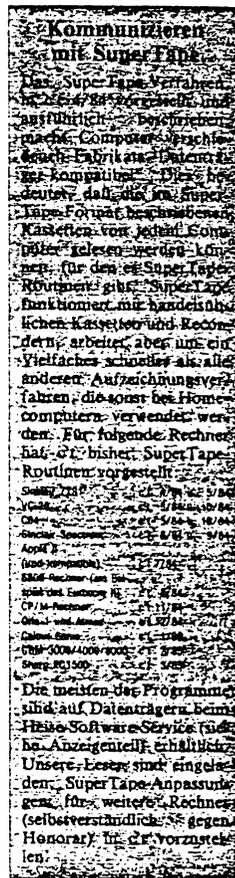
Die Eingabe des Programms in den Rechner sollte nicht ohne die Hilfe eines Monitor-Programms geschehen, das das Abspeichern der eingegebenen Routinen als 'SYSTEM-File' erlaubt. Mehr Tipparbeit, aber wesentlich weniger Ärger bei Änderungen ergibt die Eingabe mit Hilfe eines Assemblers. Verfügt man über keins dieser Hilfsprogramme, sollte man SuperTape vom c't-Software-Service als SYSTEM-File beziehen.

Bits schieben

Wie das SuperTape-Verfahren funktioniert, ist in mehreren vorausgegangenen c't-Ausgaben ausführlich erläutert worden. Die SuperTape-Programme aller Z80-Rechner orientieren sich dabei an den Routinen für den Spectrum aus c't 6/84.

Für 7200 Baud wird allerdings dabei eine einigermaßen 'flotte' CPU vorausgesetzt, die der Tandy mit seinen 1,774 MHz Taktfrequenz offensichtlich nicht aufweisen kann. Vor allen Dingen bei der Laderoutine wird es zeitlich etwas zu 'eng'.

Die optimale Prüfzeit liegt für 7200 Baud bei etwa 2/3 einer ganzen Periode für die Übertragung einer Null; also 93 Mikrosekunden. Davon ist sogar noch die mittlere Flankenenerkennungszeit abzuziehen, so daß dem Tandy also ungefähr 150 bis 160 Takte zur Verfügung stehen. Außerdem sollte man nach oben und nach unten noch etwas Spiel haben, um rein empirisch die beste Prüfzeitkonstante ermitteln zu können.



Die Spectrum-Routine benötigt jedoch bereits 175 Takte, selbst wenn gar kein Sprung mehr in eine Warroutine erfolgt. Daß so ein Sprung nicht ausgeführt werden soll, müßte aber das Programm auch noch feststellen, da ja für 3600 Baud auf jeden Fall eine zusätzliche Warteschleife nötig ist. Für diese Abfrage wäre erst recht keine Zeit mehr vorhanden, so daß die gesamte Laderoutine einschließlich Synchronisation zweimal geschrieben werden müßte, einmal für 7200 Baud und einmal für 3600 Baud.

Das Spectrum-Programm birgt auch noch eine Gefahr für andere Rechner: Beim Einlesen des Ports erstreckt sich die Abfrage über den gesamten Datenbus. Eine eventuell 'floatende' Datenleitung verfälscht das

Ergebnis völlig. Eine zusätzliche Ausmaskierung des einzulesenden Bits ist also vonnöten.

Über alle Register

Um 7200 Baud auch auf dem Tandy — sogar mit einiger Reserve — lauffähig zu bekommen, muß man fast alle Register der Z80-CPU 'ziehen'. Lediglich das Interrupt- und Refresh-, das IY- und das DE-Register bleiben unberücksichtigt.

Das neue Interface legt die Signale vom Kassettenrecorder auf die Datenleitung D7. Das hat den Vorteil, daß hierbei bereits mit dem IN-Befehl das Bit abgefragt werden kann. Allerdings muß dafür das Register C die Portadresse enthalten, also IN A,(C). Die Abfrage JP M beziehungsweise JP P wertet dann unmittelbar das eingesele- nierte Bit auf D7 aus. Damit läßt sich die Flankenabfrage innerhalb von nur 22 Takten durchführen, was der Lesesicherheit sehr zugute kommt.

Der eingesele- nierte Wert wird als Carry-Flag in AF' zwischengeschaltet. Falls der neu eingesele- nierte Wert mit dem alten übereinstimmt, erkennt das Programm eine Null; bei Ungleichheit eine Eins. Bei einer Eins wird das Prüfsummenregister HL inkrementiert. Das entsprechend gesetzte Carry-Flag gelangt dann in bewährter Manier per Rotation ins E-Register, das so Bit für Bit bis zu dem gewünschten Byte aufgefüllt wird. Das Programm erkennt die 'Fülle' an dem Endflag, das am Anfang (Adresse BCC9h) gesetzt wird und dann nach acht Rotationen ins Carry gelangt.

Beim bitweisen Einlesen innerhalb der ersten Synchronisationsstufe findet — bedingt durch den Befehl SET E,0 — nur eine Rotation statt.

Der indirekte Sprung über das IX-Register ermöglicht eine einfache und schnelle Verzweigung (8 Takte) in eine Warteschleife, die der gewählten Baudrate entspricht. Bei 7200 Baud läßt sich so die Wartezeit im 'viertakterhythmus' durch Einsprung in die NOP-Reihe von LDW36 bis LDSAM verändern. Der Benutzer von SuperTape sollte sowohl diese Einsprungadresse für 7200 Baud (in Adresse BC25h) als auch die Wartekonstante

LCON36 für 3600 Baud etwas variieren, um die für seinen Recorder besten Werte zu finden.

Immerhin 22 Takte ließen sich gegenüber den Spectrum-Routinen dadurch sparen, daß für die Blocklade- und Vergleichsoperationen die gestrichenen Register herangezogen wurden. Die zeitkritische Situation am Ende der Synchronisation konnte entschärft werden, da die Routine gleich in die LDBYT-Routine 'überläuft' und somit bereits mit einem geladenen Byte zurückkehrt. Dieses eine Byte ist allerdings extra zu behandeln, bevor die eigentliche Lade- beziehungsweise Verify-Schleife beginnt.

Summa summarum kommt die Laderoutine einschließlich des JP (IX)-Befehls mit 139 Takten 'Eigenzeit' aus.

Gut ge'toggle't

Beim SAVE liegen die Dinge wesentlich einfacher. Da das Interface auch noch die Arbeit des 'toggelns' übernimmt, also bei jedem Aufruf den Portzustand ändert, wird das sonst nötige Toggle-Register frei. Dieses findet im Programm Verwendung als Flagregister, das das Baudratenflag schnell abrufbar speichert. Bei 3600 Baud (Bit 7 von D = 0) wird dann eine zusätzliche Wartezeit von 124 Takten eingeschoben.

Der Rahmen

Den Rahmen um die eigentlichen SuperTape-Routinen bildet ein menügesteuerter Programmteil, der die Anwendung von SuperTape komfortabel macht. Nach dem Laden von SuperTape meldet sich der TRS-80 mit:

```
SUPERTAPE FUER TRS-80. MODELL 1
(S)AVE (O)UICK (L)OAD (V)ERIFY (E)XIT
COMMAND:
```

Durch die Eingabe eines in Klammern stehenden Buchstabens verzweigt das Programm zu der entsprechenden Routine und fordert die eventuell noch benötigten Angaben an. Gibt man zum Beispiel 'S' für Speichern mit 3600 Baud (oder Q — Speichern mit 7200 Baud) ein, fragt das Programm nach dem Namen des abzuspeichernden Programms:

```
NAME . . . . .TYP
```

Allerdings sollte man bei 7200 Baud einen besseren Recorder

verwenden als das Tandy-Gerat.

Nach der Eingabe des Namens gelangt man durch Betätigen der 'RETURN'-Taste zur TYP-Abfrage, zum Beispiel 'BAS' für BASIC-Programme oder 'HEX' für Speicherinhalte. Beim Typ 'HEX' fragt das Programm nach der Start- und Endadresse des Speicherbereichs. Diese Frage entfällt beim Typ 'BAS'; das Programm schreibt ein BASIC-Programm vom Anfang bis zum Ende (im Rechner durch Zeiger markiert) auf Band.

Bei der folgenden Frage 'TAPE READY ?' hat man noch die Möglichkeit, sofort wieder zum Menü zurückzukehren, indem man diese Frage mit 'N' beantwortet. Andernfalls schreibt das Programm die Daten auf Band.

Alle Funktionen, die man schon einmal ausgeführt hat, kann man im Menü durch die Eingabe von 'Shift Buchstabe' erneut aufrufen, wobei die zuvor eingegebenen Parameter übernommen und angezeigt werden.

Soll die Aufzeichnung sogleich überprüft werden, genügt die Eingabe von 'V' (Shift), da die Parameter ja dieselben wie beim Abspeichern sind. Nach der Frage 'TAPE READY ?' erscheint in der untersten Bildschirmzeile ein Sternchen, das zu 'flackern' beginnt, sobald Signale vom Band kommen. Während das Sternchen 'blinkt', kann man den Ladevorgang jederzeit durch die 'BREAK'-Taste abbrechen und zurück zum Menü gelangen. Als Abschluß der Verify-Routine listet das Programm die Daten des 'geladenen' Programms und gibt eine Lade-/Prüfmeldung neben dem Sternchen aus:

```
# * Fehlerfrei
B * Blockfehler
> * Fehler bei Verify
F * Prüfsummenfehler
```

Beim Load-Befehl 'L' fragt das Programm nach der Eingabe des Namens noch zusätzlich nach einer neuen Startadresse. Somit kann man ein Programm an beliebiger Stelle im Speicher ablegen. Bei der Namensangabe erlaubt das Programm die Verwendung von 'Jokern'; das Zeichen '.' steht für einen beliebigen Namen mit beliebigen Buchstaben. Die einzige Ausnahme hiervon bilden BA-

SIC-Programme: Sie sollten immer mit der Typ-Angabe 'BAS' geladen werden, da nur dann die Zeiger für den späteren Start des BASIC-Programms richtig gesetzt werden. Die Zeiger 'stehen' zwar richtig, wenn man ein mit dem DISK-BASIC erstelltes Programm wieder in diesem BASIC starten beziehungsweise listen will; sie stimmen aber nicht, wenn ein ROM-BASIC-Programm unter DISK-BASIC laufen soll (oder umgekehrt).

Nach dem erfolgreichen Laden eines BASIC-Programms verzweigt das SuperTape-Programm in das BASIC: Hat man SuperTape aus dem ROM-BASIC gestartet, springt das Programm auch in dieses BASIC. Arbeitet man mit Disketten und hat SuperTape nicht aus dem DISK-BASIC auferufen, erscheint kurz die Fehlermeldung 'KEIN BASIC' und anschließend das Menü. Soll ein BASIC-Programm nach dem Laden ausgeführt werden, ist folgendermaßen vorzugehen:

Vom DOS aus mit dem Befehl 'LOAD SUTRS/CMD' SuperTape laden.

Anschließend muß man BASIC aufrufen.

Im BASIC den Befehl 'SYSTEM' eingeben und auf die Meldung '?*' mit '/47360' antworten — SuperTape wird gestartet.

Einen direkten Rücksprung ins BASIC oder DOS kann man durch die Eingabe von 'E' im SuperTape-Programm erreichen. Arbeitet man mit Disketten und hatte vor dem Aufruf von SuperTape BASIC geladen, führt 'E' direkt ins DISK-BASIC. Ohne geladenes BASIC gelangt man durch die Eingabe von 'E' in die Befehlsebene vom DOS, beim Arbeiten im ROM-BASIC erfolgt ein BASIC-Warmstart.

Die Unterscheidung zwischen diesen drei 'Betriebsystemen' erfolgt selbstständig durch das Programm. Dazu wertet es ein Byte aus dem 'Keyboard DCB' (Zeiger auf die Tastatur-Treiberoutine) aus.

Beim TRS-80, Modell 1 mit dem 'Level 2 ROM-BASIC' steht in dieser Speicherzelle (4017h) der Wert 03 beim aktivierte ROM-BASIC, beim Betrieb des TRS-80 unter NEW-DOS 40 erwartet das Pro-

gramm das Byte 43h in der Speicherzelle. Ein Sprung in das DISK-BASIC erfolgt dann, wenn die zuvor genannten Werte nicht erkannt werden konnten.

Interface

Die Adreßdekodierung des Interfaces besteht aus IC1 und IC2. Die ausgewerteten Adressen schalten entweder ein Flipflop (IC3a) oder erlauben Ein-/Ausgaben über den Puffer IC4. Das Flipflop IC3a schaltet bei jedem Zugriff auf den Port 7Fh (127d) um, unabhängig von den ausgegebenen Daten. Über die drei Inverter (IC3b, IC3c) und das Filter (R2, R3, C1, C2) gelangt das Ausgangssignal des Flipflops an den Kassettencorder.

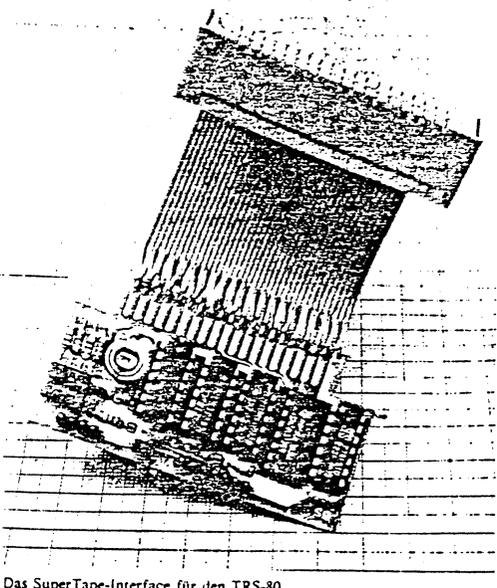
Die Datenleitungen D0, D1, D6 und D7 des TRS-80 liegen über den Puffer IC4 an IC3a und IC3b. Der logische Pegel der Datenleitung D0 gelangt über die Brücke J1 an den 'Clear'-Eingang von IC3a. Legt man diesen Eingang kurzfristig auf logisch 0, schaltet der Ausgang von IC3a auf logisch 1. Diese Funktion benötigt man aber nur dann, wenn mehr als zwei Rechner mit einer 'SuperTape-Ringleitung' verbunden werden sollen. Im Normalfall kann man die Brücke J1 offenlassen und an der Leiste X3 den Impuls von D0 abgreifen.

Mit dem Datenbit D1 kann man das Flipflop IC3b steuern. So setzt zum Beispiel der BASIC-Befehl 'OUT 126,2' den Ausgang von IC3b auf logisch 1. Schließt man an diesen Ausgang eine Treiberstufe und ein Relais an, kann man den Kassettencorder programmgesteuert ein- und ausschalten.

Das Signal vom Kassettencorder gelangt über die Triggerschaltung (IC5d, IC5e) an die Datenleitung D7. Der Pegel dieser Leitung entspricht nach einer Portabfrage dem Eingangssignal am Kassetteneingang. Die Leitung D6 liegt über den Puffer an der Anschlußleiste X3, Pin 2. Hier kann man ein Eingangssignal mit TTL-Pegel in den Rechner einlesen.

Aufbau

Da die Leiterplatte sehr eng bestückt wird, sollte man beim Aufbau besonders sorgfältig vorgehen. Der Anschluß des Interfaces an den Rechner ze-



Das SuperTape-Interface für den TRS-80.

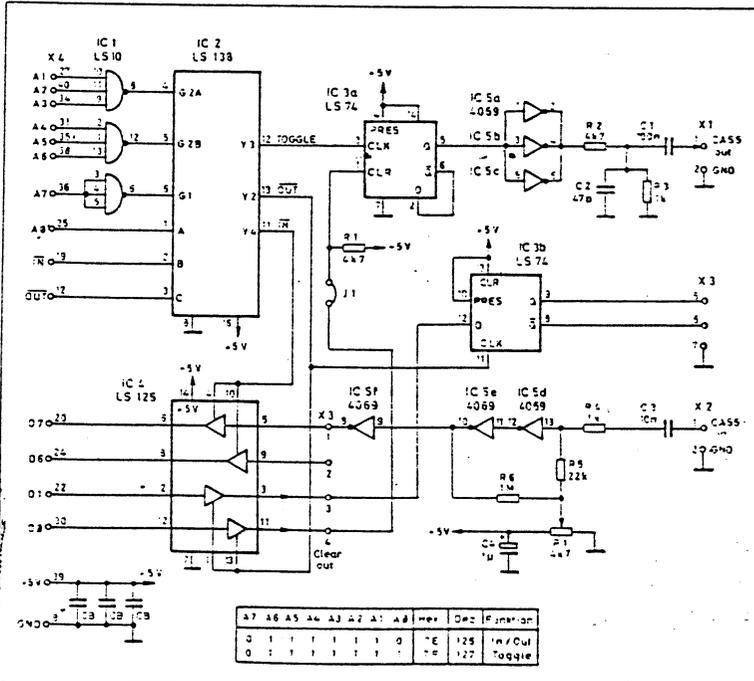


Bild 1. Schaltplan des TRS-80-Interfaces.

schiebt über die Steckerleiste X4. Die Platine ist so ausgelegt, daß man eine 40polige Steckerleiste direkt anlöten kann. Soll das Interface an den 'Interface-Bus' (J3) des Tandy-Expansion-Interface angeschlossen werden, hat diese Lösung allerdings den Nachteil, daß die Platine 'in der Luft schwebt'. Beim direkten Anschluß an den TRS-80-Bus kann man der Leiterplatte durch zwei Distanzrollen festen Halt geben.

Die wohl bessere Lösung besteht darin, die Platine über ein Stück Flachbandkabel und einen 'Preßstecker' mit dem Rechner zu verbinden. Allerdings muß das Kabel so kurz wie möglich sein, da sonst der Tandy recht 'eigenwillig' wird.

Test

Nach dem Bestücken sollte man die Platine sehr sorgfältig auf Kurzschlüsse und Unterbrechungen untersuchen. Anschließend kann man die Karte auf den Bus des Rechners oder des Expansion-Boards stecken

und den Computer einschalten: Das System sollte sich wie gewohnt verhalten. Andernfalls ist der Computer sofort abzuschalten und das Interface erneut zu überprüfen.

Tritt dieser Fall nicht ein, können die weiteren Tests des Interfaces mit BASIC-Befehlen und einem Voltmeter durchgeführt werden. Dazu sollte man die Brücke J1 schließen und ein Voltmeter an Pin 2, 4 oder 6 von IC5 anschließen. Nach jeder Ausführung des BASIC-Befehls 'OUT 127,0' muß der Pegel an IC5 wechseln; von circa 0 Volt auf etwa 5 Volt und umgekehrt. Für den nächsten Test sollte die Spannung an IC5 etwa 0 Volt betragen. Mit der Ausführung der Anweisung 'OUT 126,0' muß an IC5 der Pegel auf rund 5 Volt wechseln (Reset-Funktion).

Anschließend ist das Voltmeter an Pin 5 von der Steckerleiste X3 anzuschließen. Der Befehl 'OUT 126,2' bewirkt, daß der Ausgang von IC3b auf logisch 1 (etwa 3 Volt) springt. Mit der Anweisung 'OUT 126,0' ergibt sich eine Spannung von rund 0 Volt an dem Ausgang dieses ICs.

Für die Überprüfung des Kassetteneingangs gibt man folgendes Programm ein:
10 A=INP(126)
20 PRINT A;
30 GOTO 10

Nach dem Start des Programms wird ein Wert angezeigt, der sich ändern muß, wenn man P1 an den rechten oder linken Anschlag dreht. Die richtige Einstellung von P1 liegt an dem Punkt, wo die Anzeige zwischen den beiden Werten springt.

Stückliste

- Widerstände**
 - R1,2 4k7
 - R3,4 1k
 - R5 22k
 - R6 1M
- Kondensatoren**
 - C1 100n
 - C2 47p
 - C3 10n
 - C4 1µ, Tantal
- Halbleiter**
 - IC1 74LS10
 - IC2 74LS138
 - IC3 74LS74
 - IC4 74LS125
 - IC5 CD 4069
- Sonstiges**
 - X1, X2, J1 Pfoistenleiste, 2polig
 - X3 Pfoistenleiste, 7polig
 - X4 40poliger 'Card-Edge'-Stecker, 2reihig, Raster 2,54 mm
 - CB 3 Stützkondensatoren, 100n, ker.
 - Brückenstecker für Pfoistenleiste; IC-Fassungen: 4 x 14polig, 1 x 16polig; Platine 'TRS-80 SuperTape'.
- P1** 4k7 Trimmer, liegend

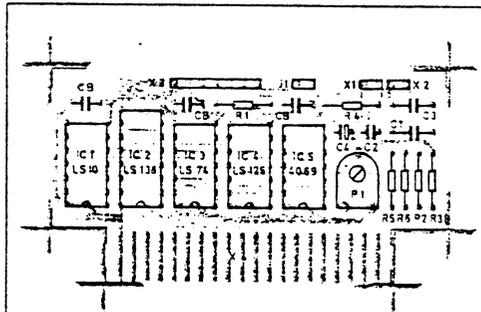


Bild 2. Der Bestückungsplan. Da die ICs sehr dicht beieinander liegen, müssen 'anreihbare' Fassungen verwendet werden.

```

8940 013PL 0RG 08794H
8943 007AS 0DU 08933H
8944 007AS 0DU 08944H
8945 007AS 0DU 08955H
8946 007AS 0DU 08966H
8947 007AS 0DU 08977H
8948 007AS 0DU 08988H
8949 007AS 0DU 08999H
8950 007AS 0DU 0900AH
8951 007AS 0DU 0901BH
8952 007AS 0DU 0902CH
8953 007AS 0DU 0903DH
8954 007AS 0DU 0904EH
8955 007AS 0DU 0905FH
8956 007AS 0DU 0906GH
8957 007AS 0DU 0907HH
8958 007AS 0DU 0908IH
8959 007AS 0DU 0909JH
8960 007AS 0DU 090AKH
8961 007AS 0DU 090BLH
8962 007AS 0DU 090CLH
8963 007AS 0DU 090DLH
8964 007AS 0DU 090ELH
8965 007AS 0DU 090FLH
8966 007AS 0DU 090GLH
8967 007AS 0DU 090HJH
8968 007AS 0DU 090IKH
8969 007AS 0DU 090JLH
8970 007AS 0DU 090KMH
8971 007AS 0DU 090LPH
8972 007AS 0DU 090MNH
8973 007AS 0DU 090ONH
8974 007AS 0DU 090POH
8975 007AS 0DU 090QOH
8976 007AS 0DU 090ROH
8977 007AS 0DU 090SOH
8978 007AS 0DU 090TOH
8979 007AS 0DU 090UOH
8980 007AS 0DU 090VOH
8981 007AS 0DU 090WH
8982 007AS 0DU 090XOH
8983 007AS 0DU 090YOH
8984 007AS 0DU 090ZOH
8985 007AS 0DU 09000H
8986 007AS 0DU 09001H
8987 007AS 0DU 09002H
8988 007AS 0DU 09003H
8989 007AS 0DU 09004H
8990 007AS 0DU 09005H
8991 007AS 0DU 09006H
8992 007AS 0DU 09007H
8993 007AS 0DU 09008H
8994 007AS 0DU 09009H
8995 007AS 0DU 0900AH
8996 007AS 0DU 0900BH
8997 007AS 0DU 0900CH
8998 007AS 0DU 0900DH
8999 007AS 0DU 0900EH
9000 007AS 0DU 0900FH
9001 007AS 0DU 09010H
9002 007AS 0DU 09011H
9003 007AS 0DU 09012H
9004 007AS 0DU 09013H
9005 007AS 0DU 09014H
9006 007AS 0DU 09015H
9007 007AS 0DU 09016H
9008 007AS 0DU 09017H
9009 007AS 0DU 09018H
9010 007AS 0DU 09019H
9011 007AS 0DU 0901AH
9012 007AS 0DU 0901BH
9013 007AS 0DU 0901CH
9014 007AS 0DU 0901DH
9015 007AS 0DU 0901EH
9016 007AS 0DU 0901FH
9017 007AS 0DU 09020H
9018 007AS 0DU 09021H
9019 007AS 0DU 09022H
9020 007AS 0DU 09023H
9021 007AS 0DU 09024H
9022 007AS 0DU 09025H
9023 007AS 0DU 09026H
9024 007AS 0DU 09027H
9025 007AS 0DU 09028H
9026 007AS 0DU 09029H
9027 007AS 0DU 0902AH
9028 007AS 0DU 0902BH
9029 007AS 0DU 0902CH
9030 007AS 0DU 0902DH
9031 007AS 0DU 0902EH
9032 007AS 0DU 0902FH
9033 007AS 0DU 09030H
9034 007AS 0DU 09031H
9035 007AS 0DU 09032H
9036 007AS 0DU 09033H
9037 007AS 0DU 09034H
9038 007AS 0DU 09035H
9039 007AS 0DU 09036H
9040 007AS 0DU 09037H
9041 007AS 0DU 09038H
9042 007AS 0DU 09039H
9043 007AS 0DU 09040H
9044 007AS 0DU 09041H
9045 007AS 0DU 09042H
9046 007AS 0DU 09043H
9047 007AS 0DU 09044H
9048 007AS 0DU 09045H
9049 007AS 0DU 09046H
9050 007AS 0DU 09047H
9051 007AS 0DU 09048H
9052 007AS 0DU 09049H
9053 007AS 0DU 09050H
9054 007AS 0DU 09051H
9055 007AS 0DU 09052H
9056 007AS 0DU 09053H
9057 007AS 0DU 09054H
9058 007AS 0DU 09055H
9059 007AS 0DU 09056H
9060 007AS 0DU 09057H
9061 007AS 0DU 09058H
9062 007AS 0DU 09059H
9063 007AS 0DU 09060H
9064 007AS 0DU 09061H
9065 007AS 0DU 09062H
9066 007AS 0DU 09063H
9067 007AS 0DU 09064H
9068 007AS 0DU 09065H
9069 007AS 0DU 09066H
9070 007AS 0DU 09067H
9071 007AS 0DU 09068H
9072 007AS 0DU 09069H
9073 007AS 0DU 09070H
9074 007AS 0DU 09071H
9075 007AS 0DU 09072H
9076 007AS 0DU 09073H
9077 007AS 0DU 09074H
9078 007AS 0DU 09075H
9079 007AS 0DU 09076H
9080 007AS 0DU 09077H
9081 007AS 0DU 09078H
9082 007AS 0DU 09079H
9083 007AS 0DU 09080H
9084 007AS 0DU 09081H
9085 007AS 0DU 09082H
9086 007AS 0DU 09083H
9087 007AS 0DU 09084H
9088 007AS 0DU 09085H
9089 007AS 0DU 09086H
9090 007AS 0DU 09087H
9091 007AS 0DU 09088H
9092 007AS 0DU 09089H
9093 007AS 0DU 09090H
9094 007AS 0DU 09091H
9095 007AS 0DU 09092H
9096 007AS 0DU 09093H
9097 007AS 0DU 09094H
9098 007AS 0DU 09095H
9099 007AS 0DU 09096H
9100 007AS 0DU 09097H
9101 007AS 0DU 09098H
9102 007AS 0DU 09099H
9103 007AS 0DU 09100H
9104 007AS 0DU 09101H
9105 007AS 0DU 09102H
9106 007AS 0DU 09103H
9107 007AS 0DU 09104H
9108 007AS 0DU 09105H
9109 007AS 0DU 09106H
9110 007AS 0DU 09107H
9111 007AS 0DU 09108H
9112 007AS 0DU 09109H
9113 007AS 0DU 09110H
9114 007AS 0DU 09111H
9115 007AS 0DU 09112H
9116 007AS 0DU 09113H
9117 007AS 0DU 09114H
9118 007AS 0DU 09115H
9119 007AS 0DU 09116H
9120 007AS 0DU 09117H
9121 007AS 0DU 09118H
9122 007AS 0DU 09119H
9123 007AS 0DU 09120H
9124 007AS 0DU 09121H
9125 007AS 0DU 09122H
9126 007AS 0DU 09123H
9127 007AS 0DU 09124H
9128 007AS 0DU 09125H
9129 007AS 0DU 09126H
9130 007AS 0DU 09127H
9131 007AS 0DU 09128H
9132 007AS 0DU 09129H
9133 007AS 0DU 09130H
9134 007AS 0DU 09131H
9135 007AS 0DU 09132H
9136 007AS 0DU 09133H
9137 007AS 0DU 09134H
9138 007AS 0DU 09135H
9139 007AS 0DU 09136H
9140 007AS 0DU 09137H
9141 007AS 0DU 09138H
9142 007AS 0DU 09139H
9143 007AS 0DU 09140H
9144 007AS 0DU 09141H
9145 007AS 0DU 09142H
9146 007AS 0DU 09143H
9147 007AS 0DU 09144H
9148 007AS 0DU 09145H
9149 007AS 0DU 09146H
9150 007AS 0DU 09147H
9151 007AS 0DU 09148H
9152 007AS 0DU 09149H
9153 007AS 0DU 09150H
9154 007AS 0DU 09151H
9155 007AS 0DU 09152H
9156 007AS 0DU 09153H
9157 007AS 0DU 09154H
9158 007AS 0DU 09155H
9159 007AS 0DU 09156H
9160 007AS 0DU 09157H
9161 007AS 0DU 09158H
9162 007AS 0DU 09159H
9163 007AS 0DU 09160H
9164 007AS 0DU 09161H
9165 007AS 0DU 09162H
9166 007AS 0DU 09163H
9167 007AS 0DU 09164H
9168 007AS 0DU 09165H
9169 007AS 0DU 09166H
9170 007AS 0DU 09167H
9171 007AS 0DU 09168H
9172 007AS 0DU 09169H
9173 007AS 0DU 09170H
9174 007AS 0DU 09171H
9175 007AS 0DU 09172H
9176 007AS 0DU 09173H
9177 007AS 0DU 09174H
9178 007AS 0DU 09175H
9179 007AS 0DU 09176H
9180 007AS 0DU 09177H
9181 007AS 0DU 09178H
9182 007AS 0DU 09179H
9183 007AS 0DU 09180H
9184 007AS 0DU 09181H
9185 007AS 0DU 09182H
9186 007AS 0DU 09183H
9187 007AS 0DU 09184H
9188 007AS 0DU 09185H
9189 007AS 0DU 09186H
9190 007AS 0DU 09187H
9191 007AS 0DU 09188H
9192 007AS 0DU 09189H
9193 007AS 0DU 09190H
9194 007AS 0DU 09191H
9195 007AS 0DU 09192H
9196 007AS 0DU 09193H
9197 007AS 0DU 09194H
9198 007AS 0DU 09195H
9199 007AS 0DU 09196H
9200 007AS 0DU 09197H
9201 007AS 0DU 09198H
9202 007AS 0DU 09199H
9203 007AS 0DU 09200H
9204 007AS 0DU 09201H
9205 007AS 0DU 09202H
9206 007AS 0DU 09203H
9207 007AS 0DU 09204H
9208 007AS 0DU 09205H
9209 007AS 0DU 09206H
9210 007AS 0DU 09207H
9211 007AS 0DU 09208H
9212 007AS 0DU 09209H
9213 007AS 0DU 09210H
9214 007AS 0DU 09211H
9215 007AS 0DU 09212H
9216 007AS 0DU 09213H
9217 007AS 0DU 09214H
9218 007AS 0DU 09215H
9219 007AS 0DU 09216H
9220 007AS 0DU 09217H
9221 007AS 0DU 09218H
9222 007AS 0DU 09219H
9223 007AS 0DU 09220H
9224 007AS 0DU 09221H
9225 007AS 0DU 09222H
9226 007AS 0DU 09223H
9227 007AS 0DU 09224H
9228 007AS 0DU 09225H
9229 007AS 0DU 09226H
9230 007AS 0DU 09227H
9231 007AS 0DU 09228H
9232 007AS 0DU 09229H
9233 007AS 0DU 09230H
9234 007AS 0DU 09231H
9235 007AS 0DU 09232H
9236 007AS 0DU 09233H
9237 007AS 0DU 09234H
9238 007AS 0DU 09235H
9239 007AS 0DU 09236H
9240 007AS 0DU 09237H
9241 007AS 0DU 09238H
9242 007AS 0DU 09239H
9243 007AS 0DU 09240H
9244 007AS 0DU 09241H
9245 007AS 0DU 09242H
9246 007AS 0DU 09243H
9247 007AS 0DU 09244H
9248 007AS 0DU 09245H
9249 007AS 0DU 09246H
9250 007AS 0DU 09247H
9251 007AS 0DU 09248H
9252 007AS 0DU 09249H
9253 007AS 0DU 09250H
9254 007AS 0DU 09251H
9255 007AS 0DU 09252H
9256 007AS 0DU 09253H
9257 007AS 0DU 09254H
9258 007AS 0DU 09255H
9259 007AS 0DU 09256H
9260 007AS 0DU 09257H
9261 007AS 0DU 09258H
9262 007AS 0DU 09259H
9263 007AS 0DU 09260H
9264 007AS 0DU 09261H
9265 007AS 0DU 09262H
9266 007AS 0DU 09263H
9267 007AS 0DU 09264H
9268 007AS 0DU 09265H
9269 007AS 0DU 09266H
9270 007AS 0DU 09267H
9271 007AS 0DU 09268H
9272 007AS 0DU 09269H
9273 007AS 0DU 09270H
9274 007AS 0DU 09271H
9275 007AS 0DU 09272H
9276 007AS 0DU 09273H
9277 007AS 0DU 09274H
9278 007AS 0DU 09275H
9279 007AS 0DU 09276H
9280 007AS 0DU 09277H
9281 007AS 0DU 09278H
9282 007AS 0DU 09279H
9283 007AS 0DU 09280H
9284 007AS 0DU 09281H
9285 007AS 0DU 09282H
9286 007AS 0DU 09283H
9287 007AS 0DU 09284H
9288 007AS 0DU 09285H
9289 007AS 0DU 09286H
9290 007AS 0DU 09287H
9291 007AS 0DU 09288H
9292 007AS 0DU 09289H
9293 007AS 0DU 09290H
9294 007AS 0DU 09291H
9295 007AS 0DU 09292H
9296 007AS 0DU 09293H
9297 007AS 0DU 09294H
9298 007AS 0DU 09295H
9299 007AS 0DU 09296H
9300 007AS 0DU 09297H
9301 007AS 0DU 09298H
9302 007AS 0DU 09299H
9303 007AS 0DU 09300H
9304 007AS 0DU 09301H
9305 007AS 0DU 09302H
9306 007AS 0DU 09303H
9307 007AS 0DU 09304H
9308 007AS 0DU 09305H
9309 007AS 0DU 09306H
9310 007AS 0DU 09307H
9311 007AS 0DU 09308H
9312 007AS 0DU 09309H
9313 007AS 0DU 09310H
9314 007AS 0DU 09311H
9315 007AS 0DU 09312H
9316 007AS 0DU 09313H
9317 007AS 0DU 09314H
9318 007AS 0DU 09315H
9319 007AS 0DU 09316H
9320 007AS 0DU 09317H
9321 007AS 0DU 09318H
9322 007AS 0DU 09319H
9323 007AS 0DU 09320H
9324 007AS 0DU 09321H
9325 007AS 0DU 09322H
9326 007AS 0DU 09323H
9327 007AS 0DU 09324H
9328 007AS 0DU 09325H
9329 007AS 0DU 09326H
9330 007AS 0DU 09327H
9331 007AS 0DU 09328H
9332 007AS 0DU 09329H
9333 007AS 0DU 09330H
9334 007AS 0DU 09331H
9335 007AS 0DU 09332H
9336 007AS 0DU 09333H
9337 007AS 0DU 09334H
9338 007AS 0DU 09335H
9339 007AS 0DU 09336H
9340 007AS 0DU 09337H
9341 007AS 0DU 09338H
9342 007AS 0DU 09339H
9343 007AS 0DU 09340H
9344 007AS 0DU 09341H
9345 007AS 0DU 09342H
9346 007AS 0DU 09343H
9347 007AS 0DU 09344H
9348 007AS 0DU 09345H
9349 007AS 0DU 09346H
9350 007AS 0DU 09347H
9351 007AS 0DU 09348H
9352 007AS 0DU 09349H
9353 007AS 0DU 09350H
9354 007AS 0DU 09351H
9355 007AS 0DU 09352H
9356 007AS 0DU 09353H
9357 007AS 0DU 09354H
9358 007AS 0DU 09355H
9359 007AS 0DU 09356H
9360 007AS 0DU 09357H
9361 007AS 0DU 09358H
9362 007AS 0DU 09359H
9363 007AS 0DU 09360H
9364 007AS 0DU 09361H
9365 007AS 0DU 09362H
9366 007AS 0DU 09363H
9367 007AS 0DU 09364H
9368 007AS 0DU 09365H
9369 007AS 0DU 09366H
9370 007AS 0DU 09367H
9371 007AS 0DU 09368H
9372 007AS 0DU 09369H
9373 007AS 0DU 09370H
9374 007AS 0DU 09371H
9375 007AS 0DU 09372H
9376 007AS 0DU 09373H
9377 007AS 0DU 09374H
9378 007AS 0DU 09375H
9379 007AS 0DU 09376H
9380 007AS 0DU 09377H
9381 007AS 0DU 09378H
9382 007AS 0DU 09379H
9383 007AS 0DU 09380H
9384 007AS 0DU 09381H
9385 007AS 0DU 09382H
9386 007AS 0DU 09383H
9387 007AS 0DU 09384H
9388 007AS 0DU 09385H
9389 007AS 0DU 09386H
9390 007AS 0DU 09387H
9391 007AS 0DU 09388H
9392 007AS 0DU 09389H
9393 007AS 0DU 09390H
9394 007AS 0DU 09391H
9395 007AS 0DU 09392H
9396 007AS 0DU 09393H
9397 007AS 0DU 09394H
9398 007AS 0DU 09395H
9399 007AS 0DU 09396H
9400 007AS 0DU 09397H
9401 007AS 0DU 09398H
9402 007AS 0DU 093
```



```

BC3F 47      LU      S,A      (PRUEFSUMME NACH BC
BC40 09      EXX     HL      (PRUEFSUMME NACH HL
BC41 E5      PUSH    HL      (BESTIMMTE
BC42 09      POP     HL      (PRUEFSUMME NACH HL
BC43 E1      POP     HL      (PRUEFSUMME NACH HL
:LDTEST: PRUEFSUMMENTEST
.....
BC44 AF      XOR     A
BC45 ED42   SBC     HL,BC      (VERGLEICHE HL MIT BC
BC46 2E23   LD      A,423H     (LADE AKKU MIT '4'
BC47 CB      RET     Z          (RET FALLS OK
BC48 3E44   LD      A,844H     (SONST '4'
BC4C C9      RET
.....
BC4D 147E   LDVER: LD      D,PORTIN (PORTADRESSE
BC4E D9      EXX
BC79 CD8EBC CALL    LDSYN      (SYNCHRONISIERT
BC7A ED41   CPI
BC7B 2813   JR      NZ,ERRVE   (VERGLEICH
BC7C E289BC PO,UTEST (ERROR FALLS <
BC7D 09      VERKNT: EXX
BC7E CDC9BC CALL    LDBYT      (INAECHST. BYTE
BC7F D9      EXX
BC80 ED41   CPI
BC81 EA79BC JR      PE,VERKNT (VERGLEICH
BC82 0A      LD      C,D        (BEI PE WEITER
BC83 0A      LD      C,D        (BEI LADE PRUEF-
BC84 CDC9BC CALL    LDBYT      (SUMME
BC89 18CC   JR      TEST
BC8B 3E3E   ERRAE: LD      A,83EH (FEHLER BEI VERIFY
BC8D C9      RET
.....
:LDSTNC: SYNCHRONISATION
.....
BC8E 1E88   LDSTN: LD      D,E      (LADE BYTE
BC90 8E7E   LD      D,C,PORTIN (PORTADRESSE
BC92 F3      DI
BC93 57      LD      D,A        (INTERRUPTS AUS
.....
:LAUTE AUF EIN SYCHA
BC94 88      SYNEU1: DEFB   80H   (LAUTE 4 TAKTE
BC95 A4      LDYB: DEFB   844H   (LAUTE 7 TAKTE
BC96 C379BC SYNEU2: JP      SYNE1 (LAUTE 10 TAKTE
BC97 8B33   SYNE1: JP      8,E   (LADE NUR EIN BIT
BC98 CDC9BC CALL    LDBYT      (LADE NAECHSTES BYTE
BC9E FE14   CP      814H      (VERGL. MIT SYCHA
BCA0 5F      JR      NZ,LDXNB   (SYCHA ERKANNT?
BCA1 28F2   LD      D,NZ,LDXNB (MEIN ? DANN NEXT
.....
:TEST AUF WEITERE SYCHA
BCA3 A7      DEFB   847H      (LAUTE 9 TAKTE
BCA4 D8      DEFB   8D4H      (LAUTE 12 TAKTE
BCA5 848A   LD      B,848AH   (ZAEHLER AUF 18
BCA7 A6      SYCON: DEFB   844H (LAUTE 7 TAKTE
BCA8 CDC9BC CALL    LDBYT      (LADE NAECHSTES BYTE
BCAB FE14   CP      814H      (VERGL. MIT SYCHA
BCAD 28E3   JR      NZ,SYNEU1 (UNGLEICH ? SYNC NEU
BCAF A4      DEFB   844H      (LAUTE 7 TAKTE
BCB0 18F5   D.NZ   SYCON      (WEITER BIS 18*SYCHA
.....
:UEBERLESEN FOLGENDER SYCHA
BCB2 1884   JR      SVEIN
BCB3 A6      SYCON: DEFB   844H (LAUTE 22 TAKTE
BCB5 D8      DEFB   8D4H
BCB6 D8      DEFB   8D4H
BCB7 D8      DEFB   8D4H
BCB8 CDC9BC SYEIN: CALL    LDBYT      (LADE NAECHSTES BYTE
BCB9 FE14   CP      814H      (VERGL. MIT SYCHA
BCBD 23F5   JR      Z,SYCON   (JA, DANN WEITER LAGEN
.....
:TEST AUF ABSCHLUSSMARKE
BCBF BA      CP      D
BCD0 28D4   JR      NZ,SYNEU2 (ABSCHLUSS RICHTIG?
BCD1 210488 LD      M,80000H   (MEIN SYCHA, NEU
BCD2 A5      DEFB   844H      (LIMIT PRUEFSUMME
BCD3 A5      DEFB   844H      (LAUTE 23 TAKTE
BCD4 A6      DEFB   844H
BCD5 A7      DEFB   847H
BCD6 D8      DEFB   8D4H
.....
:LDSTYT: LAEDT EIN BYTE/BIT
.....
BCD7 :E50   LDBYT: LD      E,800H (SETZE FLAG FUER 8 BITS
BCD8 DDE9   LDBIT: JP      (IX)  (LAUTE
BCD9 88      LDYB: DEFB   80H   (UNVARIABLE
BCDE 88      LDYB: DEFB   80H   (EINSRUECK-
BCDF 00      LDYB: DEFB   80H   (MOEGlichkeiten
BCD0 88      LDYB: DEFB   80H   (FUER
BCD1 88      LDYB: DEFB   80H   (IX
BCD2 88      LDYB: DEFB   80H
BCD3 88      LDYB: DEFB   80H
BCD4 88      LDYB: DEFB   80H
BCD5 88      LDYB: DEFB   80H
BCD6 ED78   LDSTN: LD      A,C1   (SAMPLE-WERT
BCD7 ED78   LDSTN: LD      A,C1   (LAUTE AUF STEIGENDE
BCD8 F2C9BC LDSTN: LD      A,C1   (LAUTE AUF STEIGENDE
BCD9 AF      XOR     A          (FLANKE
BCDA 02      EA      AF,AF      (INACH AF UND HOLE
BCDB 02      NOP
BCDC 3901   JR      NC,NULL2   (ALTEN CARRY
BCDE 23      INC     HL        (LADE DANN 8
BCDE 7B      NULL2: INC     HL   (SONST INC PRUEFSUMME
BCDF 1F      DPA     A,E       (ROTIERE CARRY IN E
.....
BCD8 D8      RET     C          (RET BEI ENDFLAG
BCD9 5F      DEFB   E,4H      (LAUTE 21 TAKTE
BCDA 02      LD      A,BILOP2 (SPEICHER BITS
BCDB 02      LD      A,BILOP2 (SPEICHER BITS
BCDC EE81   LD      801H     (STERNCHEN BLINKT
BCDE 32F1   LD      801H     (STERNCHEN BLINKT

```

Thema: SUPERTAPE

Das im Info Nr. 7 (Seite 44-50) vorgestellte Bandaufzeichnungsverfahren SUPERTAPE ist sicher für einige Mitglieder des CLUB 80 so interessant, daß sie sich entschlossen haben, das Programm abzutippen und die Platine nachzubauen. Dazu zwei Tips:

1. Das Programm wird vom Heise-Verlag, der auch die Zeitschrift c't herausgibt für 7.-- DM auf Kassette verschickt. Man kann sich also die Mühe des Eintippens und Fehlersuchens sparen. Wer zudem noch etwas Zeit hat, kann ja warten bis das Programm in der Clubbibliothek auftaucht (was sicher nicht allzu lange dauert).
2. Die Platine für die benötigte Zusatzschaltung wird für unter 20.-- DM von verschiedenen Inserenten in der c't angeboten. Die Schaltung kann also auch von den in der Hardware nicht so erfahrenen Clubmitgliedern aufgebaut werden.

Einige Diskuser werden sich natürlich fragen, was man mit einem Tapeaufzeichnungsverfahren, sei es auch noch so schnell, soll. Die Antwort ist relativ einfach. Mit SUPERTAPE erhält man die Möglichkeit, Programme und Daten mit anderen (supertapefähigen) Computern auszutauschen! Weiterhin kann man sich damit vielleicht manche Backupdiskette sparen.

Ein sicheres Plätzchen (für TRS80)!

Im letzten Clubinfo wurde eine Schaltung veröffentlicht, mit der sich die Besitzer von VideoGenie-Computern ein sicheres Plätzchen für Maschinenroutinen in ihrer Maschine sichern können. Die Schaltung ist für TRS80-User nur mit erheblichen Änderungen brauchbar und somit mit Vorsicht zu genießen. Wer sich trotzdem in seinen TRS80 etwas mehr RAM einbauen möchte, der möge noch etwas Geduld haben. Ich bin z.Z. dabei eine Schaltung aus einer älteren amerikanischen Zeitschrift (80 US) auszutesten, die speziell für TRS80-Computer 1920 Bytes zusätzlichen Speicher bringt. Die Schaltung und der zugehörige Artikel werden dann im nächsten Info veröffentlicht (wenn alles funktioniert!).

Staubtut Oettermann

Bei den meisten heutigen Hobby-Computern wird die Programmiersprache BASIC verwendet. Das heißt aber (leider) nicht, daß ein BASIC-Programm zwischen zwei verschiedenen Computertypen direkt oder über Kassette ausgewechselt werden kann. Die BASIC-Befehle mögen dann wohl das gleiche bedeuten, aber die interne Verarbeitung dieser Befehle und die Speicherung auf der Kassette ist häufig ganz anders. Nichts geht mehr...? Doch: Mit Hilfe von BASICODE, einer Art universeller, aus BASIC abgeleiteter Computersprache, ist es möglich, BASIC-Programme zwischen verschiedenen Computertypen auszutauschen.

BASICODE-2

Endlich ein
"allgemeinver-
ständliches"
BASIC

Es ist ungefähr zwei Jahre her, daß die Hobbykoop-Redaktion von Radio Hülversum in den Niederlanden auf die Idee kam, einen universellen Kode auszuarbeiten, mit dem man BASIC-Programme zwischen verschiedenen Computern austauschen kann. Denn daß BASIC nicht gleich BASIC ist, merkt man schnell, wenn man zum Beispiel ein Junior-Programm auf dem ZX-81 laufen lassen will. Obwohl es ein Standard-BASIC gibt, verwendet jeder Computer-Hersteller seinen eigenen "Dialekt" mit seinen eigenen (meist durchaus sinnvollen) Erweiterungen. Der Unterschied zwischen ostfriesischem Platt und Ur-Bajuwarisch ist nichts dagegen... Dazu kommen Probleme mit Speicheradressen und der internen Programmabarbeitung und als eines der wesentlichsten Probleme das der Übertragung. Bei den meisten Hobbycomputern wird der Kassettenrekorder als externer Massenspeicher verwendet. Die Speichermethodik (das Datenformat), die Übertragungsgeschwindigkeit und die gebrauchten Frequenzen sind auch wieder bei jedem Computertyp anders. Da half bisher nur eins: sich hinzusetzen, das Programm umzuschreiben und dann mühsam Zeichen für Zeichen in den eigenen Computer einzutippen. Der BASICODE-Standard ist ein festgelegter Audio-Kode, mit dem BASIC-Programme auf der Kassette gespeichert werden können. Dabei ist es im Prinzip unwichtig, ob diese Programme vom Computer oder vom Radio oder vom Fernseher angeliefert werden. Denn daß diese drei "Lieferanten" in Frage kommen, wissen aufmerksame Elektron-Leser aus dem September-Heft. Durch die Standardisierung sind Abspeichern und Wiedereinlesen unabhängig vom Computertyp. Die einzelnen Festlegungen, auf die wir unten noch eingehen, betreffen:

- Übertragungsformat, -geschwindigkeit, -frequenzen
- zulässiger BASIC-Befehlssatz
- Speicheraufteilung
- Variablenbenennung
- Schirmformat

Das neue, universellere BASICODE-2 enthält neben anderen Verbesserungen vor allem eine Anzahl Standard-Unterprogramme. Dieses BASICODE-2 werden wir hier besprechen.

BASICODE auf dem Band

Beim BASICODE werden die beiden Frequenzen 1200 Hz und 2400 Hz verwendet. Eine volle Periode der 1200 Hz bedeutet eine logische 0, zwei volle Perioden der 2400 Hz eine logische 1. Die einzelnen Bytes werden mit einer Geschwindigkeit von 1200 Baud gesendet beziehungsweise empfangen, wobei die Bytes folgendermaßen aufgebaut sind (siehe auch Bild 1):

- 1 Startbit (logisch 0)
- 8 Datenbits, beginnend mit dem LSB
- 2 Stoppbits (logisch 1).

Das BASIC-Programm wird Zeichen für Zeichen kodiert, also so, wie es beim Kommando LIST zu sehen ist. Von den internen Op-Codes des Computers wird kein Gebrauch gemacht: Alle Zeichen werden im ASCII-Kode dargestellt. Jedem BASIC-Befehl muß eine Leertaste folgen, jede BASIC-Zeile muß mit CR (Wagenrücklauf, Hex 8D) abgeschlossen werden. Das MSB jedes ASCII-Zeichens muß logisch 1 gemacht werden.

Ein vollständiges Programm auf der Kassette besteht aus folgenden Teilen:

- Ein "leader", bestehend aus einem 5 Sekunden langen Ton von 2400 Hz
- dem ASCII-Zeichen "start text" (Hex 82)
- dem BASIC-Programm in ASCII-Kode
- dem ASCII-Zeichen "end of text" (HEX 83)
- einer "checksum" (Prüfsumme)
- einem "trailer", bestehend aus einem 5 Sekunden dauernden Ton von 2400 Hz.

Die Prüfsumme ermöglicht es dem Anwender zu kontrollieren, ob das Programm fehlerlos eingelesen wurde. Sie wird durch die bitweise Exklusiv-ODER-Verknüpfung aller ihr vorangehenden Bytes einschließlich des "start text"-Zeichens gewonnen. Daher hat sie selber auch die Länge von 1 Byte (8 bit).

Das BASICODE-2-Protokoll

Allgemeine Absprachen
Es dürfen nur die BASIC-Befehle eingesetzt werden, die alle Computer verwenden. Diese Befehle sind in Tabelle 1 aufgelistet, wir kommen noch darauf zurück. Eine bestimmte Anzahl Programmzeilen ist für vorgegebene Unterprogramme reserviert. Diese Routinen ermöglichen Programmab-

läufe, die im Standard-BASIC nicht ohne weiteres möglich sind. Die Arbeitsweise dieser Unterprogramme wird noch beschrieben. Sie werden nicht mit dem Programm mitgesendet, sondern müssen im BASICODE-Übersetzungsprogramm enthalten sein oder vor dem Programmablauf gesondert eingegeben werden. Das Schirmformat ist festgelegt auf 24 Zeilen zu je 40 Zeichen. Da manche Computer noch weniger Zeilen beziehungsweise Zeichen abbilden, wird empfohlen, nicht mehr als 16 Zeilen für ein Schirmbild zu verwenden und die Zeilen nicht länger als nötig zu machen. Ferner darf eine Programmzeile einschließlich Zeilennummer, Leerzeichen und CR maximal 60 Zeichen lang sein.

Programm-Aufbau

Bei den Zeilennummern wird bei BASICODE-2 folgende Einteilung eingehalten: 0-999: Standard-Unterprogramme. Diese Routinen sind speziell für den betreffenden Computer entworfen und werden mit dem Übersetzungsprogramm oder gesondert eingelesen.

1000: Erste Zeile des Hauptprogramms. Es muß folgende Form eingehalten werden: 1000 A = (Wert): GOTO 20: REM Programmname. (Wert) ist die maximale Anzahl Zeichen, die von allen Strings zusammen benötigt werden. Durch den Sprung nach Zeile 20 reservieren die Computer, bei denen dies notwendig ist, entsprechenden Speicherraum für die Strings.

1010: Erste frei zur Verfügung stehende Programmzeile.

1010-32767: Platz für die eigenen Programme. Eine bestimmte Systematik in diesem Programm ist zwar nicht Pflicht, wird aber von den BASICODE-Entwicklern empfohlen:

- 1000-19999: Hauptprogramm.
- 20000-24999: Unterprogramme mit Befehlen, die im BASICODE-2 nicht zulässig sind.
- 25000-29999: DATA-Statements.
- 30000-32767: REM-Statements. Diese können eine Beschreibung des Programms, Literaturhinweise und als letztes Namen und Anschrift des Programmverfassers enthalten. Weiter wird empfohlen, die Zeilennummern in 10er-Schritten zu setzen. Über die Unterprogramme in den Reihen 20000-24999 muß man anmerken, daß sie natürlich nach Möglichkeit zu vermeiden sind. Wenn dies

nicht geht, muß man wenigstens eine gute Beschreibung mitliefern, was in diesen Unterprogrammen geschieht.

Standard-Routinen in BASICODE-2

Wie diese Unterprogramme jeweils aussehen, ist stark vom jeweiligen Computertyp abhängig, so daß wir hier nur eine allgemeine Beschreibung geben.

GOSUB 100: Dieses Unterprogramm löscht den Schirm und setzt den Cursor auf Position 0,0 (links oben auf dem Schirm).

GOSUB 110: Setzt den Cursor auf eine bestimmte Stelle des Schirms. Die gewünschte Position wird durch die Variablen HO und VE festgelegt. VE gibt die Nummer der Bildschirmzeile an (die oberste Reihe hat die Nummer 0) und HO den Platz in der Reihe (außen links ist 0). Da das Schirmformat bei BASICODE-2 24 Reihen zu je 40 Zeichen ist, darf VE nicht größer als 23 und HO nicht größer als 39 werden. Die Variablen VE und HO dürfen durch den Aufruf dieses Unterprogramms ihren Wert nicht ändern.

GOSUB 120: Die Position des Cursors auf dem Schirm wird durch die Variablen VE und HO gespeichert. Hierbei ist VE = 0 die oberste Reihe und HO = 0 die erste Position in der Reihe (ganz links). Dieses Unterprogramm kann zusammen mit dem vorgegebenen eingesetzt werden, die Position des Cursors per Programm beliebig zu verändern (zum Beispiel bei selbstgestrickten Bildschirmspielen).

GOSUB 200: Prüft, ob eine Taste gedrückt ist, und setzt den zu dieser Taste gehörigen Inhalt in die Variable INS. Ist in diesem Moment keine Taste gedrückt, ist INS leer. Im Prinzip kann man hier auch Steuerzeichen einlesen, aber dabei muß man vorsichtig sein, da diese bei manchen Computern eine unterschiedliche Bedeutung und Wirkung haben! Eine Ausnahme dabei ist RETURN. Das ist bei allen Heimcomputern der ASCII-Code 13.

GOSUB 210: Dieses Unterprogramm wartet, bis eine Taste gedrückt wird, und setzt dann den zugehörigen Inhalt in INS. Vorsicht beim Programmieren, sonst wird das die berühmte Endlos-Warteschleife.

GOSUB 250: Erzeugt bei den Computern, bei denen dies möglich ist, einen Piepser. Tonhöhe und Tondauer sind hierbei nicht festgelegt.

GOSUB 260: Eine Zufallszahl zwischen 0 und 1 wird erzeugt und in die Variable RV eingeschrieben.

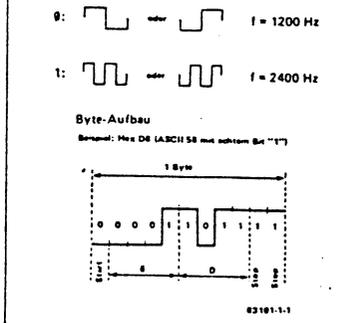
GOSUB 270: Der Variablenspeicher wird überprüft, und es wird festgestellt, wieviel Speicherplatz noch zur Verfügung steht. Die Variableninhalte werden dabei nicht verändert. Die Anzahl der freien Bytes wird in die Variable FR eingelesen.

GOSUB 300: Der Wert der Variablen SR wird als String in SR\$ eingelesen. Der String darf kein Leerzeichen am Anfang oder Ende der Zahl enthalten (im Gegensatz zum Statement STR\$, dieses Statement darf bei BASICODE-2 nicht verwendet werden).

GOSUB 310: Dieses Unterprogramm erzeugt einen String SR\$, der folgendermaßen aufgebaut ist:

Der Wert von SR\$ ist gleich dem Inhalt der Variablen SR und immer in Festkomma-

Bild 1. Der Aufbau des Übertragungsformates bei BASICODE. Achtung: Die Übertragung beginnt mit dem LSB (least significant bit = niederwertigstes Bit)!



Notation. Die Gesamtlänge von SR\$ beträgt CT Zeichen, die Anzahl der Zeichen nach dem Dezimalkomma wird durch CN festgelegt. Wenn die Zahl nicht in das vorgegebene Format paßt, besteht SR\$ aus CT Sternen. Wenn nötig, wird SR entsprechend gerundet. CT, CN und SR werden durch den Zugriff auf dieses Unterprogramm nicht verändert. Ein Beispiel: CT = 7, CN = 3 und SR = 0,6666 ergibt in SR\$ " 0,667".
GOSUB 350: Printed SR\$, schließt aber die Zeile noch nicht ab. Dadurch ist es möglich, verschiedene Strings hintereinander in eine Zeile zu schreiben.
GOSUB 360: Abschluß einer Schreibzeile mit einem Wagenrücklauf- und Neue-Zeile-Kommando.

Variable

Um die Austauschbarkeit der Programme zu garantieren, sind auch die Variablen bestimmten Festlegungen unterworfen.

- Numerische Variablen sind immer reell und mit "single precision".
- Der Name einer Variablen darf höchstens aus zwei Zeichen bestehen, wobei das erste Zeichen ein Buchstabe sein muß. Das zweite Zeichen kann, wenn nötig, aus einem Buchstaben oder einer Ziffer bestehen. Bei String-Variablen steht noch ein \$ nach dem Namen. Kleinbuchstaben dürfen in Variablennamen nicht verwendet werden.
- Bei logischen Variablen wird lediglich auf wahr oder unwahr geprüft. Eventuell vom Computer erzeugte Werte, zum Beispiel +1 für wahr und 0 für unwahr, dürfen nicht verwendet werden.
- Man darf nicht davon ausgehen, daß eine Variable durch den Programmstart automatisch auf 0 gesetzt wird.
- Stringvariablen dürfen maximal 255 Zeichen lang sein.
- Namen von Variablen dürfen nicht mit dem Buchstaben O beginnen, dieser ist reserviert durch die Standard-Unterprogramme.
- Weiter sind folgende Variablennamen nicht zulässig: AS, AT, FN, GR, IF, PI, ST, TI, TIS und TO.

Für den Datenaustausch zwischen dem BASIC-Programm und den Standard-Unterprogrammen werden die Variablen HO, VE, FR, SR, CN, CT, RV, INS und SR\$ verwendet.

BASIC-Absprachen

Tabelle 1 gibt eine Übersicht über alle BASIC-Kommandos und -Operatoren, die verwendet werden dürfen. Auch in diesem Punkt sind strenge Absprachen nötig, da

Tabelle 1. Zulässige BASIC-Befehle und -Operatoren.

ABS	DIM	INPUT	NOT	RETURN	STOP
AND	END	LEFTS	ON	RIGHTS	TAB
ASC	FOR	LEN	OR	RUN	TAN
ATN	GOSUB	LET	PRINT	SGN	THEN
CHR\$	GOTO	LOG	READ	SIN	TO
COS	INT	MIDS	REM	SQR	VAL
DATA	IF	NEXT	RESTORE	STEP	
+	↑	<>			
-	=	<<			
*	<	>=			
/	>				

es verschiedene BASIC-Varianten gibt. Die Bedeutung der Befehle stimmt mit der offiziellen BASIC-Version überein, so daß wir hierauf an dieser Stelle nicht eingehen. Einige spezielle Punkte müssen wir bei den BASIC-Befehlen noch besprechen. So daß man nach einem GOSUB oder GOTO kein Variablennamen verwenden. Die Form: A = 1000 : GOTO A darf also nicht verwendet werden. Nach IF muß immer ein THEN folgen. Also: IF ... THEN A = 5 IF ... THEN 1000 oder IF ... THEN GOSUB 20000. Die Form IF ... THEN ... ELSE ist verboten. Kommentare oder mehrere Variablen nach einer INPUT-Anweisung sind nicht zugelassen. Die Form INPUT "Der Wert = "; A\$ ist verboten. Eine Zellnummer nach RUN ist nicht zulässig. Beim TAB-Befehl muß man berücksichtigen, daß der eine Computer bei Null und der andere bei Eins zu zählen beginnt.

Die Praxis

So, das waren die wichtigsten BASICODE Absprachen. Um damit zu arbeiten, braucht man jetzt noch das Übersetzungs-Programm und die Standard-Unterprogramme. Dazu müssen wir für die "Allgemeinheit" an die Stelle passen: Denn hier gilt (hoffentlich zum letzten Mal), daß halt jeder Computer etwas anders ist. Glückliche Junior-Computer-Besitzer: Sie finden das Übersetzungsprogramm und die Standard-Unterprogramme sowohl für den erweiterten Junior mit Microsoft-Basic als auch für den DOS-Junior an anderer Stelle in diesem Heft. Und wenn sie die Sendung "Know-how-Special" empfangen können, bekommen sie das auch noch vom Fernsehen auf Kassette geliefert (siehe Elektor im September-Heft). Und die Besitzer der vielen anderen Computer? Wenn alles gut gegangen ist, ist inzwischen das BASICODE Buch Nummer 2 erschienen – allerdings in niederländischer Sprache. Neben einer ausführlichen Beschreibung von BASICODE enthält es auch die Übersetzungsprogramme für diverse Computertypen. Sobald das Buch der Redaktion vorliegt, werden wir unsere Leser noch genauer informieren. Müssen nun diejenigen, denen weder Rad Hülversum noch ein Fernsehprogramm noch dieses Elektorheft ein Übersetzungsprogramm liefert, etwa aufgeben? Nun, es gibt schließlich viele, auf einen bestimmten Computertyp spezialisierte Computerclubs bei denen man einmal anfragen kann. Natürlich stellt sich jetzt mancher Leser die Frage: Kann ich denn, wo ich als Hamburg schon den WDR nicht empfangen kann, wenigstens Hülversum II empfangen? Leid können wir da auch keine eindeutige Antwort geben, weil dies von verschiedenen "funktions-technischen" Bedingungen abhängt. Es kann vorkommen, daß ein Elektor-Leser in Bayern einen guten Empfang hat, während ein Leser im viel näher gelegenen Hessen leer ausgeht. Aber was spricht dagegen, durch Leserbriefe an Fernseh-Intendanten dazu beizutragen, daß Know-how-Special in alle 3ten Fernseh-Programme kommt?

BASICODE-Interface

Für TRS-80 und Video-Genie

Um Basicode-Programme von der Kassette in den TRS-80 oder den Video-Genie laden zu können, benötigt man ein spezielles Interface, mit dem die FSK-Signale in Rechteckimpulse umgewandelt werden. Die Schaltung (Bild 1) besteht aus einem Impulsaufbereiter-Teil (A1, A2 und "Umgebung"), einem Adreßdekoder (N1... N9 und N17) und einem Indikator (A3, D3). Sie wird an der Erweiterungsanschlusbleiste des Computers angeschlossen, deren Belegung aus dem jeweiligen Handbuch hervorgeht.

Die Schaltung

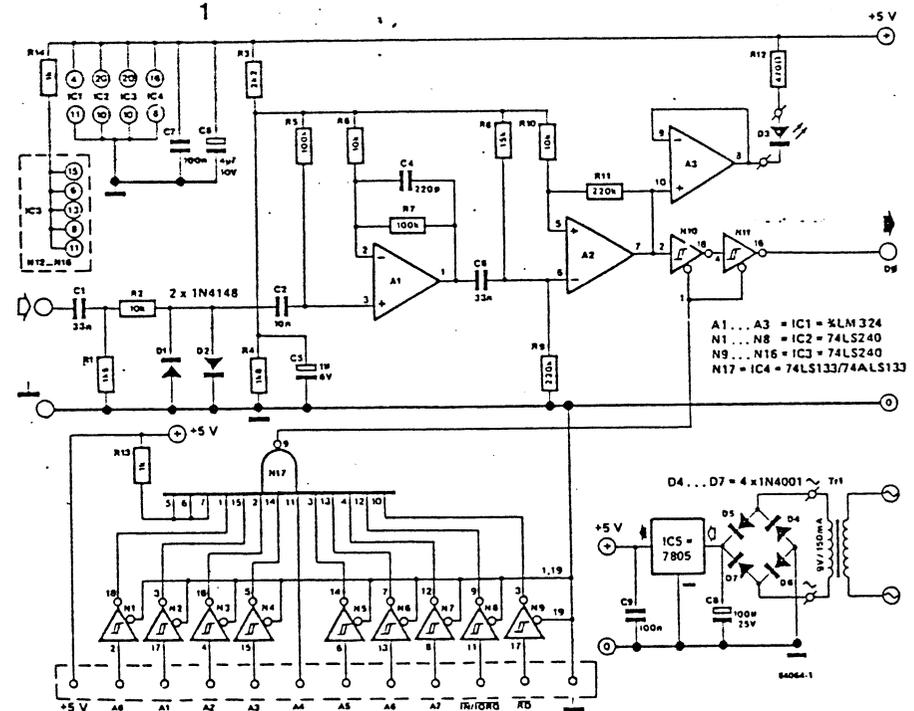
Wenn der Ausgang von N17 auf "0" ist, wird das Signal auf die Datenbuslinie D0 durchgegeben. Das Übersetzungsprogramm – es muß vorher eingegeben beziehungsweise über den normalen Kassettenschluß eingelesen werden – sorgt hier auch für die Umwandlung der seriel-

len Eingangssignale in "normale Bytes" und deren Abspeicherung. Der Adreßdekoder wird durch das Übersetzungsprogramm so angesteuert, daß beim Einlesen N10 und N11 freigegeben sind. Die Dioden D1 und D2 begrenzen das Signal vom Kassetteneinkoder. Mit A1 ist eine Verstärkerstufe aufgebaut, mit A2 ein Schmitt-Trigger. Der OP A3 dient als Treiber für die Indikator-LED. Ist kein Eingangssignal vorhanden, sorgt R9 dafür, daß der Ausgang von A2 auf "1" liegt. Die LED D3 leuchtet dann nicht. Im Signalweg liegen die beiden invertierenden Treiber N10 und N11, sie werden vom Ausgang des Adreßdekoders gesteuert.

Aufbau

Auf der Platine (Bild 2) finden – mit Ausnahme des Trafos – auch noch die Bauteile für ein kleines Netzteil Platz. Allerdings braucht man diese nur, wenn das

Bild 1. Die Schaltung des BASICODE-Interface für TRS-80 und Video-Genie.



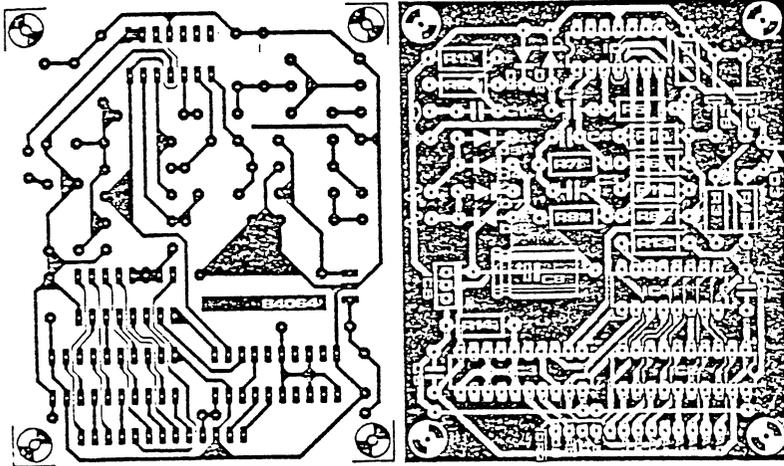


Bild 2. Mit der Platine fällt der Aufbau der Interface-Schaltung leicht.

Netzteil des Computers bereits "anderweitig" zusätzlich belastet ist: Die Schaltung des Interface benötigt lediglich 50 mA. In den meisten Fällen kann man also den 5-V-Anschluß auf der Erweiterungs-Anschlußleiste als "Kraftwerk" verwenden.

Auf der Platine gibt es eine Leiterbahn, die "im Nichts endet". Das ist kein Fehler, diese Leiterbahn dient als einfache Abschirmung des Eingangs gegen die direkt daneben anliegende Netzteil-Wechselspannung.

Abschließend noch ein Hinweis: Über das BASICODE-Verfahren ist ausführlich im Oktober-Heft 1983 berichtet worden.

Neues von BASICODE

Über das BASICODE-Verfahren haben wir ausführlich in Elektor vom Oktober 1983 berichtet. Das BASICODE-2-Buch (in Niederländisch und Englisch) von Radio Hilversum liegt der Redaktion inzwischen vor. Es enthält die Anpassungen und Übersetzungsprogramme für folgende Computer beziehungsweise Betriebssysteme:

Apple 2, BBC-Computer Modell A und B, Commodore (Pet und VC), CP/M-Systeme, DAI-Computer, Exidy Sorcerer, OSI-IP-Computer, Philips P-2000, Sharp MZ80 A und MZ80 K, SWTPC-6800, TRS-80 (I und III) und Video-Genie. Weitere Anpassungen sind bei Radio Hilversum — genauer: bei der Hobbyskop-Redaktion — in Vorbereitung. Außerdem soll in Kürze bei einem deutschen Verlag ein Sonderheft über BASICODE — ebenfalls mit Anpassungen — erscheinen, hier wissen wir aber noch nicht, für welche Computer (Rubrik Büchermarkt beachten).

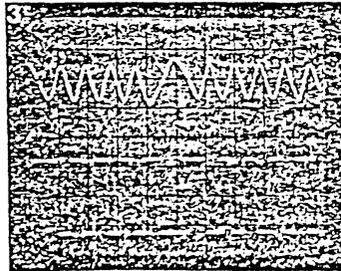


Bild 3. Auf dem Foto erkennt man oben das Eingangssignal und unten das Ausgangssignal der Interface-Schaltung.

Stückliste

Widerstände:

- R1 = 1k5
- R2, R6, R10 = 10 k
- R3 = 2k2
- R4 = 1k8
- R5, R7 = 100 k
- R8 = 15 k
- R9, R11 = 220 k
- R12 = 470 Ω
- R13, R14 = 1 k

Halbleiter:

- D1, D2 = 1N4148
- D3 = LED
- O4, D5, D6, D7 = 1N4001
- IC1 = LM 324
- IC2, IC3 = 74LS240
- IC4 = 74LS133 (oder 74ALS133)
- IC5 = 7805

außerdem:

- Tr1 = Netztrafo 9 V / 150 mA sek. Platine 84064

Abschließend nochmals die Adresse von Radio Hilversum:
 NOS-Hobbyscoop
 postbus 1200
 1200 BE Hilversum
 Nederland

Jan Lichtermann

Allerlei Nützliches für den TRS-80

TRS-80-Besitzer müssen manche Kleinigkeit bei ihrem Computer in Kauf nehmen, die auf die Dauer ärgerlich ist. In den meisten Fällen kann man mit wenig Aufwand Abhilfe schaffen. Die im folgenden angesprochenen Tips und Kniffe haben sich in der Praxis vielfältig bewährt.

Die Dauer eines Tastendrucks wird festgestellt

Die INKEY-Funktion hat den Nachteil, daß nach einmaligem Tastendruck die Dauer der Betätigung nicht ermittelt werden kann. Möchte man mit einer Taste, z. B. in einem Grafikprogramm, eine Dauerfunktion erreichen, so kann man die Tastatur mit der PEEK-Funktion direkt abfragen und in einer Programmschleife einen Befehl so lange ausführen, wie die Taste betätigt wird. Die Tabelle gibt Aufschluß darüber, welches Argument zur Abfrage einer bestimmten Taste erforderlich ist. Wird die Taste betätigt, so erhält man den zugehörigen Wert als Resultat der Abfrage. Ist keine Taste betätigt, ergibt die PEEK-Abfrage den Wert 0. Bild 1 verdeutlicht das Prinzip der Tastaturabfrage durch PEEK. Soll aus einem bestimmten Grund, etwa zur Erhöhung der Aufmerksamkeit, eine Stringvariable durch einen blinkenden Cursor eingelesen werden, so empfiehlt sich die Nachbildung des INPUT-Befehls durch die INKEY-Funktion. Durch die Wahl der Schleifenlänge kann man die Blinkfrequenz des Cursors beeinflussen. Bild 2 zeigt, wie das Einlesen eines Strings mit der INKEY-Funktion bewerkstelligt wird.

Ausgabe im technischen Format

Obwohl das TRS-80-Basic die komfortable PRINT-USING-Anweisung beinhaltet, ergeben sich bei der Ausgabe von

Zahlen manchmal Schwierigkeiten. Von der Technik her schätzt man das Arbeiten mit den Kürzeln plko (10^{-12}), nano (10^{-9}), Mega (10^6), Tera (10^{12}). Von Kürzel zu Kürzel unterscheidet sich der Exponent um jeweils 3. Eine automatische Anpassung wäre deshalb in vielen Fällen wünschenswert. Das in Bild 3 dargestellte Unterprogramm erledigt das. Übergeben wird die auszugebende Zahl Z, ebenfalls verwendet werden die Variablen ZZ und V. Letzteres kann eine Ganzzahlvariable sein, lediglich ZZ und Z müssen vom selben Typ sein, also entweder von einfacher oder doppelter Genauigkeit.

Tastendrücken und Ladeprobleme

Vielen mag das Tastendrücken beim TRS-80 schon Kopfzerbrechen bereitet haben. Sind die Tastenkontakte verschmutzt, so werden Buchstaben zum Teil doppelt geschrieben. Tandy empfiehlt dagegen das Reinigen der Tastaturkontakte oder die Verwendung eines kleinen Maschinenspracheprogramms KBFIX. Dieses Programm konnte ich von Tandy kostenlos erhalten, und es arbeitet zu meiner vollen Zufriedenheit. Ist das Programm geladen, wird das Tastaturdrücken wirkungsvoll per Software eliminiert. Ein anderes beinahe noch kritischeres Problem ist das Laden der Programme vom Kassettenrecorder. Dabei ist die Lautstärke am Recorder peinlich genau

Tabelle zur Tastaturabfrage

Zeichen	PEEK()	Wert
@	14337	1
A	14337	2
B	14337	4
C	14337	8
D	14337	16
E	14337	32
F	14337	64
G	14337	128
H	14338	1
I	14338	2
J	14338	4
K	14338	8
L	14338	16
M	14338	32
N	14338	64
O	14338	128
P	14340	1
Q	14340	2
R	14340	4
S	14340	8
T	14340	16
U	14340	32
V	14340	64
W	14340	128
X	14344	1
Y	14344	2
Z	14344	4
frel	14344	8
frel	14344	16
frel	14344	32
frel	14344	64
frel	14344	128
0	14352	1
1	14352	2
2	14352	4
3 *	14352	8
4 \$	14352	16
5 %	14352	32
6 &	14352	64
7 *	14352	128
8 {	14368	1
9)	14368	2
: *	14368	4
; +	14368	8
. <	14368	16
- =	14368	32
. >	14368	64
/ ?	14368	128
ENTER	14400	1
CLEAR	14400	2
BREAK	14400	4
↑	14400	8
↓	14400	16
←	14400	32
→	14400	64
SPACE	14400	128
SHIFT	14464	1
frel	14464	2
frel	14464	4
frel	14464	8
frel	14464	16
frel	14464	32
frel	14464	64
frel	14464	128

```

10 A=PEEK(14337):IF A=2 THEN PRINT"A";:GOTO 10
20 IF A=4 THEN PRINT"B";:GOTO 10
30 IF A=8 THEN PRINT"C";:GOTO 10
40 GOTO 10
  
```

Bild 1. Das Programm gibt so lange einen der Buchstaben A, B oder C aus, wie die entsprechende Taste gedrückt ist

```

10 B$=""
20 PRINT CHR$(14);IFOR N=1TO50:AS=INKEY$:IF A$=""THEN NEXT ELSE GOSUB 100:INEXT
30 PRINT CHR$(15);IFOR N=1TO50:AS=INKEY$:IF A$=""THEN NEXT ELSE GOSUB 100:INEXT
40 GOTO 20
100 IF ASC(A$)=13 THEN PRINT CHR$(14);A$;GOTO 130
110 IF ASC(A$)=8 AND LEN(B$)>0 THEN B$=LEFT$(B$,LEN(B$)-1):PRINTA$;RETURN
120 IF ASC(A$)>8 THEN B$=B$+A$:PRINTA$;
125 RETURN
130 REM STRING STEHT ALS B$ BEREIT, NACH BEARBEITUNG MIT RETURN ZURUECKKEHREN !
    
```

Bild 2. Das Programm liest einen String ein, dabei wird ein blinkender Cursor erzeugt - Enter schließt den String ab

```

60000 IF Z=0 THEN V=1:GOTO60010 ELSE ZZ=ABS(Z):V=FIX(LOG(ZZ)/LOG(10))-FIX(LOG(ZZ)/LOG(10)/3)*3+2:IF ZZ<1 THEN V=V+2
60010 PRINTUSING STRING$(V,"#")+"",.###+###";Z:RETURN
    
```

Bild 3. Das Unterprogramm gibt die Zahl Z im technischen Format aus

einzustellen, da sonst immer wieder Ladefehler auftreten. Auch ist die Lautstärke je nach Bandsorte verschieden zu wählen. Um so erfreuter war ich, als ich las, daß Tandy eine Zusatzplatine einbaut. Der kostenlose Einbau (er erforderlich war einige Schreiarbeit meinerseits, da die Firma Tandy nicht sofort reagiert) hat sich durchaus gelohnt. Ladefehler treten jetzt nur noch in Ausnahmefällen auf.

Weitere Hardwareverbesserungen einfachster Art sind der zusätzliche Einbau zweier Tastschalter rechts neben der Tastatur. In der Klappe zur Erweiterung des TRS-80 befindet sich ein Taster, der beim Schieflaufen des Ladevorgangs bzw. eines Maschinenspracheprogramms betätigt werden kann und einen nichtmaskierbaren Interrupt am Prozessor auslöst. Die Betätigung dieses Tasters ist recht umständlich: Man muß jedesmal die Klappe öffnen und ihn auf der Rückseite mühsam ertasten. Deshalb kann man einen einfachen Taster parallel dazu legen und neben der Tastatur montieren. Dies empfiehlt sich sehr für Experimente mit Maschinensprache.

Der Prozessor kann damit jederzeit ohne Programmverlust unterbrochen werden. Bekannt ist jedem TRS-80-Anwender die nach dem Einschalten des TRS-80 erscheinende Frage: MEMORY SIZE?, die zur Reservierung eines vor Basic geschützten Arbeitsbereichs für Maschinensprache dient. Ausgelöst wird dieser Vorgang hardwaremäßig nach dem Einschalten durch den sogenannten Power-On-Reset. Arbeitet man viel mit Maschinensprache, so sind manchmal Umreservierungen nötig. Dies würde ein Aus- und Einschalten der Anlage erforderlich machen, wobei die Anlage einige Sekunden ausgeschaltet bleiben muß. Hier kann man einen weiteren Taster einbauen, der diesen Power-On-Reset simuliert. Dadurch braucht man die Anlage nicht an der Rückseite ein- und auszuschalten.

Betrachten wir einmal den Schaltungsausschnitt in Bild 4: Wird das Gerät ein-

geschaltet, so ist C42 entladen; am Eingang von Z53 liegt also L-Pegel an, damit auch am Ausgang von Z52. Dies veranlaßt den Prozessor dazu, mit der Befehlsausführung bei Adresse 0000 zu beginnen, sobald der Reset-Eingang wieder H-Pegel erhält. Dies geschieht dadurch, daß C42 über R47 langsam aufgeladen wird. Im Betriebszustand ist C42 also geladen. Legt man jetzt einen Taster parallel zu C42, kann man ihn auch während des Betriebs entladen und damit den Einschaltvorgang simulieren. Dazu muß man C42 auf der Platine suchen und eine entsprechende Leitung anlöten. Ich verwende hierzu eine abgeschirmte Leitung, damit im Videoteil keine wilden Schwingungen ausgelöst werden. Doch Achtung! Versehentliches Betätigen dieses Tasters löscht ein Basic-Programm im Speicher. Auch verliert man durch einen solchen Eingriff die Garantie des Herstellers.

Der Speicher wird erweitert

Bekanntlich kann ein 4-KByte-Modell auf 16 K erweitert werden. Dazu werden die Speicherchips ausgetauscht. Zusätzlich müssen zwei Shunts ausgetauscht werden. Führt man diese Arbeiten selbst aus, kann man eine Menge Geld sparen! Benötigt werden acht Chips vom Typ 4116 (450 ns oder schneller). Es handelt sich um dynamische NMOS-RAMs. Beim Einbau sind unbedingt die Handhabungsregeln von MOS-Bausteinen zu

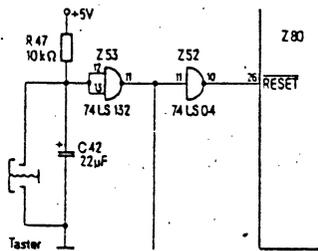


Bild 4. So wird der Power-On-Reset beim TRS-80 erzeugt

beachten, d. h. auf jeden Fall ist statische Aufladung zu vermeiden. Man entfernt die alten Speicherchips Z13 bis Z20 und setzt unter Beachtung der Richtung (Kerbe) die neuen ICs ein. Dann wechselt man die DIP-Shunts A3 und A71 aus. Das folgende gilt nur für die D-Version des TRS-80 (letzter Buchstabe der Nr. an Unterseite des Gehäuses) und „BASIC LEVEL II“: Bei A3 sind sämtliche Kontakte zu überbrücken, bei A71 sind Brücken gemäß Bild 5 herzustellen. Möchte man keine Shunts kaufen, so kann man die Verbindung mit Schalterdraht herstellen. Korrekte Verbindungen sind die erste Voraussetzung für den Betrieb, sonst läuft der Computer nicht mehr. Hat man eine andere Platinenversion oder kein Level-2-Basic, so sind die Brücken anders herzustellen! Die Funktion des eingebauten neuen Speichers läßt sich durch die Eingabe von PRINT MEM grob überprüfen: Bei leerem Arbeitsspeicher muß die Zahl 15572 erscheinen.

Literatur

- [1] TRS-80 micro computer technical reference handbook. Radio Shack.
- [2] Stüß, Martin: Programmieren mit TRS-80. Ing. W. Hofacker GmbH.

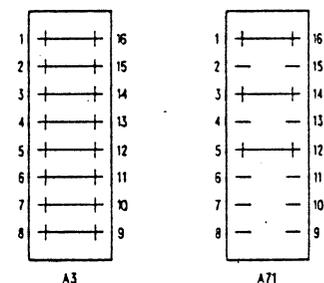


Bild 5. Erweitert man den Speicher des TRS-80 von 4 KByte auf 16 KByte, dann müssen bei der D-Version (letzter Buchstabe der Nummer auf der Unterseite des Gehäuses) die eingezeichneten Verbindungen hergestellt werden

Billiges CP/M von Bill Brewer

übersetzt von G. Schröder

Das Modell III kann in seinem ursprünglichen Zustand keine CP/M-Programme laufen lassen. Aber dieser Bericht zeigt Ihnen, wie Sie eine einfache Modifikation mit zwei Chips für fünf Dollar bauen können.

Das ROM belegt im Modell III die Adressen 0000-37FF hexadezimal. Außerdem liegen die Tastaturadressen und der Bildschirmspeicher in 37FF-3FFF. Nur der Bereich von 4000 bis FFFF kann im Modell III als Lese/Schreib-RAM benutzt werden. Die Aufteilung des Speichers wird in Bild 1 gezeigt.

Das ROM liegt im Modell III leider genau dort, wo auch die Programme unter CP/M stehen würden. CP/M würde Daten an der gleichen Stelle speichern, an der das Modell III-ROM ab 0000 liegt, und CP/M lädt alle Programme, die unter ihm laufen, in den Speicher ab 100 hexadezimal. CP/M und alle Programme, die unter ihm laufen, brauchen einen durchgehenden Speicher von 0000 bis zum Ende des Speichers, wo das Betriebssystem steht.

Abgesehen von dieser Speicherabweichung ist die Modell III Hardware durchaus dazu geeignet, leicht modifizierte 8000 oder 200 Betriebssysteme laufen zu lassen; auch CP/M.

Diese Hardware-Begrenzung im Modell III wird durch nur sehr wenige der Schaltkreise dieses Computers verursacht. Wenn man sich diese Schaltkreise ansieht, wird rasch ein schneller und leichter Weg sichtbar, um diese Hindernisse aufzuheben.

Die Modell III CPU adressiert Signale über 16 Drähte in seinem Adressbus. Ein unmodifiziertes Modell III führt seine beiden höchstwertigen Adressdrähte in die eine Hälfte eines 74LS139 Multiplexers (U58), der einen Decoder Schaltkreis darstellt. Dieser Decoder gibt Signale aus, um eine der vier 16K-Speicherbänke einzuschalten (Bild 2).

Wenn beide der höchstwertigen Adressdrähte (A14 und A15) auf einem niedrigen logischen Level sind, schaltet der Decoder die 16K-Speicherbank ein, die das Modell III ROM sowie die Tastatur und den Bildschirmspeicher enthält. Abhängig von den binären Werten dieser beiden Adressdrähte wird eine der vier 16K-Speicherbänke im Modell III Adressenraum ausgewählt (Tabelle 1).

Ein zweiter Decoder, der die untere Hälfte desselben Multiplexers benutzt, produziert Einschalt-Signale in der 16K-Bank, die das ROM enthält. Indem er Adressdraht A14 und den 0000-3FFF-Einschalter (ROMENABLEX) benutzt, schaltet dieser Decoder entweder den 8K ROM-Chip ein, der das meiste des Modell III Basic enthält, oder eine andere Gruppe von Schaltkreisen mit einem 4K-ROM, einem 2K-ROM, der Tastatur und dem Bildschirmspeicher. Dieser Segment-Decoder wählt diese verschiedenen Routinen zur Benutzung in ihrem jeweiligen Speicherplatz wie in Tabelle 2 gezeigt.

SIXTEEN KILOBYTE ADDRESS BANK SELECTED BY MRQ*, A16, AND A15

MRQ*	A16	A15	BANK SELECTED
HIGH	EITHER	EITHER	NONE
LOW	LOW	LOW	0000-3FFF
LOW	LOW	HIGH	4000-7FFF
LOW	HIGH	LOW	8000-BFFF
LOW	HIGH	HIGH	C000-FFFF

Table 1. 16K Bank Selection by U58

**EIGHT KILOBYTE DEVICE SELECT
BY ROM ENABLE* AND A14**

ROM ENABLE*	A14	DEVICE SELECTED
HIGH	EITHER	NONE
LOW	LOW	8 KILOBYTE PROM
LOW	HIGH	PROM, KBD, VIDEO

Table 2. Segment Selection in Bank Containing ROM

Eine Hardware-Lösung

Die einfachste Lösung, um das Modell III zu einer CP/M-fähigen Maschine zu machen, ist, das ROM aus dem Adressbereich auszuschalten, den die meisten Programme benutzen, die nicht für das Modell III geschrieben wurden, und dafür das RAM einzuschalten. Das sieht zunächst sehr einfach aus. Man kann dies erreichen, indem man die Leiterbahnen, die im Bild 2 mit 0000-3FFF und C000-FFFF bezeichnet sind, vertauscht. Somit wäre das ROM, die Tastatur und der Bildschirm in C000-FFFF und die 16K-RAM-Bank der Bank 3 würde von 0000 bis 3FFF adressiert werden.

Dieser einfache Ansatz bringt aber zwei Nachteile mit sich. Erstens können keine Programme mehr laufen, die für das Modell III geschrieben wurden, denn ROM, Tastatur und Bildschirm würden ständig aus dem Speicherbereich herausgeschaltet werden, in dem sie laufen müssen.

Zweitens würde der Prozessor - ohne entsprechende Änderungen seines Kontroll-Schaltkreises - bei jedem RESET versuchen, ein Programm an der Adresse 0000 im RAM auszuführen; es gibt keine Möglichkeit, ein Programm in das RAM zu laden, bevor der Prozessor beginnt, von ihm Instruktionen zu holen.

Sie können die ursprünglichen Fähigkeiten bewahren, wenn Sie elektronische Schalter benutzen. Elektronische Schalter können die Adressierung so ändern, daß 0000 die Startadresse des ROMs ist, wenn Programme unter TRSDOS etc. laufen und daß 0000 die Startadresse des RAMs ist, wenn Sie Programme unter CP/M laufen lassen.

Elektronische Schaltungen achten auch auf das Problem mit dem Laden des Programms: Mit einem elektronischen Schalter können Sie Programme mit Routinen aus dem ROM laden, bevor der Schalter die ROM- und RAM-Adressen tauscht. Somit versorgt ein elektronischer Schalter das Programm mit einer dauernden Kontrolle durch den Prozessor.

Ein elektronischer Schalter

Ein Weg, um die elektronische Speicher-Umschaltung zu erreichen, ist, die Adressensignale des Z80 zu bearbeiten, bevor sie den Decoder erreichen. Während sich der Speicher im Standard Modell III-Modus befindet, kann der Z80 Instruktionen im Adressbereich von 4000 bis BFFF ausführen, um die Signale von A15 und A14 zu invertieren, wenn beide WAHR oder beide FALSCH sind. Somit wird der Decoder genarrt, denn er denkt, daß eine vom Prozessor gelieferte Adresse im Bereich 0000-3FFF in Wirklichkeit im Bereich C000-FFFF liegt, und der Prozessor hat benutzbares RAM bei 0000.

Es gibt einige kommerzielle Modifikationen, die den Speicher in dieser Weise umschalten. Diese Methode hat einen Vorteil und einen Nachteil. Das Vorbearbeiten der Adressensignale ist mechanisch bequem; es kann durch eine einzelne Huckepack-Platine im Z80-Sockel erreicht werden, welche natürlich wieder den Z80 in einem Sockel aufnehmen muß.

Der Vorteil ist, daß der Computer nicht physisch verändert werden muß; die Huckepack-Platine ist keine unwiederrufliche Veränderung, denn der Z80 ist einer der wenigen gesockelten Chips im Modell III. Der Nachteil ist, daß dieses Vorbearbeiten der Signale natürlich eine Verzögerung vor dem Erreichen des Decoders und der RAM-Bänke bewirkt, wodurch RAM-Operationen unzuverlässig werden. Diese Verzögerung ist im Modell III kritischer als im Modell I, denn die Speicher-Zyklus-Zeit (memory-cycle time) ist im Modell III um annähernd 20% kürzer als im Modell I.

Ein neuer Bank-Wahl-Decoder

Eine bessere Lösung stellt der Ersatz des Multiplexer-Schaltkreises (U58) durch einen neuen Decoder-Schaltkreis dar, wobei dieser die Adresszuweisungen für ROM und RAM umschalten kann und trotzdem nicht langsamer im Ansprechen der Adressen ist als das Originalteil.

Der neue Decoder, der den 16K Bank-Wahl Decoder in der oberen Hälfte von U58 ersetzt, besteht aus zwei anwählbaren Decodern in einem 74LS156 (Demultiplexer mit offenem Collector). Einer der neuen Decoder kann das ROM mit Tastatur und Bildschirm von 0000-3FFF und die RAM-Bank 3 von C000-FFFF einschalten (wie der Original Modell III Decoder). Der andere neue Decoder schaltet das ROM + Tastatur-Matrix + Bildschirmspeicher in C000-FFFF und RAM-Bank 3 in 0000-3FFF ein. Dieser Schaltkreis, um den 74LS156 Demultiplexer (genannt U58-1) herum aufgebaut, wird in Bild 3 gezeigt.

Es ist jederzeit immer nur einer der Decoder aktiv. Ein aktiv-HIGH Signal (REMAP), extern an die Decoder herangeführt, bestimmt, welcher der beiden Decoder die Speicherbank-Auswahl vornimmt. Weil die aktiv-LOW Ausgänge der Decoder als verdrahtete OR-Glieder (wired OR) geschaltet sind und der nicht angewählte Decoder HIGH (inaktive) Ausgänge für alle hat, kann nur der gewählte Decoder ein aktiv-LOW Signal über die Bank-Wahl-Anschlüsse senden.

Wenn REMAP logisch LOW (inaktiv) ist, wird der Decoder, der in Bild 4 oben gezeigt ist, eingeschaltet; er gibt Schaltsignale aus, die mit der Original Speicheraufteilung des Modell III übereinstimmen. Ist REMAP logisch HIGH (aktiv), wird der untere Decoder eingeschaltet; er gibt Schaltsignale aus, die das ROM mit Tastatur und Bildschirm in die obersten 16K des Speichers verlegen. RAM-Bank 3 wird in die untersten 16K des Speichers gelegt.

FFFF
C000
8000
4000
3C00
3900
3800
3000
2000
0000

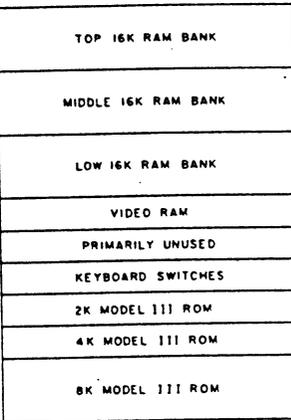


Fig. 1. Model III Memory Map

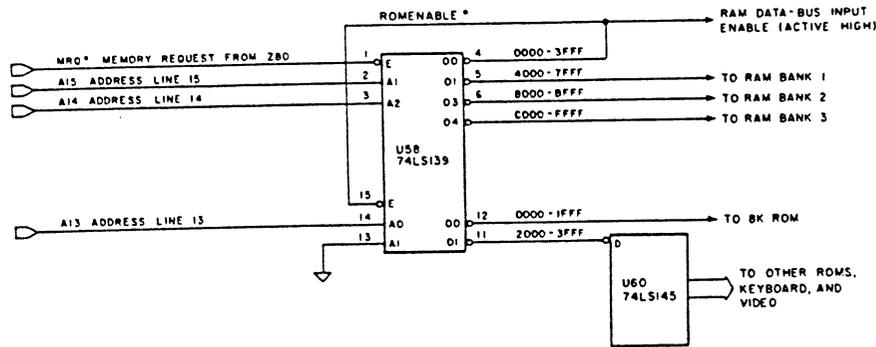


Fig. 2. Model III Address Decoder Circuit

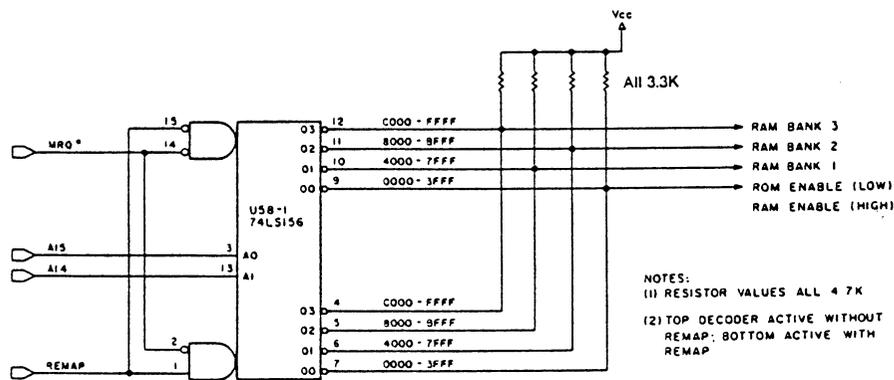


Fig. 3. Bank Decoder with External Request Line

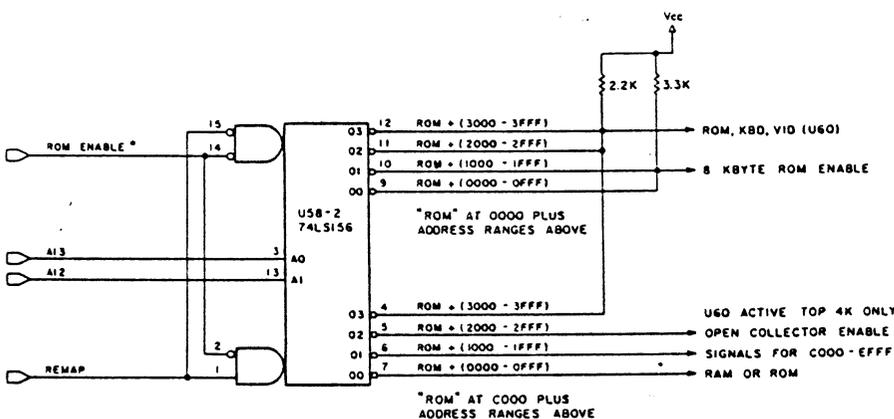


Fig. 4. Decoder for Bank Containing ROM, Keyboard, and Video

Treffen der Roboter

Chicago – Eine Baufirma schrieb einer Fabrik für elektronische Geräte:

»Unser Elektronengehirn hat ausgerechnet, daß sich die Kosten des von Ihnen geplanten Umbaus auf 125 000 Dollar belaufen.«

Die Firma erhielt umgehend die Antwort ihres Kunden:

»Unser Elektronengehirn hält Ihren Kostenanschlag für viel zu hoch. Wir schlagen daher sobald wie möglich ein Treffen der beiden Roboter in unserem Büro vor.«

Der zusätzliche Decoder

Ein zusätzlicher Decoder muß außerhalb von U58-1 benutzt werden, um die 8K Segment-Wahl Funktionen zu übernehmen, die vorher der untere Teil von U58 durchführte. Wie in Bild 4 gezeigt, besorgt der obere Decoder in einem zweiten 74LS156 Chip (genannt U58-2) die 8K Schaltungen für die unter Normalaufteilung zum ROM gehörenden 16K Speicher-Segmente. Der andere Decoder versorgt vier 4K Schalter im Adressbereich C000-DFFF unter der Neuaufteilung des Speichers.

Die Segment-Decoder werden folgendermaßen durch REMAP angesprochen. Ist REMAP LOW, wird das ROM mit Tastatur und Bildschirm wie im Original-Decoder geschaltet. Ist REMAP HIGH, produziert der untere Decoder vier Einschaltsignale in Übereinstimmung mit Adressleitung A12. Eine dieser beiden Möglichkeiten ist immer aktiv, wenn der Prozessor C000-FFFF adressiert.

Der Draht, der "ROM + (3000-3FFF)" genannt wurde, schaltet in aktivem Zustand U60 ein, um das 4K Segment anzuwählen, welches das 2K ROM, die Tastaturmatrix und den Bildschirmspeicher enthält. Die drei zusätzlichen Signale sind Ersatz, und sie sind für die drei anderen 4K Segmente in C000-FFFF aktiv. Sie können zusammen benutzt werden, um 12K RAM außer der Reihe einzuschalten (womit wir insgesamt 60K hätten). Die Original 8K- und 4K-ROMs, die nutzlos sind, wenn sie von 8000 weggeschaltet sind, tauchen nicht mehr in der Speicheraufteilung auf. Dieser Raum ist frei für eine Speichererweiterung.

Der Ersatz von U58 durch die beiden 74LS156 Demultiplexer-Chips versorgt das Modell III mit seiner Original-Speicheraufteilung und einer von CP/M nutzbaren Speicheraufteilung (siehe Bild 5). Außerdem erzeugen die neuen Decoder keine längere Verzögerung als die Decoder, die sie in dem jeweiligen Speicherzustand ersetzen. Statt Unzuverlässigkeit im Speicherzugriff bewirken sie sogar eine Speichererweiterung.

Das Signal, das den Speicher umorganisiert (REMAP)

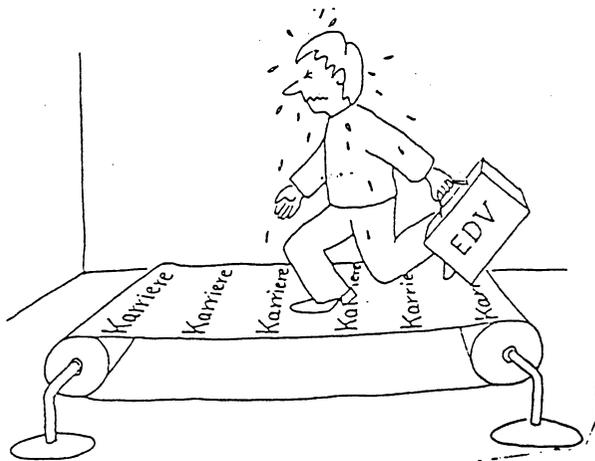
Das REMAP-Signal, das zwischen den beiden Speicher Konfigurationen umschaltet, könnte von einem Schalter außerhalb des Modell III-Gehäuses ausgehen. Aber der Schalter kann nur betätigt werden, wenn der Z80 ein Programm ausführt, das in den Speicher 4000-BFFF geladen wurde (oder im ROM ist). Sonst "vergißt" der Programmzähler, welche Instruktionen er gerade ausführte.

Diese Einschränkung erfordert also, daß Sie ein REMAP nur dann ausführen, wenn die Kontrolle bei einem Programm liegt, das in den richtigen Bereich geladen wurde.

Das Signal kann von einem unbenutzten Ausgabe-Port des Modell III Logic-Boards versorgt werden. Der Ausgabebaustein U98, normalerweise benutzt, um Kassettenrekorder-Levels und ein Video Zeichengröße Signal zu senden, beinhaltet ein unbenutztes D-Flip-Flop.

Indem der unbenutzte Eingang dieses Bausteins mit Bit 0 des Data-Bus verbunden wird, kann die Ausgabe des freien D-Flip-Flop durch das niederwertigste Bit des Port EC kontrolliert werden. Ist dieses Bit LOW (inaktiv), geht der Ausgang des Flip-Flop (REMAPx) auf LOW, und die Speicheraufteilung des Modell III ist für TRSDOS richtig. Ist dieses Bit HIGH (aktiv), wird der Remap-Befehl ausgegeben, welcher den Speicher für CP/M umorganisiert.

Das RESETx Signal von U98 ist normalerweise an Vcc (+ 5 Volt) gebunden. Die Information der beinhalteten Flip-Flops wird nicht unbedingt gelöscht, wenn Sie den Computer einschalten; auf jeden Fall wird es nie gelöscht, wenn Sie Reset von der Tastatur aus eingeben. Um sicher zu gehen, daß der Computer mit dem ROM an 8000 (Startadresse des Prozessors) startet, muß das RESETx Signal zu U98 von der Unterstützungseinheit des Prozessors kommen und zwar genau von U57 Pin 13.



Physische Modifikationen

Die Decoder im Modell III zu ersetzen ist weitaus komplizierter als das Aufstecken einer Huckepack-Platine in den Z80-Sockel, obwohl an der CPU keine größeren Änderungen vorgenommen werden. Der neue Decoder-Schaltkreis wird auf einer separaten Platine platziert, welche in einen Sockel gesteckt wird, der wiederum den Platz des ursprünglichen Decoders (U58) auf der Hauptplatine einnimmt (Fotos 1a und 1b).

Teile des Decoders, bestehend aus IC58-1, IC58-2, zwei 16-Pin-Sockeln, verschiedenen Widerständen und einem DIP-Stecker (der in den oben erwähnten, U58 ersetzenden DIP-Sockel gesteckt wird) werden auf einer passenden Lochraster-Platine aufgebaut. Die Sockel für die Chips sind auf der Komponenten-Seite der Platine eingesteckt und die Verdrahtung wird auf der Lötseite mit ummanteltem Draht (Wrap-Draht) vorgenommen. Der DIP-Stecker ist auf die Platinenbahnen auf der Lötseite der Platine gelötet. Die Fotos 2a und 2b zeigen die Komponenten- und die Lötseite der Platine.

Die schwierigste Änderung ist das Entfernen des Original-Decoder-Chips (U58) und die Installation eines DIP-Sockels. Das Abschneiden jedes Drahtes des Chips und das Entfernen je eines Drahtes mit einem nicht zu stark erhitzten Lötkolben ist am wenigsten riskant. Ein Sockel, der den Decoder-Board-Stecker aufnehmen kann, wird dann anstelle des IC58 eingelötet. Dies kann ein konventioneller IC-Sockel sein, doch ein aus einzelnen Pins (IC-Kontakte Meterware) individuell aufgebauter Sockel ist erheblich sicherer und besser.

Die Reset-Leitung des Ausgabe-Latch (U98) muß auf dem Logic-Board gekappt werden. Mit isoliertem Draht, der direkt an die IC-Pins gelötet wird, werden folgende Verbindungen hergestellt:

- Data-Bus Leitung 0 von U100, Pin 14, zu dem Ersatz Port EC Latch Input bei U98, Pin 4.
- Port EC Latch Output von U100, Pin 5, zu einer Klemme auf der Decoder-Platte, welche REMAP an U58-1 und U58-2 weiterleitet.
- /RESET (RESETX) von U57, Pin 13, zum Port EC Latch Reset bei U98, Pin 1.
- Adressleitung U12 von U60, Pin 13, zur Decoder-Platte.

Ich habe die oben beschriebene Modifikation über hundert Stunden lang getestet und es ist kein Fehler aufgetreten. Die 8K und 4K Modell III ROMs sind ausgeschaltet und drei 4K Speichererweiterung Einschaltsignale funktionieren wie beschrieben.

VIDEO RAM	FFFF
PRIMARYLY UNUSED	FC00
KEYBOARD SWITCHES	F900
2K MODEL III ROM	F800
SPACE FOR 12K RAM EXPANSION	F000
"MIDDLE" 16K RAM BANK	C000
"LOW" 16K RAM BANK	8000
"TOP" 16K RAM BANK	2000
	0000

Fig. 5. CP/M-Compatible Model III Memory Map.

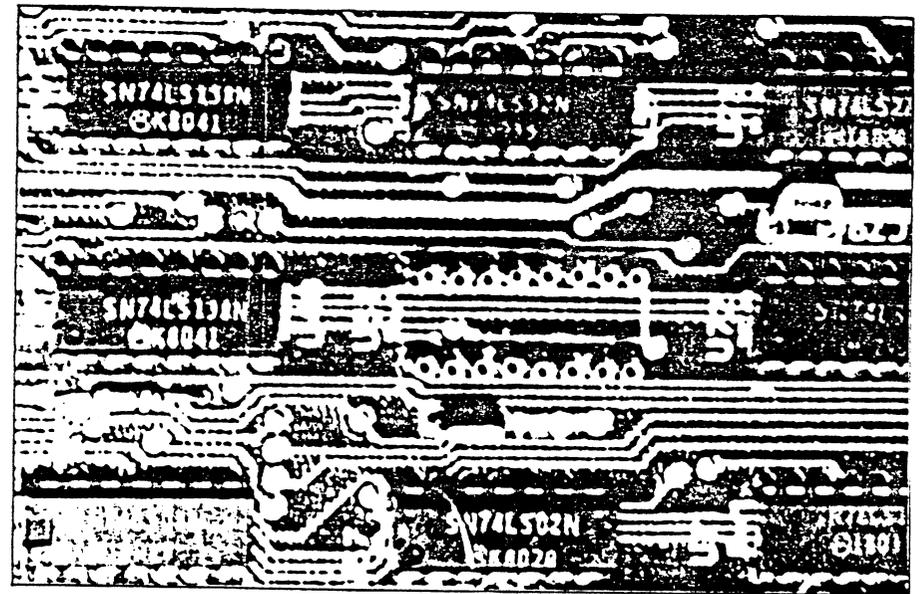


Photo 1a. Socket for New Decoder

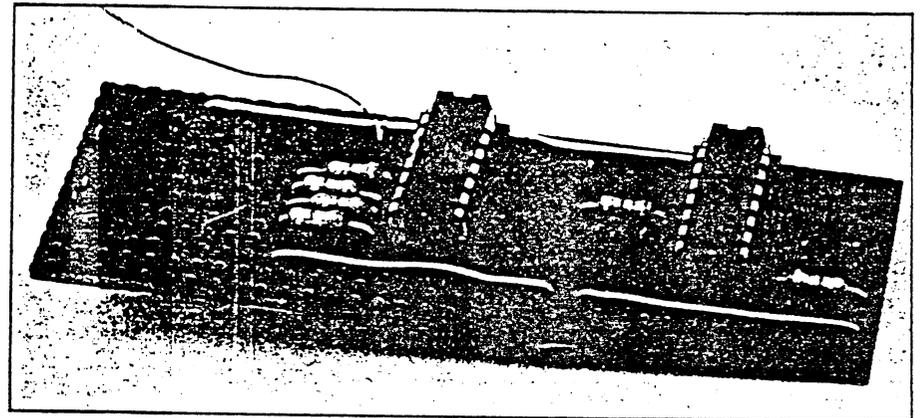


Photo 2a. Component Side of Decoder Board

Das Assemblerlisting für den Bootstrap Loader ist als "Paperware-Kopie" von Hartmut Obermann erhältlich

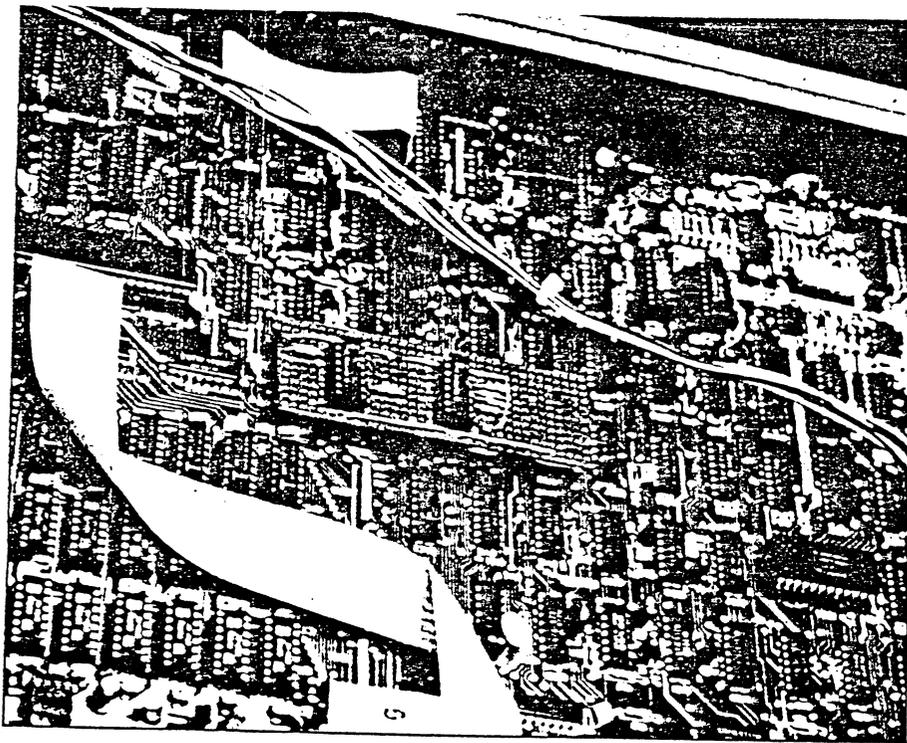


Photo 1b. New Decoder Installed

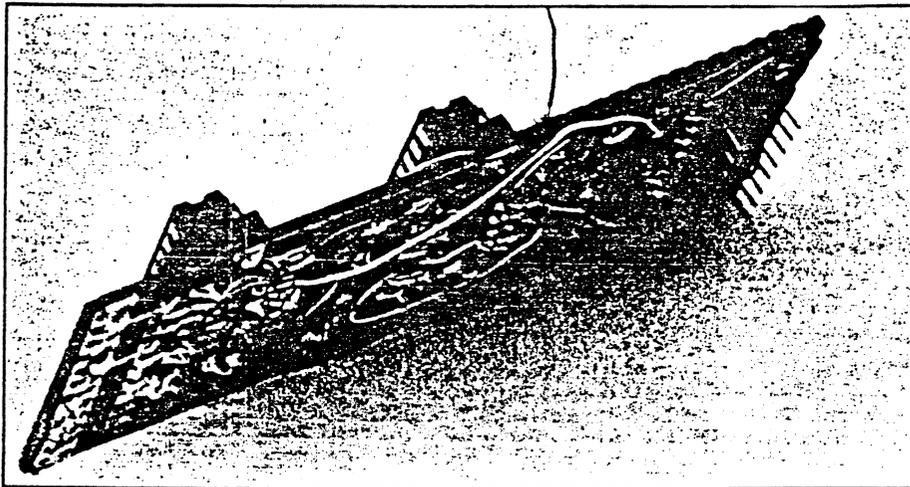


Photo 2b. Solder Side of Controller Board

Es wurden keine Tests mit einem Modell III durchgeführt, das zusätzlichen Speicher hatte. Die Speichererweiterung ist eine kostenlose Nebenerscheinung der Wahl unserer Chips für die Speicherneuaufteilungsmodifikation.

Speichererweiterungen können in derselben Technik ausgeführt werden wie die beschriebene Modifikation zur Neuaufteilung des Speichers. Stecken Sie eine Platine, die aus 8 DIP-Steckern und 16 Sockeln konstruiert ist, in die Sockel für eine der 16K RAM Banken. Verbinden Sie 8 der Sockel parallel mit entsprechenden Headern und stecken Sie die 4116 RAM Chips in sie. Sie funktionieren genau wie bei einem nagelneuen Computer.

Verbinden Sie alle Pins bis auf das CAS*-Signal (CAS* - Column Adress Strobe pin) der acht übrigen Sockel (für die acht zusätzlichen 4116s) parallel mit entsprechenden Steckern. Eine CAS*-Leitung, die mit allen CAS* Pins der neuen RAM Chips verbunden ist, kann hergestellt werden, indem die drei 4K Einschaltleitungen des U58-2 als wired OR verdrahtet werden. Um das neue RAM Bank-Wahlsignal CAS* zu erhalten, wird das daraus resultierende Signal mit dem Modell III CAS* über ein OR-Glied verbunden (siehe Bild 6).

Nur weiteres Konstruieren und Austesten kann sicherstellen, daß diese Speichererweiterungsmodifikation über längere Zeiträume brauchbar ist. Auf jeden Fall sollte die Stromversorgung, die mit einer 50-Hertz Leitung arbeiten kann, die neuen RAMs mitversorgen können. Außerdem dürfte in diesem gut durchlüfteten Teil des Gehäuses kein Hitzestau auftreten.

Äußerste Vorsicht ist die einzige Garantie für einen Erfolg bei der Arbeit mit der CPU-Platine. Alle Verbindungskabel und Verbindungen, die in der Platine stecken, sind sehr dünn und sehr zerbrechlich.

Versuchen Sie sich nicht an dieser Modifikation, wenn Sie ein Neuling im Arbeiten mit Lötzinn sind.

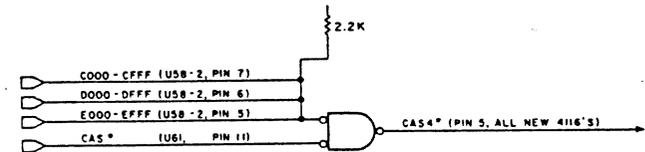


Fig. 6. Preliminary Logic for a New RAM Bank-Select Signal

Software Kontrolle

Die Software, die die Speicherumstellung schaltet, ist einfach. Um den Speicher zu re-organisieren, schreiben Sie die folgenden Instruktionen in Ihr Bootstrap Loader Programm:

```
LD A,9  
OUT (0ECH),A
```

Dementsprechend benutzen Sie folgende Zeilen, um den Originalzustand Ihres Computers wiederherzustellen:

```
LD A,8  
OUT (0ECH),A
```

Das am wenigsten signifikante Bit des Ausgabe-Bytes schaltet den Speicher um. Andere Bits in diesem Byte betreffen Video Zeilenlänge und Zeichensatz, Video Warte-Status, Kassettenmotor Schaltung und externe I/O Bus Operationen. Sind diese Bits aus (off), ist das Modell III in folgendem Zustand:

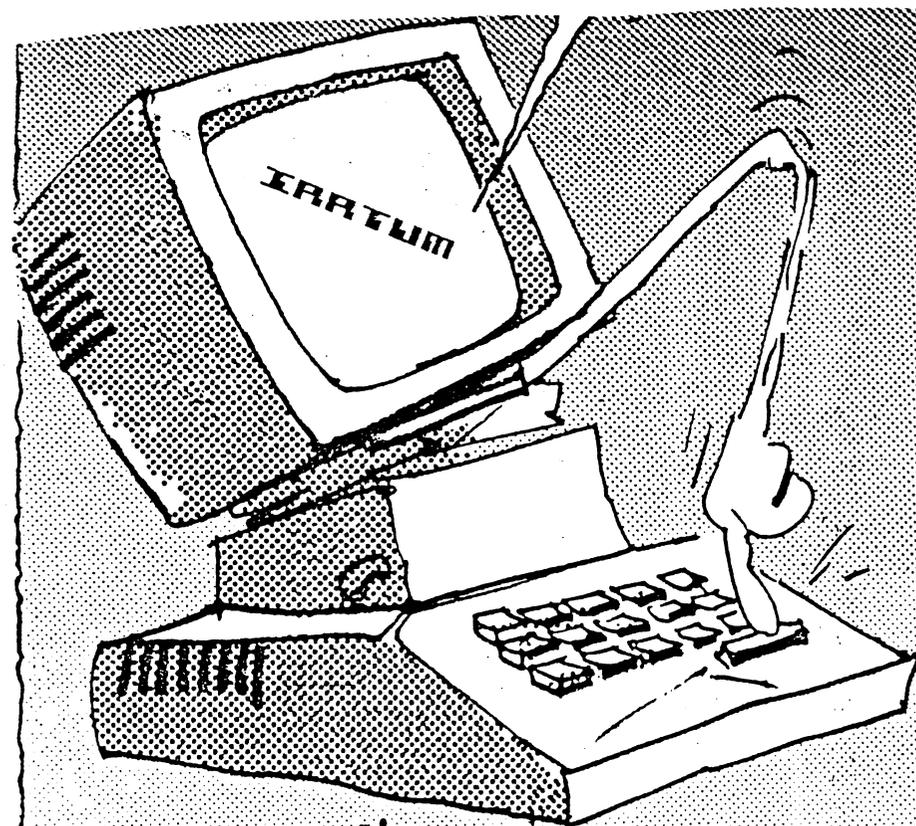
64 Zeichen/Zeile, Japanischen kana Spezialzeichensatz, kein Video Warte Status und Kassettenmotor sowie I/O Bus sind ausgeschaltet. Mit Bit 3 an wird der griechische Zeichensatz angewählt.

Die meisten mit kommerziellen Modifikationen gebrauchten CP/M-Versionen können leicht an diese Modifikation angepaßt werden. Durchsuchen Sie nur den Bootstrap Loader und das Basic Input/Output System (BIOS, das maschinenabhängige Modul in CP/M) nach den Speicherumstellungs-Routinen, die für die jeweilige Modifikation gelten und ersetzen Sie diese durch die oben angeführten.

Als Alternative können Sie ein neues BOOT (s. unten) und BIOS für die Standard CP/M-Version schreiben. Der unten gelistete Bootstraploader kann in ein vorhandenen BIOS eingebaut werden.

Ein Bootstrap Loader für CP/M oder jedes andere Programm, das Sie auf der Diskette plaziert haben, ist im Listing gezeigt. Der Loader muß auf Track 0, Sektor 1 einer Diskette im Modell III Standard Format von 18 256-Byte Sektoren per Track stehen. Das zu ladende Programm muß auf Track 0, Sektor 2 beginnen.

Die Speicheradressen, in die das Programm geladen wird, sind immer am Anfang des Programms angegeben und dort können Sie diese leicht verändern, um das Programm anzupassen. Wenn Ihre Diskette eingelegt ist, bringt das Modell III ROM bei einem RESET den Loader in das RAM bei 4300 hexadezimal und übergibt ihm die Kontrolle. Er lädt dann Ihr Programm und dieses Programm gibt Ihnen Möglichkeiten, die Sie vorher nicht hatten.



sagte
der
Computer
und
knipste
sich aus.

- Bild 1: Modell III Speicher Aufbau
- Bild 2: Modell III Adressen Decoder Schaltkreis
- Tabelle 1: 16K Bank-Wahl beim USB
- Tabelle 2: Segment-Wahl in ROM-Bank
- Bild 3: Bank Decoder mit externer Wahlleitung
- Bild 4: Decoder für Bank mit ROM, Tastatur und Bildschirm
- Bild 5: CP/M-kompatibler Modell III Speicher Aufbau
- Bild 6: Vorläufige Logik für ein neues RAM Bank-Wahl Signal
- Foto 1a: Sockel für den neuen Decoder
- Foto 1b: Neuer Decoder installiert
- Foto 2a: Komponenten Seite des Decoder Boards
- Foto 2b: Lötseite des Controller (Decoder) Boards

Impressum

1. Vorsitzender: **Hartmut Obermann** Tel.: 07 21/ 85 40 68
Wilhelm-Baur-Straße 8
BTX: 07 21/
FAX: 07 21/ 85 40 68
76135 Karlsruhe
2. Vorsitzender: **Gerald Schröder** Tel.: 0 41 05/ 26 02
Am Schützenplatz 14
21218 Seevetal
- Hardwarekoordinator: **Andreas Magnus** Tel.: 02 09/ 87 02 30
Bismarckstraße 29
45879 Gelsenkirchen
- NewDOS-Diskothekar: **Oliver Volz** Tel.: 07 11/ 74 40 51
Am Ochsenwald 37A
70565 Stuttgart (Rohrerhöhe)
- CP/M-Diskothekar: **Fritz Chwolka** Tel.: 0 24 64/ 89 20
Saarstraße 34
52457 Aldenhoven
- C-128-Diskothekar: **Günther W. Braun**
Postfach 80 02 26
81602 München
- Clubbücherei: **Kurt Müller** Tel.: 0 41 52/ 7 06 43
Sophie-Scholl-Ring 3b
21502 Geesthacht
- Redaktion: **Jens Neueder** Tel.: 07 91/ 4 28 77
Gechlachtenbretzingen
Rudolf-Then-Straße 32
BTX: 07 91/ 44 47 22
FAX: 0 79 71/ 2 50 55
74544 Michelbach / Bilz
- Bankverbindung: **Club 80** Postgiroamt Frankfurt
Postgiro Sonderkonto CLUB 80
Obermann H., 8870 Günzburg
BLZ: 500 100 60
Kto.Nr.: 496 071 - 605

Autoren: Die Redaktion bedankt sich bei den im
Inhaltsverzeichnis genannten Autoren
für die Mitarbeit an der Club-INFO.
Eine Zensur oder Kontrolle der INFO-Beiträge
erfolgt nicht.

Schluß

Hallo Club 80'er,

wenn schon mal alles schief geht, dann auch beim INFO. Ihr haltet heute INFO 44 und 45 in den Händen, da bei der Produktion des 44. INFO's der Kopierer sich für eine Reparatur (natürlich mit notwendiger Ersatzteilbestellung) entschlossen hatte. Nach erfolgreicher Reparatur war dann auch schon der nächste Info-Termin erreicht und so gibt es heute mal **"Zwei auf Einmal"**.

Da ich wenig Material für dieses INFO hatte, habe ich mich entschlossen, zum Hardwarethema passend, einmal die Hardwarebeiträge der ersten zehn INFO's hier nochmals zu veröffentlichen. Vielleicht sind ein paar neue/alte brauchbare Tips für Euch dabei. Wenn nicht, ist es sicher einmal wieder schön in der Hardwarenostalgie der ersten Jahre zu schwelgen. Bei den heutigen **"Multi-Power-User-Chips"** ist man meist recht schnell nur noch als **Softi** und/oder **Power-User** der vorhandenen Software gefordert.

Nachdem es mit dem September-Redaktionsschluß nicht klappen konnte, wünsch ich mir für den Dezember natürlich rege Aktivität bei den Artikelschreibern, denen ich hierbei mal wieder meinen Dank für die Mitarbeit im Club 80 aussprechen möchte. Denkt bitte alle auch an den **DFÜ-Fragebogen**, der jetzt leider knapp terminiert ist.

Viel Spaß beim Schmökern in der Hardwarevergangenheit.
Bis zum nächsten INFO grüßt Euch Euer



lfd. Nr.	Nachname	Vorname	Straße	PLZ	Ort	Telefon privat Tel. geschäftl.	Telefax privat FAX geschäftl.	BTX FIDO-Node	Mailboxname Mailboxnummer
1	Barendt	Harry	Hermann-Löns-Straße 7	GER 50181	Breedburg (Erft)	02272/ 7168	-	-	-
2	Berndt-Jochum	Ilse	Stachelsgut 24	GER 51427	Bergisch Gladbach	02204/ 65254	-	-	-
			IBM, GENIE III, GENIE IIIs, SHARP Pocket 160, Scanner			02204/ 65254	-	-	-
3	Bernhardt	Helmut	Preetzer Straße 75	GER 24143	Kiel	-	-	-	-
			IBM, Prof 180, CPU 280, diverse PCs, Novellite-Netz, 1496E, Mustek105+			0431/ 77578-20	0431/ 77578-99	2:242/262.26	-
4	Bielenberg	Georg	Erikaweg 1	GER 24568	Kaltenkirchen	04191/ 3751	-	-	-
			Atari 260ST, C128, Schneider Joyce, Modem: LC2496 Digitech, Scanner: Supersc.III			04193/ 90430	-	-	-
5	Brans	Jörg	Tieloh 55	GER 22307	Hamburg	040/ 6906531	-	-	-
			IBM, CD-Rom, Streamer, Soundkarte			-	-	-	-
6	Braun	Günther W.	Postfach 80 02 26	GER 81602	München	-	-	-	Discovery
			Commodore 128 D, Akustikkoppler			-	-	-	07127/ 70107
7	Braun	Harald	Postfach 8011	GER 24154	Kiel	0431/35139	-	-	-
						-	-	-	-
8	Böckling	Ulrich	Juchaczstraße 61	GER 56203	Höhr-Grenzhausen	02624/ 4861	-	-	-
			IBM 386DX33, 1040ST, VC20, C64, TRS80 M I, ZX81, Modem, Videodat-, Videotextdecoder			02631/ 895168	-	-	-
9	Chwolka	Fritz	Saarstraße 34	GER 52457	Aldenhoven	02464/ 8920	-	-	-
			IBM 386+Co, Commodore, Apple, Z 280, Modem 2.4			-	-	2:248/242:8	-
10	Dose	Volker	Dorfstraße 10	GER 24235	Brodersdorf	04343/ 1357	-	-	-
			GENIE IIIs mit Z180, EPROMer, Modem			-	-	-	-
11	Halgasch	Gert	Großschönauer Straße 26	GER 02796	Jonsdorf	035844/ 636	-	-	-
			IBM 386DX			-	-	-	-
12	Hartmann	Hans-Günther	Möwenstraße 9	GER 27804	Berne	04406/ 6911	04406/ 1071	-	-
			IBM 386SX, TANDY M4p, Z280-Kartenrechner, Real Time Clock, Speed Up Kit 6,3MHz, 40MB-P			0421/ 248-2419	-	2:240/300.24	-
13	Hebecker	Ulrich	Büsnauer Straße 15	GER 70563	Stuttgart	0711/ 734800	-	-	-
			IBM 286+386, 128D, 1581, Kaypro484			-	-	-	-
14	Held	Manfred	Stirner Straße 22	GER 91785	Pleinfeld	09144/ 6563	09144/ 8514	-	-
			IBM, Modem ZyXEL 1496+, CD-ROM			0911/ 219-2245	-	2:2400/10.10	-
15	Hermann	Klaus	Forchenstraße 8	GER 72124	Pfiezhausen	07127/ 71945	-	-	Discovery
			IBM 386, ET 4000, Modem			-	-	2:2407/70.740	07127/70107
16	Hürdler	Manfred	Niederhoferstraße 29	GER 97222	Rimpar	09365/ 4235	-	-	-
			Victor Sirius 1 (IBM), CPC 6128			-	-	-	-
17	Johnen	Willi	Hansemannstraße 1	GER 52351	Düren	02421/ 501305	-	-	-
			GENIE IIIs			02421/ 33064	-	-	-
18	Kalb	Michael	Königstraße 10	GER 96242	Sonnefeld	09562/ 6387	-	-	-
			Schneider CPC, Joyce, Modem, Drucker			-	-	-	-
19	Kauka	Dietmar	Straße des Friedens 37	GER 04552	Neukirchen (Borna/Leipz)	03433/851019	-	-	-
						-	-	-	-
20	Kemmer	Jürgen	Dorfberg 7	GER 97232	Sulzdorf	09334/ 1050	-	-	-
			IBM 386, UltraSound, ZyXEL U1496E, DCF-77-Empfänger parallel, IR-Sender seriell			-	-	2:247/2086.1	-
21	Kleespies	Andreas	Mainzer-Land-Straße 765	GER 65934	Frankfurt /Main	069/ 387432	-	-	-
						-	-	-	-
22	Kuhn	Eckehard	Im Dorf 14	GER 72636	Frickenhausen	07022/ 45417	-	-	-
			Atari ST 1040, TRS80 M I			-	-	-	-
23	Linder	Jörg	Küstriner Str. 68	GER 15306	Seelow	03346/ 520	-	-	-
			KC 85/4 mit Floppy			-	-	-	-
24	Lorenz	Walter	Mahrackerstraße 9	GER 60431	Frankfurt /Main	069/ 531656	-	-	-
			IBM 286/486, Z80-, HD 64180-Eigebau, Z280-T, Scanner, Soundkarte, ET 4000			-	-	-	-
25	Magnus	Andreas	Bismarckstraße 29	GER 45879	Gelsenkirchen	0209/ 144029	-	-	-
			IBM 386dx, GENIE IIIs, Modem 2400			-	-	-	-

1fd.

Nr.	Nachname	Vorname	Straße	PLZ	Ort	Telefon privat Tel. geschäftl.	Telefax privat FAX geschäftl.	BTX FIDO-Node	Mailboxname Mailboxnummer
26	Mahlert	Herbert	Hohenbudbergerstraße 112 A IBM, GENIE I c't Videotext-Karte, Vobis Videodat-Decoder	GER 47229	Duisburg	02065/ 47217	-	-	-
27	Messerschmidt	Kurt	Hanns-Eisler-Straße 54	GER 10409	Berlin	02065/ 902592	-	-	-
28	Müller	Kurt	Sophie-Scholl-Ring 38 IBM, Atari Mega ST4, ATONCE 386, OverScan, Scanner, HBS640-T36, Modem	GER 21502	Geesthacht	04152/ 70643	-	-	-
29	Mössel	Franz	Schafferstraße 12 IBM, Joyce, Workmate-Bullet, Modem	I 39012	Meran	040/ 89983403	-	-	-
30	Neueder	Jens	Rudolf-Then-Straße 32 IBM 286/386/486, Atari ST 1040, TRS80 MI, Modem, Sound Galaxi NX, Scanner, Tape, Borsu	GER 74544	Michelbach / Bilz	0039-473/34178	-	2:333/400	-
31	Neumann	Christof	Zeitblomstraße 22/2 IBM, Tandy MII, Tandy M4p, Novell	GER 89077	Ulm /Donau	0791/ 42877	07971/ 250-55	791444722	CCWN
32	Nitschke	Stefan	Germenenstraße 5 CPU 280, NEC 7220 1024*1024 Grafikkarte	GER 75045	Walzbachtal 1	0731/ 6022568	-	-	-
33	Obermann	Hartmut	Wilhelm-Baur-Straße 8 IBM486, Tandy M4p, Epson PX-8, Modem, Scanner	GER 76135	Karlsruhe	0731/ 9749720	-	-	-
34	Peters	Jürgen	Heukoppel 14 IBM, Z280, MZ821, SHARP, Modem, Soundkarte, Video, Drucker	GER 22179	Hamburg	07203 /452	-	-	-
35	Retzlaff	Bernd	Kleiner Sand 98 IBM 386, C64, GENIE I	GER 25436	Uetersen	0721/ 854068	-	2:241/7922.10	08282/ 4311
36	Rinio	Gerd	Rennbahnstraße 9 IBM 486DX66/2, RTS 80, TRS 80 RS, Modem	GER 22111	Hamburg	04122/ 43551	-	-	-
37	Ruschinski	Claus	Pommernstraße 21 IBM 386, TRS80 M I, Highscreen-Scanner, CoProz IIT387	GER 45770	Marl	04103/ 605310	-	-	-
38	Schimmer	Jörg	Stettinerstraße 28 IBM 486, Schneider CPC, Modem CSR2400	GER 60388	Frankfurt	040/6552630	-	-	-
39	Schmid	Alexander	Entmannsdorf 5 GENIE IIs, GENIE IIs, CPU 280, Modem 2400, Prommer80, Ramdisk, Club80Terminal	GER 96317	Kronach /Gehülz	02365/ 34646	-	-	-
40	Schmitz	Rainer	Küferweg 12/1 IBM, Portfolio, NCR Decision Mate V, Joyce, ... Modem 1200, Märklin Digital Interface 6050	GER 73099	Adelberg	06109/ 35336	-	2:249/70.9	-
41	Schoberth	Uwe	Petrus-Waldus-Straße 14 Alphatronic P3	GER 75443	Oetisheim	069/ 3800-2385	-	-	-
42	Scholz	Hans-Werner	Spitalstraße 54 IBM 386, Prof 80, IIT 3030, Prommer80	GER 41334	Nettetal	07166/ 1397	-	-	Discovery
43	Schroers	Horst-Dieter	Breslauer Straße 9 IBM, Modem, Scanner	GER 85622	Feldkirchen	07161/ 608-475	-	-	07127/ 70107
44	Schröder	Gerald	Arminiusstraße 2 IBM 386SX, Atari 1040STF, Z280	GER 22525	Hamburg	07041/ 7254	-	-	Discovery
45	Schröder	Egbert	Joachimstraße 18 Portfolio, TRS80 MI, GENIE I, GENIE IIs	GER 46284	Dorsten	0711/ 89394500	0711/ 89394513	-	07127/ 70107
46	Schulte	Hartmut	Entenschnabel 8 IBM, Z280 u.a., Scanner	GER 31311	Uetze	02157/ 3613	-	-	-
47	Sonnemann	Harald	In den Eckwiesen 9 NDR-Klein, parallel/seriell, EPROMer	GER 64405	Fischbachtal	089/ 9032615	089/ 9043413	-	-
48	Staimer	Ulrich	Dekan-Mayer-Straße 15 IBM (Siemens), C128, Reh Z280, Video, Panasonic-Drucker	GER 86199	Augsburg	-	-	-	-
49	Stumpferl	Stefan	Hasenbergstraße 57 Amstrad CPC 6128+, GENIE IIs, Modem, 2OMB-Wechselplatte, PSG&PIO, SIO, ...	GER 80933	München	040/ 8507131	-	-	-
50	Sörensen	Rüdiger	Wiesbadener Str. 28B	GER 55252	Mainz-Kastel	040/ 54715334	-	-	-
						02362/ 75311	-	-	-
						02362/ 49-9649	-	-	-
						05173/ 1248	05173/ 24631	-	-
						06166/ 8512	-	-	-
						06151/ 92-1265	-	-	-
						0821/ 993104	-	-	-
						0821/ 2574-107	-	-	-
						089/ 3138193	//0893144001//	-	-
						06134/65342	-	-	-

1fd. Nr.	Nachname	Vorname	Straße	PLZ	Ort	Telefon privat Tel. geschäftl.	Telefax privat FAX geschäftl.	BTX FIDO-Node	Mailboxname Mailboxnummer
51	Tornow	Wilhelm	Elbblick 46	GER 21629	Neu Wulmstorf	040/ 7007280	040/ 7003854	-	-
	IBM 386DX, Atari Mega ST4, Tandy M4p, Streamer, Soundblaster, Modem 2400, F.A.K.S. 91								
52	Vogl	Michael	Postfach 10 06 10	GER 41490	Grevenbroich /Laach	02181/45112	-	0218145112-0001	-
	IBM, Amstard CPC 464/6128, Modem Digitek 2400, Scanner Dart F.CPC								
53	Volkmer	Richart	Am Spörkel 69	GER 44227	Dortmund	0231/ 752574	-	-	-
	IBM XT, Apple LC, CPC 6128, Osborne, TandyMI, Modem 2400, ScanMan-Scanner								
54	Volz	Oliver	Am Ochsenwald 37A	GER 70565	Stuttgart (Rohrerhöhe)	0711/ 744051	-	-	-
	IBM, GENIE IIs, Modem Avantec								
55	Walter	Hans-Jürgen	Eissholzstraße 9	GER 10781	Berlin	-	-	-	-
56	Werner	Heiko	Reichenberger Straße 5	GER 01129	Dresden	0351/ 4608612	-	-	-
	IBM 286/486, Modem 2400, Scanner								