

Natürlich kann die uP-Platte Z 84 S auch vom Kunden mit geeigneten Anlagen selbst programmiert werden. Dazu folgt hier die Adressierung aller Speicher und der vier PIO's.

EPROM: 0000...07FF (HEX: 2K) 12. 2708 0000 ---- 03FF

RAM: 1000...13FF (HEX; 1K)

4 PIO'S:

	PB PA	PB PA	PB PA	PB PA
Datenpfad	0D 0C	09 08	05 04	01 00
Steuerpfad	0F 0E	0B 0A	07 06	03 02
	1. PIO von links	2. PIO von links	2. PIO von rechts	1. PIO von rechts

PA: Port A
PB: Port B
HEX

u. von unten gesehen

E/A-Anschlüsse am Gds-Stecker 2x32:

St.-Nr.			
c		a	
6	1	7	
4	2	5	
2	3	3	PA
0	4	1	
1	5	0	1. PIO von rechts
3	6	2	
5	7	4	PB
7	8	6	
6	9	7	
4	10	5	
2	11	3	PA
0	12	1	
1	13	0	2. PIO von rechts
3	14	2	
5	15	4	PB
7	16	6	
6	17	7	
4	18	5	
2	19	3	PA
0	20	1	
1	21	0	2. PIO von links
3	22	2	
5	23	4	PB
7	24	6	
6	25	7	
4	26	5	
2	27	3	PA
0	28	1	
1	29	0	1. PIO von links
3	30	2	
5	31	4	PB
7	32	6	

bit St.-Nr. bit

Als Massebezugspunkt dient der M-Anschluß des anderen Steckers (2a,2c).